



P21043.P07

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : Masahiro KAWASAKI et al.

Serial No. : 09/955,208

Group Art Unit: 2851

Filed : September 19, 2001

Examiner: Unknown

For : FLASH PHOTOGRAPHY SYSTEM

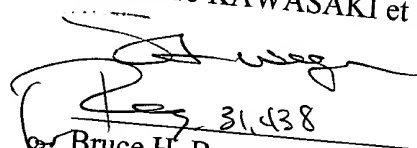
CLAIM OF PRIORITY

Commissioner of Patents and Trademarks  
Washington, D.C. 20231

Sir:

Applicant hereby claims the right of priority granted pursuant to 35 U.S.C. 119 based upon Japanese Application No. 2000-284413, filed September 19, 2000 and Application No. 2001-034583, filed February 9, 2001. As required by 37 C.F.R. 1.55, certified copies of the Japanese applications are being submitted herewith.

Respectfully submitted,  
Masahiro KAWASAKI et al.

  
Reg. No. 29,027

December 6, 2001  
GREENBLUM & BERNSTEIN, P.L.C.  
1941 Roland Clarke Place  
Reston, VA 20191  
(703) 716-1191



日本国特許庁  
JAPAN PATENT OFFICE

US-1026 SS

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2000年 9月19日

出願番号

Application Number:

特願2000-284413

出願人

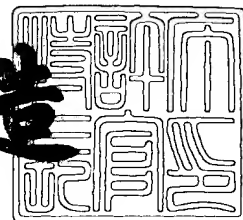
Applicant(s):

旭光学工業株式会社

2001年 9月 6日

特許庁長官  
Commissioner,  
Japan Patent Office

及川耕造



出証番号 出証特2001-3082422

【書類名】 特許願  
【整理番号】 P4258  
【あて先】 特許庁長官殿  
【国際特許分類】 G03B 7/16  
G03B 15/05

【発明者】

【住所又は居所】 東京都板橋区前野町 2 丁目 3 6 番 9 号 旭光学工業株式会社内

【氏名】 川崎 雅博

【発明者】

【住所又は居所】 東京都板橋区前野町 2 丁目 3 6 番 9 号 旭光学工業株式会社内

【氏名】 佐藤 修

【発明者】

【住所又は居所】 東京都板橋区前野町 2 丁目 3 6 番 9 号 旭光学工業株式会社内

【氏名】 岩本 茂

【発明者】

【住所又は居所】 東京都板橋区前野町 2 丁目 3 6 番 9 号 旭光学工業株式会社内

【氏名】 大倉 忠久

【発明者】

【住所又は居所】 東京都板橋区前野町 2 丁目 3 6 番 9 号 旭光学工業株式会社内

【氏名】 種岡 一仁

【特許出願人】

【識別番号】 000000527

【氏名又は名称】 旭光学工業株式会社

【代理人】

【識別番号】 100083286

【弁理士】

【氏名又は名称】 三浦 邦夫

【手数料の表示】

【予納台帳番号】 001971

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9704590

【ブルーフの要否】 要



【書類名】 明細書

【発明の名称】 フラッシュ撮影システム

【特許請求の範囲】

【請求項 1】 フラッシュの予備発光を分割受光素子で該分割領域毎に測光する第 1 の測光手段と、

分割されていない単一の受光素子で前記フラッシュの本発光時の受光量を測る第 2 の測光手段と、

前記第 2 の測光手段の受光量に基づいて前記フラッシュの本発光を制御する制御手段と、

前記第 1 の測光手段の各測光値に対して重み付け係数を与える重み付け手段と

前記フラッシュの予備発光における前記第 1 の測光手段の各測光値と前記重み付け係数とに基づき、前記フラッシュの本発光時に適正露出となる前記第 2 の測光手段の受光量を求める演算手段とを備え、

前記制御手段は、前記第 2 の測光手段の受光量が前記演算手段の求めた測光値に達したときに、前記フラッシュの本発光を終了させることを特徴とするフラッシュ撮影システム。

【請求項 2】 請求項 1 記載のフラッシュ撮影システムにおいて、前記演算手段は、前記第 1 の測光手段の各測光値に基づいて各分割領域の予備発光輝度とこれらの平均予備発光輝度を求め、該求めた各予備発光輝度の前記平均予備発光輝度に対する比率データをそれぞれ求め、さらに、該比率データと、対応する前記重み付け係数とを前記各分割領域毎に乗算した総和を推測受光量として求め、該推測受光量に基づき前記フラッシュの本発光時に適正露出となる前記第 2 の測光手段の受光量を求めるフラッシュ撮影システム。

【請求項 3】 請求項 2 記載のフラッシュ撮影システムにおいて、前記演算手段は、所定の基準予備発光輝度との輝度差が所定範囲外である予備発光輝度の比率データのみを規定値に設定し直し、前記求めた全ての比率データと、対応する前記重み付け係数とを前記各分割領域毎に乗算した総和を基準受光量として求め、該求めた基準受光量及び前記推測受光量に基づき前記フラッシュの本発光時に

適正露出となる前記第 2 の測光手段の受光量を求めるフラッシュ撮影システム。

【請求項 4】 請求項 2 または 3 記載のフラッシュ撮影システムにおいて、前記演算手段は、前記平均予備発光輝度を、前記求めた全ての予備発光輝度の中から前記基準予備発光輝度との輝度差が所定範囲内である予備発光輝度を抽出し、該抽出した予備発光輝度のみの平均して求めるフラッシュ撮影システム。

【請求項 5】 請求項 4 記載のフラッシュ撮影システムにおいて、前記演算手段は、前記求めた全ての予備発光輝度のうち、前記基準予備発光輝度との輝度差が所定範囲内となる予備発光輝度がないときは、前記基準予備発光輝度を前記平均予備発光輝度として求めるフラッシュ撮影システム。

【請求項 6】 請求項 1 から 5 のいずれか一項に記載のフラッシュ撮影システムにおいて、さらに、前記フラッシュの発光モードを指定するモード指定手段を備え、

前記演算手段は、該モード指定手段によりフラッシュを所定の順番で発光させる順次発光モードが設定されている場合は、各予備発光毎に、前記フラッシュの本発光時に適正露出となる前記第 2 の測光手段の受光量を求めるフラッシュ撮影システム。

# 【発明の詳細な説明】

## 【0 0 0 1】

### 【発明の技術分野】

本発明は、予備発光時の測光結果に基づいて本発光量を適正に制御するフラッシュ撮影システムに関する。

## 【0 0 0 2】

### 【従来技術およびその問題点】

従来のフラッシュ撮影が可能なカメラでは、撮影前にフラッシュを予備発光させ、この予備発光時の測光結果に基づいて本発光時のフラッシュ発光量を制御するものが多く知られている。例えば、被写界を複数に分割して各領域毎に測光する分割測光素子と、この分割測光素子とほぼ同一の受光分布を有する TTL 分割受光素子とを設け、分割測光素子にて予備発光を受光し、分割測光素子の測光結

果に基づいて本発光量を設定し、TTL分割受光素子にて本発光を制御する構成のものがある。このような構成では、所望する被写体を適正露出でフラッシュ撮影することができる。

しかしながら、上述のようにTTL分割受光素子を使用すると、処理が複雑化して好ましくない。その反面、TTL受光素子として分割されていない単一の受光素子を使用すると、所望する被写体の周辺に金屏風や鏡などの高反射率の被写体がある場合や所望する被写体の大きさが被写界に対して小さい場合には、被写体の露出が不適正になってしまう。

#### 【0003】

##### 【発明の目的】

本発明は、TTL受光素子として複雑な分割受光素子を使用することなく、種々の被写体に対して適正露出を得ることができるフラッシュ撮影システムを提供することを目的とする。

#### 【0004】

##### 【発明の概要】

本発明のフラッシュ撮影システムは、フラッシュの予備発光を分割受光素子で該分割領域毎に測光する第1の測光手段と、分割されていない単一の受光素子で前記フラッシュの本発光時の受光量を測る第2の測光手段と、前記第2の測光手段の受光量に基づいて前記フラッシュの本発光を制御する制御手段と、前記第1の測光手段の各測光値に対して重み付け係数を与える重み付け手段と、前記フラッシュの予備発光における前記第1の測光手段の各測光値と前記重み付け係数とに基づき、前記フラッシュの本発光時に適正露出となる前記第2の測光手段の受光量を求める演算手段とを備え、前記制御手段は、前記第2の測光手段の受光量が前記演算手段の求めた測光値に達したときに、前記フラッシュの本発光を終了させることに特徴を有している。

この構成によれば、TTL受光素子として複雑な分割受光素子を使用することなく、種々の被写体に対して適正露出を得ることができる。

#### 【0005】

前記演算手段は、前記第1の測光手段の各測光値に基づいて各分割領域の予備

発光輝度とこれらの平均予備発光輝度を求め、該求めた各予備発光輝度の前記平均予備発光輝度に対する比率データをそれぞれ求め、さらに、該比率データと、対応する前記重み付け係数とを前記各分割領域毎に乗算した総和を推測受光量として求め、該推測受光量に基づき前記フラッシュの本発光時に適正露出となる前記第2の測光手段の受光量を求めると好ましい。より具体的には、所定の基準予備発光輝度との輝度差が所定範囲外である予備発光輝度の比率データのみを規定値に設定し直し、前記求めた全ての比率データと、対応する前記重み付け係数とを前記各分割領域毎に乗算した総和を基準受光量として求め、該求めた基準受光量及び前記推測受光量に基づき前記フラッシュの本発光時に適正露出となる前記第2の測光手段の受光量を求めることが望ましい。

## 【0006】

さらに前記演算手段は、前記平均予備発光輝度を、前記求めた全ての予備発光輝度の中から前記基準予備発光輝度との輝度差が所定範囲内である予備発光輝度を抽出し、該抽出した予備発光輝度のみを平均して求める好ましい。ただし、前記求めた全ての予備発光輝度のうち、前記基準予備発光輝度との輝度差が所定範囲内となる予備発光輝度がないときは、前記基準予備発光輝度を前記平均予備発光輝度として求めるとよい。

この構成によれば、低輝度と高輝度の被写体が混在する場合にも適正露出を得ることができる。

## 【0007】

上記のフラッシュ撮影システムにおいて、さらに、フラッシュの発光モードを指定するモード指定手段を備え、該モード指定手段によりフラッシュを所定の順番で発光させる順次発光モードが設定されている場合には、前記演算手段は、各予備発光毎に、前記フラッシュの本発光時に適正露出となる前記第2の測光手段の受光量を求めると好ましい。

この構成によれば、各発光毎の発光倍率及びTTL補正量を適正に求めることができる。

## 【0008】

## 【発明の実施の形態】

以下、図面に基づいて本発明を説明する。本フラッシュ撮影システムは、カメラと、このカメラに着脱可能な複数のフラッシュ装置を備えている。これら複数のフラッシュ装置のうち、カメラに装着されて外部フラッシュとして機能するものはカメラとの間で直接実行する通信により発光制御される。一方、カメラに装着されずにスレーブフラッシュとして機能するものは、カメラの内蔵フラッシュによる光通信か、または外部フラッシュによる光通信により、ワイヤレスで発光制御される。この本システムを構成するフラッシュ装置の数、及びいずれのフラッシュ装置をカメラに装着してまたは装着せずに使用するかは、各使用者が自由に設定することができる。

## 【 0 0 0 9 】

以下では、図示した回路及び素子において、ロー（グランド）レベルの電圧は論理値“0”、ハイレベルの電圧は論理値“1”とする。

## 【 0 0 1 0 】

図1は、本システムを構成するカメラの制御系を示すブロック図である。カメラボディ10は、カメラ全体の動作を統括的に制御する制御手段としてCPU13を備えている。CPU13には電池1の電圧が昇降圧ボルテージレギュレータ2を介して定電圧Vddとして供給される。この昇降圧ボルテージレギュレータ2の制御用端子であるDC/DC on端子はCPU13のポートP3に接続されていて、その昇圧動作はCPU13によって制御される。昇降圧ボルテージレギュレータ2の出力電圧Vddはコンデンサー3にも供給される。

## 【 0 0 1 1 】

CPU13には、撮影に関する各種情報を表示する例えばLCDなどの表示素子5、各種書き換え可能なパラメータ、モード等を書き込むEEPROM6、カメラボディ10に装着される撮影レンズとの間でシリアル通信を行うためのレンズ通信インターフェース7、カメラボディ10に装着された外部フラッシュとの間で通信を行うためのフラッシュ通信インターフェース8がそれぞれポート群Pe、Pd、Pc、Pbを介して接続されている。

フラッシュ通信インターフェース8にはフラッシュ接続端子4が接続されている。フラッシュ接続端子4にはC、R、Q、X、Gの5端子が設けられていて、

X端子はフォーカルプレキシッターの先幕走行完了に同期して“0”となるX接点端子、G端子はグランド端子、C端子は外部フラッシュへの制御信号を出力する制御端子、R端子はクロック信号をフラッシュへ出力するクロック端子、Qはカメラボディ10-外部フラッシュ間の双方向データ通信用と外部フラッシュへのクエンチ信号出力用の兼用端子である。

## 【0012】

CPU13には、スイッチ類として、測光スイッチSWS、リリーススイッチSWR、メインスイッチSWM、情報設定スイッチ群9がそれぞれポートP2、P1、P0、ポート群Paを介して接続されている。

測光スイッチSWS及びリリーススイッチSWRはリリースボタン（不図示）に連動するスイッチであって、リリースボタンの半押しによって測光スイッチSWSがオンし、その全押しによってリリーススイッチSWRがオンする。

メインスイッチSWMは、カメラの電源ボタン（不図示）に連動し、電源ボタンがオン位置に操作されたときにオンする。

## 【0013】

情報設定スイッチ群9には、例えばテスト発光を設定するテストSWのほか、DXコード情報、撮影モード情報、WLintモード情報等を設定するなどを設定するスイッチを設けてある。ここでWLintモードとは、内蔵フラッシュによる光通信（WL信号）によってスレーブフラッシュをワイヤレス制御（WL制御）するモードである。このWLintモードには、WL制御を実行しないWLooffモード、WL信号でスレーブフラッシュを通常発光させるWLCモード、WL信号でスレーブフラッシュをフラット発光させるWLFPMモード、WL信号でスレーブフラッシュを通常発光させるとともに、露光のために内蔵フラッシュを発光させるWLMモードがある。

## 【0014】

またCPU13には、キセノン管21を発光させるための内蔵フラッシュ回路14、フィルム給送モータ・チャージモータ・AFモータ等を駆動するモータ駆動回路15、位相差方式により被写体の焦点状態を検出するAF回路16、撮影レンズの絞りを開閉する絞り制御回路17、シャッター幕の走行を制御するシャッ

タ制御回路 1 8 がそれぞれポート群 P f、P g、P h、P i、P j を介して接続されている。なお、以下において「内蔵フラッシュ」とはキセノン管 2 1 及び内蔵フラッシュ回路 1 4 を指す。

#### 【 0 0 1 5 】

さらに CPU 1 3 には、測光回路 1 9 がポート群 P k を介して接続されていて、T T L 測光回路 2 0 がポート群 P m を介して接続されている。

測光回路 1 9 は、詳細は後述するが、第 1 の測光手段として機能する分割受光素子 2 2 の出力を処理して CPU 1 3 に出力する回路である。分割受光素子 2 2 はファインダー光路内を通過する光を受光できるようペンタプリズム（不図示）周辺に配置されている。この分割受光素子 2 2 は、受光素子 2 2 \_1 ~ 2 2 \_9 に 9 分割されていて、撮影画面を 9 つの測光領域に分割して各測光領域毎に測光することができる（図 8（a）参照）。

T T L 測光回路 2 0 は、詳細は後述するが、第 2 の測光手段として機能する T T L 受光素子 2 3 の出力を処理して CPU 1 3 に出力する回路である。T T L 受光素子 2 3 は、撮影レンズを通過してフィルム面にて反射された光を受光できる位置に配置されていて、露光中の被写体光を直接測光することができる。

本実施形態では、撮影前に実行する予備発光を分割受光素子 2 2 で測光し、各受光素子 2 2 \_1 ~ 2 2 \_9 の受光量に基づいて T T L 補正量を算出する。そして、算出した T T L 補正量に基づいて適正露出量を補正し、撮影時の本発光を T T L 受光素子 2 3 で測光して適正露出を得るようにしている。

#### 【 0 0 1 6 】

以上はカメラボディ 1 0 の構成概要であるが、次に図 2 及び図 3 を参照し、測光回路 1 9、T T L 測光回路 2 0 について具体的に説明する。

#### 【 0 0 1 7 】

図 2 は測光回路 1 9 の一実施の形態を示す回路図である。

分割受光素子 2 2 の分割された各受光素子 2 2 \_1 ~ 2 2 \_9 は対応するオペアンプ 1 0 0 a ~ 1 0 0 i の入力端子間に接続されていて、オペアンプ 1 0 0 a ~ 1 0 0 i の非反転入力端子には基準電圧発生回路 1 1 0 で発生させた基準電圧 V s が印加されている。

受光素子 2 2 で受けた光は各受光素子 2 2\_1 ~ 2 2\_9 毎に受光され、その受光量に対応する光電流が各受光素子 2 2\_1 ~ 2 2\_9 から発生する。各受光素子 2 2\_1 ~ 2 2\_9 の光電流は圧縮ダイオード 1 0 1 a ~ 1 0 1 i により対数変換されてセレクター 1 0 2 へ出力される。セレクター 1 0 2 では、CPU 1 3 のポート群 P k のポート P k 1、P k 2、P k 3、P k 4 の入力レベルの組合せによって受光素子 2 2\_1 ~ 2 2\_9 の光電流に対応した対数出力の 1 つが選択され、端子 V 1 からオペアンプ 1 0 5 の非反転入力端子へ出力される。

## 【 0 0 1 8 】

オペアンプ 1 0 5 には、非反転入力端子とグランド間に定電流源 1 0 3 が接続され、反転入力端子と出力端子の間に圧縮ダイオード 1 0 4 が接続されている。このオペアンプ 1 0 5 の出力 V 2 は式； $V 2 = V s + (K T / q) (1 n (I s / I p))$  により求められる。但し、T：絶対温度、K：ボルツマン定数、q：電子の電荷、I s：定電流源 1 0 3 の電流値、I p：セレクター 1 0 2 で選択された受光素子 2 2\_1 ~ 2 2\_9 の光電流値とする。

オペアンプ 1 0 5 の出力 V 2 は、正係数温度抵抗器 1 0 6 を介してオペアンプ 1 0 9 の反転入力端子へ入力される。オペアンプ 1 0 9 は、非反転入力端子に基準電圧 V s が印加され、非反転入力端子ーグランド間に抵抗 1 0 7、非反転入力端子ー出力端子間に抵抗 1 0 8 が接続されている。ここで正係数温度抵抗器 1 0 6、抵抗 1 0 8、抵抗 1 0 7 の抵抗値を各々 R 1、R 2、R 3 とすれば、オペアンプ 1 0 9 の出力 V 3 は、式； $V 3 = V s (1 + R 2 / R 3) + (K T / q) (R 2 / R 1) (1 n (I s / I p))$  により求められる。この式において、絶対温度 K は抵抗値 R 1 の温度係数によって相殺される。そのため、オペアンプ 1 0 9 の出力 V 3 はセレクター 1 0 2 で選択した受光素子 2 2\_1 ~ 2 2\_9 の光電流の対数出力に比例した電圧となる。

この出力 V 3 は、測光信号として、CPU 1 3 の A/D 変換ポート P k 5 に入力されて A/D 変換される。

## 【 0 0 1 9 】

図 3 は T T L 測光回路 2 0 の一実施の形態を示す回路図である。

T T L 受光素子 2 3 が接続されたオペアンプ 2 0 2 の出力端子ー反転入力端子



間には、積分コンデンサ 2 0 1 と MOSFET (以下、「MOS\_SW」という) 2 0 0 が並列接続されている。MOS\_SW 2 0 0 は、ゲートが CPU 1 3 のポート群 P m のポート P m 3 に接続されていて、CPU 1 3 によってオン/オフ制御される。即ち、ポート P m 3 の出力が“1”のとき、MOS\_SW 2 0 0 はオンし、積分コンデンサ 2 0 1 が放電して蓄積電荷がはき出される。一方、ポート P m 3 の出力が“0”のとき、MOS\_SW 2 0 0 はオフする。この状態で本発光が行われると、フィルム面に反射した光が TTL 受光素子 2 3 で受光され、受光量に対応する光電流が積分コンデンサ 2 0 1 で積分され、その結果、オペアンプ 2 0 2 の出力電圧が上昇する。

## 【 0 0 2 0 】

オペアンプ 2 0 2 の出力は、コンパレータ 2 0 3 によって、CPU 1 3 のポート群 P m の D/A 変換ポート P m 1 から出力された所定電圧  $T\_t t 1 (x)$  と比較される。そして、オペアンプ 2 0 2 の出力が所定電圧  $T\_t t 1 (x)$  以下であればコンパレータ 2 0 3 から“0”が出力され、逆にオペアンプ 2 0 2 の出力が所定電圧  $T\_t t 1 (x)$  を超えていればコンパレータ 2 0 3 から“1”が出力される。

## 【 0 0 2 1 】

コンパレータ 2 0 3 の出力は、抵抗 2 0 4 を介して、トランジスタ 2 0 6 と抵抗 2 0 7 で構成されるエミッタホロア回路に入力する。トランジスタ 2 0 6 はエミッタがフラッシュ接続端子 4 の Q 端子に並列接続されていて、このエミッタ出力がクエンチ信号として機能する。つまり、トランジスタ 2 0 6 がローからハイに変化すると、Q 端子が“0”から“1”に変化し、外部フラッシュの発光を停止させる。またシンクロ指定に順次が設定されている場合（後述する）には、トランジスタ 2 0 6 がハイからローに変化する結果、Q 端子が“1”から“0”に変化すると、後発のフラッシュ発光が開始される。

なお、トランジスタ 2 0 6 のハイ/ローはポート P m 2 を介して CPU 1 3 が制御する。CPU 1 3 は、通常はポート P m 2 の出力によりトランジスタ 2 0 6 のハイ/ローを制御し、調光モード指定が TTL のときは、ポート P m 2 を入力モードとし、コンパレータ 2 0 3 の出力によってトランジスタ 2 0 6 のハイ/ロ

一を制御する。

#### 【0022】

図4は本システムを構成するフラッシュ装置の制御系を示すブロック図である。フラッシュ装置50は、照射角を変更できるズームフラッシュであり、カメラボディ10に装着可能である。フラッシュ装置50は、カメラボディ10に装着した場合にはカメラの外部フラッシュとして、カメラボディ10に装着しない場合にはスレーブフラッシュとして機能する。使用者は、これら外部フラッシュ、スレーブフラッシュを自由に組合せて使用することができる。

#### 【0023】

フラッシュ装置50は、装置全体の動作を統括的に制御する制御手段としてフラッシュCPU65を備えている。フラッシュCPU65には、電池51の電圧がショットキーダイオード52及びレギュレータ54を介して定電圧Vdd1として供給される。電池51の電圧はショットキーダイオード52を介してコンデンサ53にも供給される。

#### 【0024】

フラッシュCPU65には、ズームモータ61を駆動するモータドライブ回路62、各種書き換え可能なパラメータ、モードを書き込むEEPROM60、装着されたカメラとの間で通信を実行するためのカメラ通信インターフェース59がそれぞれポート群Pb、Pc、Pdを介して接続されている。

ズームモータ61は、発光ユニット55を移動させる駆動手段として機能する。発光ユニット55は、キセノン管82、リフレクタ55c、保護ガラス55bを一体化させて形成したものである。ズームモータ61により発光ユニット55を移動させると、発光ユニット55とフレネルレンズ55aの間隔が変化し、フラッシュの照射角が変化する。

カメラ通信インターフェース59にはカメラ接続端子56が接続されている。カメラ接続端子56にはC、R、Q、X、Gの5端子が設けられていて、これらは上述したカメラボディ10のフラッシュ接続端子4に対応している。X端子はカメラボディ10のX端子に接続されていて、G端子はグランド端子、C端子はカメラからの制御信号を入力する制御端子、R端子はカメラボディ10からのク

ロック信号を入力するクロック端子、Qはカメラボディ10-フラッシュ間の双方向データ通信用とクエンチ信号入力用の兼用端子である。このカメラ接続端子56を介してフラッシュ装置50がカメラボディ10に接続されているとき、フラッシュCPU65は、C端子、R端子、Q端子を介してカメラボディ10のCPU13との間でデータ通信を実行する。

#### 【0025】

フラッシュCPU65は、スイッチ類として、情報設定スイッチ群63、メインスイッチ64を備えている。

メインスイッチ64はスライドスイッチでOFF、WL（ワイヤレス）、ONの位置で停止する構成となっており、メインスイッチ64のWL端子、ON端子が各々ポートP0、P1に接続されている。メインスイッチ64がWL位置にある場合にフラッシュCPU65は、カメラの内蔵フラッシュまたは他の外部フラッシュからの光通信（WL信号）に基づいて制御動作する。

#### 【0026】

情報設定スイッチ群63はポート群Paを介してフラッシュCPU65に接続されている。情報設定スイッチ群63には、調光モード要求設定スイッチ、シンクロ要求設定スイッチ、WLモード設定スイッチ等が含まれている。

調光モード要求設定スイッチは、1回押される毎にTTL、外光オート、マニュアルを切り換えて調光モード要求を設定する。

シンクロ要求設定スイッチは、先幕、順次、フラット発光（FP）のいずれかをシンクロ要求として設定する。先幕はシャッター先幕の走行完了時に発光するモードである。順次は、先幕のフラッシュが発光した後、クエンチ信号の立下がり時に発光するモードである。FPは、ほぼ均一な光量で所定時間発光を保持するモードである。

WLモード設定スイッチは、コントローラモード、マスターモード、スレーブモードのいずれかをWL制御のモード（WLモード）として設定する。このWLモードはメインスイッチ64がWL位置にある場合のみ有効である。コントローラモードはスレーブフラッシュにWL信号を送信してWL制御するモードである。マスターモードは、スレーブフラッシュをWL制御するとともに露光のための

発光を行うモードである。スレーブモードは、カメラには装着されずWL信号を受信することによって発光するモードである。つまり、これらコントローラモードまたはマスターモードは、フラッシュ装置50がカメラボディ10に装着されて外部フラッシュとして機能するときに設定可能であり、スレーブモードはフラッシュ装置50がカメラボディ10に装着しないスレーブフラッシュとして機能するときに設定可能である。

## 【0027】

フラッシュCPU65には、ワイヤレス受光素子57の出力を処理するワイヤレス受光回路56、外光オート受光素子71の出力を処理する外光オート回路70、各種情報を表示するLCD表示器72がそれぞれポート群Pe、Pf、Pgを介して接続されている。ワイヤレス受光素子57は、フラッシュ装置50がスレーブフラッシュとして機能する場合にWL信号を受光するための素子である。外光オート受光素子71は調光モード指定が外光オートの時、受光量を検出して発光制御するための素子である。

## 【0028】

またフラッシュCPU65には、電池51の電圧を昇圧する昇圧回路66がポートP2を介して接続されていて、充電検出回路69のRLS出力端子がA/D変換ポートPadを介して接続されている。昇圧回路66によって昇圧された電圧は、ダイオード67を介してメインコンデンサ79に供給されるとともに、ダイオード68を介して充電検出回路69へ供給される。充電検出回路69は、昇圧回路66が駆動している時のみ、メインコンデンサ79の端子電圧Hvと同等の電圧Hv'を入力し、メインコンデンサ79の充電電圧を検出する。

## 【0029】

またフラッシュCPU65には、30V発生回路77、レベルシフト回路78、トリガー回路80がそれぞれポートP4、P5、P3を介して接続されている。30V発生回路77は、メインコンデンサ79の端子電圧HVを電源として30Vout端子から30Vの電圧を発生する回路である。30V発生回路77から出力された30Vの電圧はレベルシフト回路78に与えられる。

レベルシフト回路78は、ポートP5（IGBTctl信号）が“1”のとき

、30V発生回路77から与えられた30Vの電圧をIGBT83のゲートIGBTgに印加し、IGBT83をオンする。一方、ポートP5が“0”のとき、上記の電圧印加を止めてIGBT83をオフする。

トリガー回路80は、キセノン管23のトリガー電極XeT端子に高圧の振動電圧を印加し、キセノン管82内のキセノンガスを励起状態とする。この励起状態において、IGBT83がオンしている場合はメインコンデンサー79の蓄積電荷がコイル81、キセノン管82、IGBT83を介して放電され、キセノン管82が発光する。

#### 【0030】

さらにフラッシュCPU65には、コンパレータ75の非反転入力端子がD/A変換ポートPdaを介して接続され、コンデンサー73、抵抗74がそれぞれポートP6、P7に接続されている。コンデンサー73と抵抗74の接続点はコンパレータ75の反転入力端子に接続されている。コンパレータ75の反転入力端子には、さらに発光量検出受光素子85が接続されている。発光量検出受光素子85は、発光ユニット55の保護ガラス55bを介してキセノン管82の発光を直接受光できる位置に設けられていて、キセノン管82から発せられた光を受光するとその受光量に対応する光電流を出力する。

コンパレータ75は、D/A変換ポートPdaから入力した所定電圧FP1v1と発光量検出受光素子85の出力に対応する電圧PDf1とを比較し、電圧PDf1が所定の電圧FP1v1以下のときは“0”を、電圧PDf1が所定の電圧FP1v1を超えているときは“1”を出力する。コンパレータ75の出力は抵抗76を介してレベルシフト回路78に与えられる。レベルシフト回路78は、ポートP5が入力モードに設定されているとき、コンパレータ75の出力をIGBTctl1信号として入力し、IGBT83をオン/オフする。

#### 【0031】

以上の構成に基づき、先ずカメラボディ10の動作について、図10～図19に示されるフローチャートを参照して説明する。

#### 『カメラボディ10のメイン処理』

図10はカメラのメイン処理に関するフローチャートである。カメラに電池1

が装填されると、CPU 13 はリセットされた後、メイン処理に入る。メイン処理に入ると先ず、各ポートを初期化し (S 1 0 0)、EEPROM 60 とのシリアル通信を実行して EEPROM 60 の初期データを読み込み (S 1 0 1)、メインスイッチ SWM がオンしているか否かをチェックする (S 1 0 2)。

メインスイッチ SWM がオンしていないときは (S 1 0 2 ; N)、メインスイッチオフ処理を実行し (S 1 0 6)、表示素子 5 の表示を消灯する (S 1 0 7)。メインスイッチオフ処理では、昇降圧ボルテージレギュレータ 2 の昇圧動作を停止させるほか、内蔵フラッシュ充電中であれば充電を停止する。そして、メインスイッチ SWM の割り込みを許可し (S 1 0 8)、スリープ状態へ移行する (S 1 0 9)。このスリープ状態では、メインスイッチ SWM の割り込みが許可されているため、メインスイッチ SWM が再度オンすると割り込みが発生し、S 1 0 0 に戻ってメイン処理を開始する。

#### 【 0 0 3 2 】

メインスイッチ SWM がオンしているときは (S 1 0 2 ; Y)、情報設定スイッチ群 9 の各スイッチ状態に基づいて各種モード・機能等を設定し (S 1 0 3)、設定した各モードや機能など撮影に関する情報を表示素子 5 に表示させ (S 1 0 4)、内蔵フラッシュ充電処理を実行する (S 1 0 5)。内蔵フラッシュ充電処理では、メインスイッチ SWM がオンしたとき、内蔵フラッシュが発光した直後、または内蔵ストロボがポップアップしたとき等の所定条件を満たすか否かを判定し、所定条件を満たしたときに、内蔵フラッシュ回路 14 が備えたフラッシュ発光用のコンデンサーを充電する処理である。

続いて、測光スイッチ SWS またはリリーススイッチ SWR がオンしているか否かをチェックし (S 1 1 0)、測光スイッチ SWS 及びリリーススイッチ SWR がいずれもオンしていなかったときはメインスイッチオン処理を実行する (S 1 1 0 ; N、S 1 1 6)。メインスイッチオン処理では、内蔵フラッシュ充電中でなければ昇降圧ボルテージレギュレータ 2 の昇圧動作を停止する等の処理を行う。そして 1 2 5 m s のタイマー A をスタートさせ (S 1 1 7)、タイマー A の割り込みを許可し (S 1 1 8)、スリープ状態へ移行する (S 1 1 9)。S 1 1 9 のスリープ状態では、タイマー A の割り込みが許可されているため、タイマー

Aがタイムアップしたら割り込みが発生し、S102から処理が続行される。したがって、メインスイッチSWMがオンしていて、測光スイッチSWS及びリリーススイッチSWRのいずれもがオフしている状態では上記S102～S110、S116～S119の処理が125msに1回実行される。

## 【0033】

S110で測光スイッチSWS、リリーススイッチSWRのいずれかがオンしているときは(S110; Y)、出力ポートP3を“0”にして昇降圧ボルテージレギュレータ2に昇圧を開始させ、電池1の電圧が降下しても昇降圧ボルテージレギュレータ2の出力電圧Vddを一定に保持し(S111)、レンズ通信インターフェース7を介して不図示の撮影レンズとシリアル通信を実行してレンズ情報を読み込む(S112)。S112で読み込むレンズ情報としては、開放F値情報Avmin、測光補正情報Avc、焦点距離情報f、距離情報Dv等がある。レンズ通信処理を実行したら、フラッシュ接続端子4を介してカメラボディ10に接続された外部フラッシュとの間でシリアル通信を行い、フラッシュへ転送するCF情報を出力する一方、フラッシュから転送されるFC情報を入力する(S113)。

## 【0034】

続いて、位相差方式のAF回路16から被写体像のビデオ信号を入力してデフォーカス量を演算し、モータ駆動回路15を介してAFモータ(不図示)を駆動して撮影レンズの焦点調節レンズ群(不図示)を合焦位置まで移動させるAF処理を実行する(S114)。AF処理を実行したら、測光回路19から分割受光素子22の出力に対応する測光信号を入力し、入力した測光信号や撮影モード情報、レンズ情報、フラッシュ情報等に基づいて適正シャッタ速度及び絞りを算出するAE処理を実行する(S115)。このAE処理では、さらに、フラッシュ発光が必要か否かが判断される。

## 【0035】

AE処理を実行したら、リリーススイッチSWRがオンしているか否かをチェックし(S120)、リリーススイッチSWRがオンしていないときはS102へ戻る(S120; N)。リリーススイッチSWRがオンしているときは所定の

リリース条件を満たしているか否かを判定するリリース条件判定処理を実行する（S120；Y、S121）。ここでリリース条件とは、例えばAFモードとして合焦優先モードが設定されている場合には合焦していること、撮影モードとして低輝度であって内蔵フラッシュの充電が完了していなければリリース禁止するモードが設定されている場合には内蔵フラッシュの充電が完了していること等である。

リリース条件を満たしていないときはS102へ戻り（S122；N）、リリース条件を満たしている場合には、リリース前の最終的なフラッシュ通信処理を行い（S123）、P r e n e e d フラグにより予備発光が必要か否かを判定する（S124）。P r e n e e d フラグに“1”が設定されているときは予備発光処理を実行し（S124；Y、S125）、P r e n e e d フラグに“0”が設定されているときはS125をスキップする（S124；N）。

#### 【0036】

そして、モータ制御回路15を介してミラーモータ（不図示）を駆動させてミラー（不図示）をアップさせ（S126）、絞り制御回路17を介して撮影レンズの絞りを設定された絞り値まで絞り込み（S127）、シャッタ制御回路18を介してシャッター幕の走行を制御して露出させる（S128）。露出が終了したら、モータ制御回路15を介してミラーモータ（不図示）を駆動させてミラーをダウンさせるとともにフィルムモータ（不図示）を駆動させてフィルムを1コマ分巻き上げてS102へ戻る（S129）。

#### 【0037】

##### 『フラッシュ通信処理』

メイン処理のS113、S123で実行されるフラッシュ通信処理について、図11を参照して詳細に説明する。この処理に入るとまず、カメラボディ10に装着された外部フラッシュとの間でFC通信を実行し、FC情報を入力する（S150）（表1、表2参照）。なお、FC通信の初期データには規定コードが含まれている。この規定コードを正しく受信できないとき、CPU13はカメラボディ10に装着された外部フラッシュはないと判断する。この場合、後述するCF通信、モード4通信、モード3通信内の処理で通信を行わない構成となってい



る。

【0038】

FC通信処理を実行したら、入力したWLreqフラグに“1”がセットされているか否かをチェックする(S151)。WLreqフラグに“1”がセットされているとき、即ちカメラボディ10に装着されたフラッシュ装置50(外部フラッシュ)のメインスイッチ64がWL位置にあり、且つWLモードがコントローラかマスターに設定されているときは(S151; Y)、外部フラッシュによるWL制御する／しないを識別するWLsetフラグに“1”(する)をセットし(S153)、内蔵フラッシュによるWL制御する／しないを識別するWLintフラグに“0”(しない)をセットしてS157へ進む(S156)。このようにS153でWLsetフラグに“1”がセットされたときは、必ずS156でWLintフラグに“0”がセットされるので、WLsetフラグとWLintフラグが同時に“1”となることはなく、また内部フラッシュによるWL制御は、外部フラッシュによるWL制御がない場合にのみ有効である。

【0039】

WLreqフラグに“1”がセットされていないとき、即ちカメラボディ10にフラッシュ装置50が装着されていないか、またはカメラボディ10に装着されたフラッシュ装置50のメインスイッチ64がWL位置にないときは(S151; N)、WLsetフラグに“0”をセットし(S152)、WL制御をしないWLoFFモードが設定されていないかどうか、及び内蔵フラッシュの充電が完了しているか否かをチェックする(S154)。WLoFFモードが設定されておらず、且つ内蔵フラッシュの充電が完了していたときは、内蔵フラッシュによるWL制御する／しないを識別するWLintフラグに“1”(する)をセットする(S154; Y、S155)。WLoFFモードが設定されているか、あるいは内蔵フラッシュの充電が完了していないときは、WLintフラグに“0”(しない)を設定してS157へ進む(S154; N、S156)。

【0040】

S157のステップでは、WLsetフラグ及びWLintフラグが“0”か否かをチェックする。WLsetフラグ及びWLintフラグがいずれも“0”

のとき、即ちWL制御を行わないときは(S157; Y)、S150で入力した充電完了信号Chargeフラグにより外部フラッシュの充電が完了しているかをチェックし(S158)、充電が完了していなければ調光モード指定にTTLを設定し、予備発光が必要か否かを識別するPrenneedフラグに“0”(不要)をセットしてS162へ進む(S158; N、S161)。WLsetフラグまたはWLintフラグのいずれかが“0”でないとき(S157; N)、WLsetフラグ及びWLintフラグが両方とも“0”であっても外部フラッシュの充電が完了しているときは(S158; Y)、Prenneedフラグに“1”(必要)をセットし(S159)、シンクロ要求情報、充電完了信号、ワイヤレス制御するか否か等に基づき、表4-1、表4-2、表4-3からシンクロモード指定、予備発光モードPreM、調光モード指定を決定する(S160)(詳細は後述する)。なお、予備発光モードPreMには、全フラッシュを同時に予備発光させる第1の予備発光モードと、全フラッシュを規定の順番(先幕、順次)で予備発光させる第2の予備発光モードがある。予備発光モードPreMには、第1の予備発光モードが選択されたとき“1”が、第2の予備発光モードが選択されたとき“0”が設定される。

## 【0041】

各モード指定を決定したら、式; $Tfp = 1 / 2^{Tv} + Tctn$ により求めたフラット発光時間Tfp(ms)をセットし(S162)、式; $Dvmax = Gv - Av + (Sv - 5)$ より求めた最長調光距離Dvmaxをセットし(S163)、レンズ焦点距離情報にS112のレンズ通信処理で入力したレンズ焦点距離fをセットする(S164)。なお、Tctnはシャッタ先幕の走行時間である。またTv、Dv、Gv、Av、Svは、シャッタ速度、距離、ガイドナンバー、絞り、フィルム感度のアペックス表示量である。

## 【0042】

そして、以上の処理で設定したCF情報をフラッシュ装置50に転送するCF通信を実行する(S165)(表4参照)。CF通信を実行したら、発光モード指定に対応させてWL信号の間隔TW1Mを設定するため、先ず、シンクロ指定がFPか否かをチェックし(S166-1)、FPであればTW1Mに5.2m

sをセットする (S 1 6 6 - 1 ; Y、S 1 6 6 - 2)。シンクロ指定がFPでないときは、PreMフラグをチェックする (S 1 6 6 - 1 ; N、S 1 6 6 - 3)。PreMフラグが“1”であればTW1Mに4. 2msをセットし (S 1 6 6 - 3 ; Y、S 1 6 6 - 4)、PreMフラグが“1”でなければTW1Mに3. 2msをセットする (S 1 6 6 - 3 ; N、S 1 6 6 - 5)。そして、情報設定SW群9のテストSWがオフからオンに変化したか否かをチェックし (S 1 6 7)、変化があったときはテスト発光処理を実行してリターンする (S 1 6 7 ; Y、S 1 6 8)。テストSWの変化がなかったときは、S 1 6 8をスキップしてリターンする (S 1 6 7 ; N)。

## 【0043】

表1に、外部フラッシュからカメラボディ10に送信されるFC情報の一例を示す。

[表1]

番号	情報名	情報内容
1	充電完了信号	Charge
2	調光モード要求	TTL、外光A、マニュアル
3	シンクロ要求	先幕、順次、FP
4	ワイヤレス要求	WLreq
5	Gno	Gv
6	調光確認	適正、遠、近
7	バウンス	Bounce

## 【0044】

調光モード要求には、外部フラッシュで設定された調光モードに対応するデータがセットされる。WL要求情報となるWLreqフラグには、外部フラッシュのWLモードがコントローラかマスターのときに“1”がセットされる。Gno情報にはフラッシュの画角に対応するガイドナンバーGnoのアベックス表示量Gvがセットされる。調光確認情報には、外部フラッシュの発光時に、カメラから発光停止信号を入力するまでの時間に応じて適正データ、近データ、遠データのいずれかがセットされる。バウンス情報となるBounceフラグには、外部

フラッシュの発光部がバウンスあるいは回転されたときに“1”がセットされる。

## 【0045】

表2にシンクロ要求、充電完了信号のデータ内容の一例を示した。

[表2]

ビット	3	2	1	0
充電完了信号	WL用	FP用	順次用	先幕用
シンクロ要求		FP用	順次用	先幕用

## 【0046】

シンクロ要求は、3ビットのデータであり、外部フラッシュで設定されたシンクロ要求に対応するビットに“1”がセットされる。また、充電完了信号は4ビットのデータであり、充電が完了していればシンクロ要求に対応するビットに“0”がセットされる。この充電完了信号は“1”が優先されるように構成されている。そして、例えば複数の外部フラッシュが同じシンクロ要求でカメラボディ10に装着されている場合には、外部フラッシュが全て充電完了したときに初めて、シンクロ要求に対応する充電完了信号のビットに“0”がセットされる。充電完了信号のビット3は、WL制御用として設けられていて、WL制御可能なレベルまで充電が完了しているときに“0”がセットされる。なお、外部フラッシュのWLモードがコントローラの時、充電完了信号はWL制御用に対応する位置にしかセットされない。これに対し、WLモードがマスターの時、充電完了信号はWL制御用のビットとシンクロ要求に対応するビットにセットされる。

## 【0047】

表3に、カメラボディ10から外部フラッシュへ送信されるCF情報の一例を示した。

[表3]

番号	情報名	情報内容
10	調光モード指定	T T L、マニュアル、倍率、NA
11	シンクロ指定	先幕、順次、FP、NA
12	ワイヤレス指定	W L s e t
13	発光モード指定	予備、FP、テスト、倍率、NA
14	予備発光モード	P r e M
15	予備発光強度	P r e P
16	予備発光時間	P r e T
17	フラット発光時間	T f p
18	発光倍率	M v 1, M v 2
19	調光最長距離	D v m a x
20	レンズ焦点距離	2 0, 2 4, 2 8, 3 5, 5 0, 7 0, 8 5

## 【 0 0 4 8 】

調光モード指定は、外部フラッシュから送信された調光モード要求よりも優先される。つまりフラッシュCPU65は、例えば調光モード要求がマニュアルであっても、調光モード指定がT T LであればT T Lを設定する。但し、調光モード指定がNAの場合には、調光モード要求に対応するモードを設定する。シンクロ指定は、複数の外部フラッシュがカメラボディ10に装着された場合にカメラ（CPU13）が適切なモードを判断して通信するため、外部フラッシュのシンクロ要求よりも優先される。同様に、WL指定もWL要求より優先される。

## 【 0 0 4 9 】

フラッシュ通信処理のS160で実行されるシンクロ指定、予備発光モードP r e M、調光モード指定の決定処理について説明する。これら各モードは、シンクロ要求、充電完了信号、ワイヤレス制御の有無を判断要素とし、表4-1、表4-2、表4-3に基づいて設定される。表4の各々において、「充完あり」の場合、シンクロ要求に示した○印は充電完了信号があったとき、×印は充電完了信号がなかったとき、－印は充電完了信号があってもなくてもよいことを表している。一方の「充完なし」の場合は、シンクロ要求に示した○、×、－の全てに対して充電完了信号がなく、○印に対するシンクロ要求があり、×印に対するシンクロ要求がなく、－印に対するシンクロ要求があってもなくてもよいことを表している。

【 0 0 5 0 】

〔表 4 - 1〕

シンクロ要求			充完	ワイヤレスなし		
先幕*1	順次	F P		シンクロ指定	P r e M	調光モード指定
○	×	—	あり	先幕	0	T T L
○	○	—		順次	1	T T L
×	○	—		先幕	0	T T L
×	×	○		F P or 先幕	0	倍率 or T T L
○ or and	○ or and	○	なし	NA	0	NA

【 0 0 5 1 】

表 4 - 1 は W L 制御を行わない場合を示している。以下では、W L 制御を行わない場合について説明する。

シンクロ指定は、W L 制御を行わない場合であって、シンクロ要求が先幕のフラッシュと順次のフラッシュとがカメラボディ 1 0 に装着され、且つ両方とも充電が完了している場合のみ、順次が設定される。これ以外の場合には通常、先幕が設定される。但し、シンクロ要求が F P である場合には、カメラのシャッタ速度がフラッシュ同調速度以上であれば F P が設定され、フラッシュ同調速度未満であれば先幕が設定される。

調光モード指定は基本的に T T L が設定される。これは、T T L が倍率と比較して、遠距離被写体、近距離被写体、高輝度被写体である場合に対しての特性に優れているためである。但し、シンクロ要求が F P である場合には、カメラのシャッタ速度がフラッシュ同調速度以上であれば倍率が設定され、フラッシュ同調速度未満であれば T T L が設定される。

予備発光モード P r e M は、シンクロ指定に基づいて設定される。即ち、シンクロ指定が順次である場合にのみ、P r e M に “ 1 ” が設定される。この予備発光モード P r e M が “ 1 ” の場合は、シンクロ要求が先幕のフラッシュを 1 回目に発光させ、シンクロ要求が順次のフラッシュを 2 回目に発光させる第 2 の予備発光モードが選択されている場合である。予備発光モード P r e M が “ 0 ” の場

合には、全フラッシュを同時に発光させる第 1 の予備発光モードが選択されている場合である。

なお、充電完了信号がなかった場合には、フラッシュを発光させないため、シンクロ指定及び調光モード指定には NA モードが設定され、予備発光モード P r e M には “ 0 ” が設定される。また \* 1 を付した項目では内蔵フラッシュでも同様の制御を行う。

【 0 0 5 2 】

〔表 4 - 2〕

内蔵 フラッシュ	シンクロ要求			充 完	ワイヤレスあり		
	先幕	順次	F P		シンクロ指定	P r e M	調光モード指定
○	—	—	—	あり	先幕	0	T T L
×	○ or and ○	—	—		先幕	1	倍率
×	×	×	○		F P or 先幕	1	倍率
—	○ or and ○	—	—	なし	先幕	1	NA
—	×	×	○		F P or 先幕	1	NA

〔表 4 - 3〕

W l i n t モード	シンクロ要求			充 完	ワイヤレスあり		
	先幕	順次	F P		シンクロ指定	P r e M	調光モード指定
WLC	—	—	—	あり	先幕	1	倍率
WLFP	—	—	—		F P or 先幕	1	倍率
WLM	—	—	—		先幕	0	T T L

【 0 0 5 3 】

表 4 - 2 は外部フラッシュによる W L 制御を実行する場合を示し、表 4 - 3 は内蔵フラッシュによる W L 制御を実行する場合を各ワイヤレスモード別に示したものである。この場合、シンクロ指定は基本的に先幕が設定されるが、シンクロ要求が F P である場合は、カメラのシャッタ速度がフラッシュ同調速度以上か否かに応じて先幕かまたは F P が前述の表 4 - 1 と同様に設定される。

調光モード指定は、基本的に倍率が設定されるが、内蔵フラッシュが露光のた

めに発光するWLMモードでWL制御が実行される場合には、内蔵フラッシュが予備発光できないためTTLが設定される。但し、調光モード指定はカメラボディ10に装着された外部フラッシュに対して有効であり、スレーブフラッシュはすべて倍率で制御される。

予備発光モードPreMは、シンクロ指定に関わらず、内蔵フラッシュを露光のために発光させるか否かによって決定される。つまり、WLMモードでWL制御が実行される場合は予備発光モードPreMに“0”が設定され、WLMモード以外でWL制御が実行される場合には予備発光モードPreMに“1”が設定される。

#### 【0054】

##### 『予備発光処理』

次に、メイン処理のS125で実行される予備発光処理について、図12及び図13を参照して説明する。この処理に入ると先ず、外部フラッシュによるWL制御する／しないを識別するWLsetフラグまたは内部フラッシュによるWL制御する／しないを識別するWLintフラグに“1”がセットされているか否かをチェックする(S200)。WLsetフラグまたはWLintフラグのいずれかに“1”がセットされているときは、予備発光強度PrePに1をセットし、予備発光時間PreTに1をセットし、S204へ進む(S200; Y、S203)。

#### 【0055】

WLsetフラグ及びWLintフラグのいずれも“1”でなかったとき、即ちWL制御をしない場合には、S112で入力した距離情報Dvが3(2.8m)を超えているか、またはS115で求めた外光下における被写体輝度Bvが6を超えているか否かをチェックする(S201-1)。この距離情報Dv、被写体輝度Bvはアベックス値である。距離情報Dvが3を超えているか、または被写体輝度Bvが6を超えているときは予備発光強度PrePに1をセットする(S201-1; Y、S201-2)。これは、遠距離の場合は一般的に反射光が強くないため、また、高輝度の場合は予備発光が外光に埋もれる可能性があるためである。一方、距離情報Dvが3を超えておらず、且つ被写体輝度Bvが6を超え



ていないときは、予備発光強度  $P_{reP}$  に  $1/2$  をセットする ( $S201-1$ ;  $N$ 、 $S201-3$ )。これは、近距離の場合は一般的に反射光が強く、低輝度の場合は予備発光強度が弱くても予備発光が外光に埋もれる可能性が低いため、予備発光強度を弱くして外部フラッシュの消費電力を低減させるためである。

## 【0056】

続いて、距離情報  $D_v$  とレンズの開放  $F$  値  $A_{vmi n}$  の和が 8 未満か否かをチェックし ( $S202-1$ )、8 未満であれば予備発光時間  $P_{reT}$  に 1 をセットし ( $S202-1$ ;  $Y$ 、 $S202-2$ )、8 未満でなければ予備発光時間  $P_{reT}$  に 2 をセットする ( $S202-1$ ;  $N$ 、 $S202-3$ )。

予備発光の受光量は、距離情報  $D_v$  及びレンズの開放  $F$  値  $A_{vmi n}$  に比例するものであって、距離情報  $D_v$ 、レンズの開放  $F$  値  $A_{vmi n}$  が大きくなると受光量が小さくなり、受光応答の遅れが生じる。したがって、距離情報  $D_v$  とレンズの開放  $F$  値  $A_{vmi n}$  の和が 8 以上のときは、応答遅れがあっても予備発光を正しく測光できるように、予備発光時間  $P_{reT}$  を 2 倍としている。

## 【0057】

そして発光モード指定に予備発光モードをセットし ( $S204$ )、外部フラッシュへ送信する ( $S205$ )。CF 通信を実行したら、 $WL_{int}$  フラグが “1” か否かをチェックする ( $S206$ )。 $WL_{int}$  フラグが “1” でないとき、即ち内蔵フラッシュによる  $WL$  制御がないときは、モード 4 通信を実行して 4 パルスの信号を外部フラッシュに送信し、 $S213-1$  へ進む ( $S206$ ;  $N$ 、 $S207$ )。外部フラッシュは、カメラ接続端子 56 の C 端子を介して 4 パルスの信号を入力すると、微小発光による  $WL$  信号をスレーブフラッシュに 2 回送信し、その後、スレーブフラッシュとほぼ同時に予備発光を開始する。

## 【0058】

図 6 (d) には予備発光波形を示してある。予備発光モード  $P_{reM}$  が “0” である場合は、全フラッシュが同時に予備発光し、1 回のみ予備発光が行われる。予備発光モード  $P_{reM}$  が “1” である場合は、各フラッシュが設定されたシンクロ要求で所定の順番で発光し、合計 2 回の予備発光が行われる。なお図において、時間  $T_{int}$  は上記 2 回の予備発光の間隔であり、本実施例では 2.5 m

sに設定されている。

#### 【0059】

一方、WL i n t フラグが“1”のときは（S 2 0 6 ; Y）、フラッシュ通信処理（図 1 1）で設定したWL信号の間隔TW 1 Mからモード4通信処理に要する時間T m o d e 4を減算した値をタイマーBにセットしてタイマーBをスタートさせ（S 2 0 8）、内蔵フラッシュ微小発光処理を実行し（S 2 0 9）、タイマーBオーバーフローフラグが“1”になるまで待機する（S 2 1 0 ; N）。内蔵フラッシュ微小発光処理は、内蔵フラッシュを30  $\mu$  s発光させてWL信号をスレーブフラッシュに送信する処理である。タイマーBオーバーフローフラグはタイマーBがタイムアップすると“1”となるフラグである。

タイマーBオーバーフローフラグが“1”になったら、モード4通信処理を実行して外部フラッシュに予備発光を開始させ（S 2 1 0 ; Y、S 2 1 1）、内蔵フラッシュ微小発光処理を再実行してスレーブフラッシュの予備発光を開始させる（S 2 1 2）。

上記S 2 0 9とS 2 1 2の内蔵フラッシュによる2回の微小発光（WL信号送信）は、WL信号の間隔TW 1 Mで実行される。したがって、タイマーBがタイムアップしてからS 2 1 1のモード4通信を実行することにより、S 2 1 2の微小発光とS 2 1 1のモード4通信がほぼ同時に完了し、スレーブフラッシュの予備発光と外部フラッシュの予備発光が同期して行われる。

#### 【0060】

図 6（e）にはWL信号波形（発光、受光）及び予備発光波形を示してある。スレーブフラッシュは、WL信号を受信する間隔TW 1 Mによって発光指令を認識する。即ち、間隔TW 1 Mが3. 2 m sのときは、予備発光モードP r e M “0”で予備発光させる予備発光指令であるから、全フラッシュが同時に予備発光し、1回のみ予備発光が行われる。間隔TW 1 Mが4. 2 m sのときは、予備発光モードP r e M “1”で予備発光させる予備発光指令であるから、各スレーブフラッシュはシンクロ要求モードで予備発光し、合計で2回予備発光が行われる。つまり、シンクロ要求が先幕のフラッシュが先に予備発光し、その後、順次のフラッシュが予備発光する。また間隔TW 1 Mが5. 2 m sのときは、シンクロ

指定 = F P 及び予備発光モード P r e M “ 1 ” で予備発光させる予備発光指令であり、間隔 T W 1 M が 6 . 2 m s のときは、発光モード指定 = テスト及び予備発光モード P r e M “ 1 ” でテスト発光を行うテスト発光指令である。

## 【 0 0 6 1 】

S 2 1 3 - 1 のステップでは、W L s e t フラグが “ 1 ” か否かをチェックする。W L s e t フラグが “ 1 ” であれば、外部フラッシュによる W L 信号送信（ 2 回の微小発光処理）が終了するのを待ため、W L 信号の間隔 T W 1 M だけ待機し（ S 2 1 3 - 1 ; Y、 S 2 1 3 - 2 ）、W L s e t フラグが “ 1 ” でなければ S 2 1 3 - 2 をスキップする（ S 2 1 3 - 1 ; N ）。

そして予備発光データ取得処理を実行する（ S 2 1 4 ）。予備発光データ取得処理は、詳細は後述するが、予備発光時の分割受光素子 2 2 の受光量を検出して発光倍率 M v 及び T T L 補正量のアベックス表示量 F c を求める処理である。予備発光データ取得処理を実行したら、シンクロ指定が順次か否かをチェックし（ S 2 1 5 ）、順次であるときは、 1 回目の発光量と 2 回目の発光量の比が（ 1 / 3 ） : （ 2 / 3 ）となるように、 T T L 補正量のアベックス表示量 F c 1、 F c 2 として各々 F c 1 - 1 . 5 8、 F c 2 - 0 . 5 8 の値を上書きメモリし、同様に発光倍率 M v 1、 M v 2 に各々 M v 1 - 1 . 5 8、 M v 2 - 0 . 5 8 の値を上書きメモリする（ S 2 1 5 ; Y、 S 2 1 6 ）。シンクロ指定が順次でないときは S 2 1 6 をスキップする（ S 2 1 5 ; N ）。そして発光モード指定を倍率に再設定して外部フラッシュに送信する（ S 2 1 7、 S 2 1 8 ）。

## 【 0 0 6 2 】

C F 通信を実行したら、W L i n t フラグが “ 1 ” か否かをチェックし（ S 2 1 9 ）、W L i n t フラグが “ 1 ” のとき、即ち内蔵フラッシュによる W L 制御を実行するときは、W L 信号の間隔 T W 1 M、 T W 2 M を各々  $T W 1 M = 2 \text{ ms} + (M v 1 + 5) \times 128 / 1000 \text{ (ms)}$ 、  $T W 2 M = 2 \text{ ms} + (M v 2 + 5) \times 128 / 1000 \text{ (ms)}$  にセットする（ S 2 1 9 ; Y、 S 2 2 0 ）。そして予備発光モード P r e M が “ 0 ” であれば、間隔 T W 1 M で内蔵フラッシュによる W L 信号を 2 回送信（微小発光）し、リターンする（ S 2 2 1 - 1 ; Y、 S 2 2 1 - 2 ）。この W L 信号により、スレーブフラッシュの発光倍率 M v 1 が

設定される。予備発光モード  $PreM$  が “1” であれば、最初の間隔を  $TW1M$ 、後の間隔を  $TW2M$  として内蔵フラッシュによる  $WL$  信号を 3 回送信（微小発光）し、リターンする（ $S221-1; N$ 、 $S221-3$ ）。この  $WL$  信号により、スレーブフラッシュの発光倍率  $Mv1$ 、 $Mv2$  が設定される。

## 【0063】

$WLint$  フラグが “1” でないときは（ $S219; N$ ）、外部フラッシュによる  $WL$  制御を実行するか否かを識別する  $WLset$  フラグをチェックする（ $S222$ ）。 $WLset$  フラグが “1” でないとき、即ち  $WL$  制御を全く行わないときは、そのままリターンする（ $S222; N$ ）。 $WLset$  フラグが “1” のときは、外部フラッシュによる  $WL$  制御を実行するので、モード 4 通信を実行してスレーブフラッシュの発光倍率を設定し、リターンする（ $S222; Y$ 、 $S223$ ）。

## 【0064】

## 『予備発光データ取得処理』

次に、予備発光処理の  $S214$  で実行される予備発光データ取得処理について、図 14 を参照して説明する。この処理に入ると先ず、変数  $m$  に 1 をセットし（ $S250$ ）、プレ  $A/D$  処理を実行する（ $S251$ ）。プレ  $A/D$  処理は、詳細は後述するが、分割受光素子 22 の各受光素子  $22\_1 \sim 22\_9$  を切り換えながら各受光素子毎に該出力を複数回連続して  $A/D$  変換を行う処理を所定サイクル繰り返す処理である。

## 【0065】

プレ  $A/D$  処理を実行したら、予備発光強度  $PreP$  に  $1/2$  がセットされているか否かをチェックし（ $S252$ ）、予備発光強度  $PreP$  に  $1/2$  がセットされているときは、 $S251$  で求めたプレ  $A/D$  変換データ  $Ad(m)$ （ $m=1 \sim 9$ ）に  $+1$  加算した値をプレ  $A/D$  変換データ  $Ad(m)$  として上書きメモリする（ $S252; Y$ 、 $S253$ ）。 $S253$  の処理は、予備発光強度  $PreP=1/2$  で得られる  $A/D$  変換データ  $Ad(m)$  が予備発光強度  $PreP=1$  のときよりも  $1EV$  少ないのを補正するためである。予備発光強度  $PreP$  に  $1/2$  がセットされていないときは  $S253$  をスキップする（ $S252; N$ ）。

続いて、予備発光モード P r e M が “1” か否かをチェックし (S 2 5 4)、予備発光モード P r e M が “1” でないときは 1 回しか予備発光を実行ないので S 2 5 9 へ進む (S 2 5 4 ; N)。予備発光モード P r e M が “1” のときは (S 2 5 4 ; Y)、2 回目の予備発光による予備発光データを取得するため、変数 m に 1 1 をセットしてプレ A / D 処理を実行し (S 2 5 5、S 2 5 6)、さらに、予備発光強度 P r e P に 1 / 2 がセットされているときは、プレ A / D 変換データ A d (m) (m = 1 1 ~ 1 9) に + 1 加算した値をプレ A / D 変換データ A d (m) として上書きメモリし (S 2 5 7 ; Y、S 2 5 8)、予備発光強度 P r e P に 1 / 2 がセットされなければ S 2 5 8 をスキップする (S 2 5 7 ; N)。

## 【 0 0 6 6 】

続いて、予備発光なし (自然光) の状態における A / D 変換データを得るため、変数 m に 2 1 をセットし (S 2 5 9)、プレ A / D 処理を実行する (S 2 6 0)。そして、変数 m = 1 ~ 9 に対してそれぞれ式 ;  $B v p (m) = 1 n (2^{A d(m)} - 2^{A d(m+20)}) / 1 n 2$  を実行して各測距領域 1 ~ 9 に対する予備発光輝度 B v p (m) を演算し、メモリする (S 2 6 1)。つまり、この S 2 6 1 では、1 回目の予備発光と自然光による光電流から自然光による光電流を減算して 1 回目の予備発光のみによる光電流を算出し、算出した値を再度対数圧縮して、自然光を含まない予備発光のみによる 1 回目の予備発光輝度 B v p (m) を得ている。

## 【 0 0 6 7 】

続いて、予備発光輝度 B v p (m) を用いて発光量演算処理を実行し (S 2 6 2)、求めた発光倍率 M v、T T L 補正量のアベックス表示量 F c をそれぞれ M v 1、F c 1 としてメモリする (S 2 6 3)。そして予備発光モード P r e M が “1” か否かをチェックし (S 2 6 4)、予備発光モード P r e M が “1” でないときはリターンする (S 2 6 4 ; N)。予備発光モード P r e M が “1” のときは (S 2 6 4 ; Y)、変数 m = 1 ~ 9 に対してそれぞれ式 ;  $B v p (m) = 1 n (2^{A d(m+10)} - 2^{A d(m+20)}) / 1 n 2$  を実行して 2 回目の予備発光輝度 B v p (m) を演算し、メモリする (S 2 6 5)。即ち S 2 6 5 では、2 回目のプレ A / D 処理で求めたプレ A / D 変換データ A d (1 1) ~ A d (1 9) に基づいて 2 回目の予備発光輝度 B v p (m) (m = 1 ~ 9) が求められる。そして、S 2

65で求めた2回目の予備発光輝度 $B_{vp}(m)$ を用いて発光量演算処理を実行し(S266)、求めた発光倍率 $M_v$ 、TTL補正量のアベックス表示量 $F_c$ をそれぞれ $M_{v2}$ 、 $F_{c2}$ としてメモリしリターンする(S267)。

#### 【0068】

このように本実施形態では、予備発光を2回行う第2の予備発光モード(予備発光モード $PreM$ “0”)が設定されている場合には、上述のプレA/D処理及び発光量演算処理を各予備発光ごとに実行するため、各発光倍率及びTTL補正量を適正に求めることができる。

#### 【0069】

##### 『プレA/D処理』

次に、予備発光データ取得処理のS251、S256、S260で実行されるプレA/D処理について、図15を参照して説明する。この処理に入るとまず、2.5msのタイマーAをスタートさせ(S300)、予備発光が安定するのを待つため50 $\mu$ s待機する(S301)。そしてA/D変換回数 $Time$ に予備発光時間 $PreT$ を12倍した値をセットし(S302)、変数 $n$ 、 $k$ にそれぞれ0、1をセットし、ポート群 $P_k$ の $P_{k1} \sim P_{k4}$ を“0”にセットして出力する(S303)。ポート群 $P_{k1} \sim P_{k4}$ は測光回路19のセレクター102に接続されており、 $P_{k1} \sim P_{k4}$ の出力がすべて“0”の状態では分割受光素子22の受光素子22\_1がセレクター102によって選択され、受光素子22\_1の光電流に対応する出力電圧がポート $P_{k5}$ に出力される(図2参照)。

#### 【0070】

続いて、タイマーBオーバーフローフラグに“0”セットし(S304)、33 $\mu$ sのタイマーBをスタートさせ(S305)、変数 $n$ が8未満か否かをチェックする(S306)。変数 $n$ が8未満のときは、ポート $P_{k5}$ の入力電圧のA/D変換を連続して4回行い、そのA/D変換結果を $A(m+n, k)$ 、 $A(m+n, k+1)$ 、 $A(m+n, k+2)$ 、 $A(m+n, k+3)$ にメモリする(S309)。なお、S309の変数 $m$ の値は、予備発光データ取得処理のS250、S255、S259でセットされた値に対応する。

A/D変換結果をメモリしたら、変数 $n$ に+1加算して(S310)、変数 $n$

に対応する4ビット信号をポートP k 1 ~ P k 4 に出力して分割受光素子2 2 の受光素子2 2 \_ ( n + 1 ) を選択し ( S 3 1 1 ) 、タイマーBオーバーフローフラグが“1”になるまで待機して ( S 3 1 2 ; N ) 、タイマーBオーバーフローフラグが“1”になったらS 3 0 4 へ戻る ( S 3 1 2 ; Y ) 。 S 3 0 4 へ戻ったら、S 3 0 6 で変数nが8未満でないと判断するまで、S 3 0 4 ~ S 3 0 6 、 S 3 0 9 ~ S 3 1 2 の処理を繰り返す。これにより、分割受光素子2 2 の受光素子2 2 \_ 1 ~ 2 2 \_ 9 が3 3 μ s 周期で切り換えられ、各受光素子2 2 \_ n の光電流に対応する出力電圧が4回連続してA/D変換され、メモリされる。

## 【 0 0 7 1 】

そしてS 3 0 6 で変数nが8未満でないと判断したときは、変数kに+ 4 加算するとともに変数nに0をセットし ( S 3 0 6 ; N 、 S 3 0 7 ) 、変数kがS 3 0 2 でセットしたA/D変換回数T i m e 以上か否かをチェックする ( S 3 0 8 ) 。変数kがA/D変換回数T i m e 以上でないときは、S 3 0 9 へ進み、S 3 0 9 ~ S 3 1 2 、 S 3 0 4 ~ S 3 0 8 の処理を繰り返す ( S 3 0 8 ; N ) 。即ち、変数kがA/D変換回数T i m e 以上となるまでは、再度、分割受光素子2 2 の各受光素子2 2 \_ 1 ~ 2 2 \_ 9 が3 3 μ s 周期で切り換えられ、各受光素子2 2 \_ n 毎に4回連続してA/D変換される。ここで、予備発光時間P r e T が1のときは、A/D変換回数T i m e に1 2 がセットされるため各受光素子2 2 \_ n の4回連続するA/D変換が3サイクル実行され、各受光素子2 2 \_ n のA/D変換データは1 2 個得られる。なお、このA/D変換処理時間は約9 0 0 μ s となり、上記A/D変換は予備発光時間P r e T ( 1 m s ) の5 0 μ s 前に終了する。また予備発光時間P r e T が2のときは、各受光素子2 2 \_ n の4回連続するA/D変換が6サイクル実行され、各受光素子2 2 \_ n のA/D変換データは2 4 個得られる。

## 【 0 0 7 2 】

変数kがA/D変換回数T i m e 以上になったときは ( S 3 0 8 ; Y ) 、上記A/D変換で得た分割受光素子2 2 の変換データA ( m + n 、 k ) の中から各受光素子2 2 \_ ( n + 1 ) ( 変数n ; 0 ~ 8 ) 毎に最大値を求め、それぞれA ( m + n ) m a x にメモリする ( S 3 1 3 ) 。続いて、分割受光素子2 2 の変換デー

タ  $A(m+n, k)$  のうち、S 3 1 3 で求めた最大値  $A(m+n)_{max}$  との差が 1 E V 以内である変換データの平均値を各受光素子 2 2 \_ (n+1) (変数 n ; 0 ~ 8) 毎に求め、それぞれプレ A / D 変換データ  $A_d(m+n)$  (変数 n ; 0 ~ 8) にメモリする (S 3 1 4) 。ここで、最大値  $A(m+n)_{max}$  よりも 1 E V 以上小さい変換データを除外するのは、距離情報  $D_v$  と開放 F 値  $A_{vmin}$  の和が大きい場合には、被写体からの反射光量が少ないため、受光光量が少なくなつて応答遅れが生ずる結果、正確な A / D 変換データでないおそれがあるからである。

そして、タイマー A オーバフローフラグが “1” になるまで待機し (S 3 1 5 ; N) 、タイマー A オーバフローフラグが “1” になったらこの処理を抜けてリターンする (S 3 1 5 ; Y) 。これにより、プレ A / D 変換処理は正確に 2 . 5 m s で終了される。

#### 【 0 0 7 3 】

図 3 1 に示す予備発光波形は図 7 に示す P D f 1 波形の一部を拡大したものであって、そのリップル周期は  $20 \mu s \sim 40 \mu s$  程度である。上述のプレ A / D 処理において、1 回の A / D 変換の処理時間を  $4 \mu s$  とすると、4 回連続して A / D 変換した場合の処理時間は  $16 \mu s$  となる。この処理時間  $16 \mu s$  は予備発光波形のリップル周期の  $1/2$  周期となっている。そのため、予備発光波形のピークからボトムまでを含む半周期間について A / D 変換が実行される可能性が高く、正確な値を得ることができる。このように各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 の出力を複数回連続して A / D 変換すれば、1 回 A / D 変換する毎に分割受光素子 2 2 の各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 を切り換える従来よりも、A / D 変換回数が増えてより多くの変換データを得ることができる。求めた変換データ数が多ければ、変換データの平均値は信頼性が高くなるので、より正確な A / D 結果を得ることができる。本実施形態では、分割受光素子 2 2 の各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 を切り換える周期が  $33 \mu s$  であるから、切り換え安定時間  $T_s$  は  $17 \mu s$  となる。

また本実施形態では、求めた各変換データ  $A(m+n)$  の平均値を求める際に、最大値  $A(m+n)_{max}$  との差が 1 E V 以下の変換データを除外するので、



低輝度下における受光の応答遅れを除去することができる。したがって、予備発光時に分割受光素子 22 の受光量が少ないときでも予備発光を正しく測光できる。

なお本実施形態では、最大値  $A(m+n)_{max}$  との差が 1EV 以内の変換データのみを平均した値を A/D 結果としてプレ A/D データ  $Ad(m+n)$  にメモリしているが、最大値  $A(m+n)_{max}$  を A/D 結果としてプレ A/D データ  $Ad(m+n)$  にメモリしてもよい。

【0074】

#### 『発光量演算処理』

次に、予備発光データ取得処理の S262、S266 で実行される発光量演算処理について図 16 を参照して説明する。この処理に入るとまず、距離情報  $Dv$  があるか否かをチェックする (S350)。この距離情報  $Dv$  は、レンズ通信可能な撮影レンズがカメラボディ 10 に装着されている場合に、S112 のレンズ通信処理で入力される情報である。したがって、距離情報  $Dv$  がない場合にはレンズ通信の行えない旧撮影レンズがカメラボディ 10 に装着されていると判定する。なお、距離情報  $Dv$  はアベックス値である。

【0075】

距離情報  $Dv$  がある場合には Bounce フラグが “1” か否かをチェック (S350; Y、S351)、Bounce フラグが “1” でないとき、即ち外部フラッシュの発光部がバウンスされていないときは、外部フラッシュによる WL 制御する／しないを識別する WLset フラグまたは内蔵フラッシュによる WL 制御する／しないを識別する WLint フラグが “1” か否かをチェックする (S351; N、S352)。

WLset フラグ及び WLint フラグの両方とも “1” でないとき、即ち WL 制御なしのときは距離情報  $Dv$  が -1 (0.7m) 未満か否かをチェックする (S352; N、S353)。距離情報  $Dv$  が -1 未満でないときは (S353; N)、基準反射率の被写体に予備発光した場合の基準予備発光輝度  $Bvpc$  を式;  $Bvpc = Ks - Avmin - Dv$  により求める (S354)。ここで、 $Avmin$  は撮影レンズの開放 F 値であり、 $Ks$  は式;  $Ks = Bvps + Dvs$  に

より求められる定数である。なお、 $D_v s$  は基準の距離（アペックス値）であり、 $B_v p s$  は基準の距離  $D_v s$  において基準反射率の被写体に予備発光強度  $P_{re P} = 1$  で予備発光した場合の被写体輝度である。

## 【 0 0 7 6 】

一方、距離情報  $D_v$  がないとき（S 3 5 0 ; N）、Bounce フラグが “ 1 ” のとき（S 3 5 1 ; Y）、WL set フラグまたは WL int フラグのうち少なくともいずれかが “ 1 ” のとき（S 3 5 2 ; Y）、及び距離情報  $D_v$  が - 1 未満のときは（S 3 5 3 ; Y）、距離情報  $D_v$  と予備発光の関係が一致しない条件（バウンスあり、WL 制御あり、フラッシュ装置の撮影範囲外となる近距離等）があるので、距離情報  $D_v$  を用いずに基準予備発光輝度  $B_v p c$  を算出する（S 3 5 5、S 3 5 6）。

即ち、分割受光素子 2 2 の各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 の予備発光輝度  $B_v p (m)$ （変数  $m$  ; 1 ~ 9）の中から最大予備発光輝度  $B_v p (m)_{max}$  を抽出し、その最大予備発光輝度  $B_v p (m)_{max}$  との輝度差が 5 EV 以内となる分割受光素子 2 2 の受光素子ナンバーをレジスタ X にメモリする（S 3 5 5）。ここで、最大予備発光輝度  $B_v p (m)_{max}$  との輝度差の境界を設定する輝度値 5 EV は、一般的なネガフィルムのラチチュードに相当する値である。この輝度値は、ポジフィルムの場合には 3 EV にするなど、使用するフィルムに応じて適宜設定可能である。また、最大予備発光輝度  $B_v p (m)_{max}$  との輝度差が 5 EV 以上ある受光素子が除外されるのは、その予備発光輝度部に対応する被写体が最大予備発光輝度  $B_v p (m)_{max}$  に対応する被写体よりもはるか遠距離にあると考えられ、フラッシュの影響が少ないと考えられるためである。

## 【 0 0 7 7 】

そして、S 3 5 5 でレジスタ X にメモリされた受光素子ナンバーに対応する予備発光輝度  $B_v p (x)$  の中から最小予備発光輝度  $B_v p (x)_{min}$  を抽出し、基準予備発光輝度  $B_v p c$  を式 ;  $B_v p c = (B_v p (x)_{max} - B_v p (x)_{min}) / 2$  により求める（S 3 5 6）。

なお、上記抽出した最大予備発光輝度  $B_v p (x)_{max}$  と最小予備発光輝度  $B_v p (x)_{min}$  は、S 3 5 5 の処理によりフィルムのラチチュードに入る範

囲となっている。また S 3 5 6 で最小予備発光輝度  $B_{vp}(x)_{min}$  がない場合には、基準予備発光輝度  $B_{vp}c = \text{最大予備発光輝度 } B_{vp}(x)_{max}$  とする。

## 【 0 0 7 8 】

基準予備発光輝度  $B_{vp}c$  を算出したら、高反射率または基準距離よりもはるかに近距離の被写体、低反射率または基準距離よりもはるかに遠距離の被写体を除外するため、基準予備発光輝度  $B_{vp}c$  との輝度差が  $\pm 2EV$  以内となる分割受光素子 2 2 の受光素子ナンバーを CPU 1 3 内の Y レジスタにメモリする (S 3 5 7)。そして Y レジスタに受光素子ナンバーがメモリされていれば、Y レジスタにメモリされた受光素子に対応する予備発光輝度  $B_{vp}(y)$  の平均値を求め、これを演算予備発光輝度 (平均予備発光輝度)  $B_{vp}typ$  にメモリし (S 3 5 8 ; N、S 3 5 9)、Y レジスタに何もメモリされていないときは、演算予備発光輝度  $B_{vp}typ$  に基準予備発光輝度  $B_{vp}c$  をメモリする (S 3 5 8 ; Y、S 3 6 0)。

## 【 0 0 7 9 】

そして、 $T_v + A_v + A_{vc} - S_v - B_{vp}typ - A_{vmin}$  により発光倍率  $M_v$  を算出する (S 3 6 1)。ここで、 $T_v$  は適正シャッタ速度のアペックス表示量 (但し、シャッタ速度  $T_v$  がフラッシュ同調速度  $T_{vx}$  未満のときは  $T_v = T_{vx}$ )、 $A_v$  は適正絞り値のアペックス表示量、 $A_{vc}$  は測光補正アペックス情報、 $S_v$  はフィルム感度のアペックス表示量である。

## 【 0 0 8 0 】

発光倍率  $M_v$  を算出したら、TTL 補正演算を実行してリターンする (S 3 6 2 ~ S 3 6 5)。本実施形態では、分割受光素子 2 2 の各受光素子 2 2\_1 ~ 2 2\_9 の出力 (受光量) に重み付け係数を与え、各受光素子 2 2\_1 ~ 2 2\_9 の出力から実際に TTL 受光素子 2 3 が受光するであろう受光量  $F$  を求め、これに基づき TTL 補正量を求めていることに特徴がある。

## 【 0 0 8 1 】

TTL 補正演算ではまず、 $2^{(B_{vp}(n) - B_{vp}typ)}$  により比率データ  $D(n)$  を算出する (S 3 6 2)。この比率データ  $D(n)$  は、分割受光素子 2 2 の測光領域

$n$  ( $n$ ; 1~9) の予備発光輝度  $B_{vp}(n)$  が演算予備発光輝度  $B_{vptyp}$  の何倍に相当するかを示している。次に、求めた各測距領域  $n$  の比率データ  $D(n)$  を【式 1】に代入し、分割受光素子 22 の各領域  $n$  の予備発光輝度  $B_{vp}(n)$  から TTL 受光素子 23 が受光するであろうと推測される推測受光量 (相対出力)  $F$  を求める (S363)。続いて、Y レジスタにメモリされていない測距領域  $n$  の比率データ  $D(n)$  を規定値 1 に設定し直し、全比率データ  $D(n)$  を【式 1】に代入して基準受光量  $F_{typ}$  を算出する (S364)。

そして推測受光量  $F$  と基準受光量  $F_{typ}$  の比 ( $F/F_{typ}$ ) を TTL 補正量とし、 $F_c = \ln(F/F_{typ}) / \ln 2$  により TTL 補正量のアペックス表示量  $F_c$  を算出し、リターンする (S365)。

【式 1】  $F = 36 \times D(5) + 12 \times (D(2) + D(4) + D(6) + D(8)) + 4 \times (D(1) + D(3) + D(7) + D(9))$

なお、本明細書中では、【式 1】における各測距領域  $n$  のデータ  $D(n)$  の係数を「重み付け係数」という。

#### 【0082】

上述の重み付け係数は、TTL 受光素子 23 の受光分布によって決定される。

図 8 (b) に TTL 受光素子 23 のフィルム面測光における中央横方向の受光分布を示した。図 8 (b) において縦軸は TTL 受光素子 23 の受光量であり、横軸は図 8 (a) に示す分割受光素子 22 の測光領域 4、5、6 に対応する。なお、TTL 受光素子 23 のフィルム面発光における中央縦方向の受光分布も中央横方向の受光分布と同様とする。つまり、図 8 (b) の横軸を、図 8 (a) に示す分割受光素子 22 の測光領域 2、5、8 に対応させると、図 8 (b) と同様になる。

図 8 (c) は各受光素子 22\_1~22\_9 の測光領域 1~9 における TTL 受光素子 23 の受光量を、TTL 受光素子 23 の全受光量に対するパーセンテージ (%) で示す図である。本実施形態では、このパーセンテージを重み付け係数として設定してある。即ち、測光領域 5 を測光した受光素子 22\_5 の出力に 36 % の感度を与え、測光領域 2、4、6、8 を測光した受光素子 22\_2、22\_4、22\_6、22\_8 の出力には 12 % の感度を与え、測光領域 1、3、7、9 を

測光した受光素子 2 2 \_1、2 2 \_3、2 2 \_7、2 2 \_9 の出力に 4 % の感度を与えている。分割受光素子 2 2 の各受光素子 2 2 \_1 ~ 2 2 \_9 の出力データから TTL 受光素子 2 3 の相対出力を求める関数は、上記の【式 1】で示される。

## 【0 0 8 3】

以下では、上述した発光量演算処理について、具体例を挙げて説明する。

図 9 (a) は主要被写体が中央のみ（測光領域 5、8）にあって周辺が遠い場合の例であり、各測光領域 1 ~ 9 の予備発光輝度は (b) に示してある。この場合に TTL 受光素子 2 3 のみで測光して露出制御すると、周辺からの反射が少ないため、主要被写体は露出オーバーになってしまう。

図 9 (c) は主要被写体が大半（測光領域 1、2、4、5、7、8）を占めていて、その周辺（測光領域 3、6、9）に例えば金屏風のような反射率の高い被写体がある場合の例であり、各測光領域 1 ~ 9 の予備発光輝度は (d) に示してある。この場合に TTL 受光素子 2 3 のみで測光して露出制御すると、周辺からの反射が多いため、主要被写体は露出アンダーになってしまう。

## 【0 0 8 4】

この図 9 (a) (c) の被写体条件では、上述の発光量演算処理により表 5 に示す結果が得られる。但し、 $K_s = 12$ 、 $A_{vmin} = 4$ 、 $D_v = 4$ 、 $T_v = 7$ 、 $A_v = 6$ 、 $A_{vc} = 0$ 、 $S_v = 5$  として演算した場合である。

[表 5]

図 8_2	Bvpc	Y	Bvptyp	Mv	F	Ftyp	Fc
(a)	4	5,8	3.5	0.5	68.6	111.4	-0.70
(b)	4	1,2,4,5,7,8	4	0	240	100	1.26

## 【0 0 8 5】

この演算結果により、図 9 (a) の場合に主要被写体は 0.70 Ev アンダーに補正され、図 9 (b) の場合に主要被写体は 1.26 Ev オーバーに補正され

、いずれの場合の主要被写体に対しても適正露出を得ることができる。

#### 【 0 0 8 6 】

このように本実施形態では、分割受光素子 2 2 の各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 の出力と各受光素子 2 2 \_ 1 ~ 2 2 \_ 9 の重み付け係数から実際に T T L 受光素子 2 3 が受光するであろう受光量を求めて T T L 補正を行うので、T T L 受光素子 2 3 として複雑な分割受光素子を使用する必要がなく、分割されていない単一の T T L 受光素子によって適正露出を制御することが可能となった。

また本実施形態では、例えば複数のスレーブフラッシュを W L 制御する場合など分割受光素子 2 2 の予備発光輝度によって有効なエリアを特定しづらい場合には、距離情報を使用せずに演算予備発光輝度  $B_{vptyp}$  を求め ( S 3 5 5 ~ S 3 6 0 ) 、この演算予備発光輝度  $B_{vptyp}$  に基づいて T T L 補正を行うので ( S 3 6 1 ~ S 3 6 5 ) 、この場合にも適正なフラッシュ撮影を行うことができる。

さらに本実施形態では、予備発光輝度  $B_{vp}(y)$  の平均値または基準予備発光輝度  $B_{vpc}$  を演算予備発光輝度とするので ( S 3 5 9 または S 3 6 0 ) 、低輝度と高輝度の被写体が混在する場合にも適正露出を得ることができる。

#### 【 0 0 8 7 】

##### 『露出処理』

次に、メイン処理の S 1 2 8 で実行される露出処理について、図 1 7 及び図 1 8 を参照して説明する。この処理に入るとまず、出力ポート  $P_{m2}$ 、 $P_{m3}$  をそれぞれ “ 0 ”、“ 1 ” にして T T L 測光回路 2 0 へ出力する ( S 4 0 0 ) 。すると T T L 測光回路 2 0 では、 $MOS\_SW_{200}$  がオンし、積分コンデンサ 2 0 1 の電荷は放電する。この状態ではトランジスタ 2 0 6 はオフしているから、Q 端子は通信可能状態となっている。なお S 4 0 0 の処理は、S 1 0 0 の C P U ポート初期化でも実施されている。

#### 【 0 0 8 8 】

続いて、タイマー B に露出時間  $1/2^{Tv}$  をセットし ( S 4 0 1 ) 、シンクロ指定が F P か否かをチェックする ( S 4 0 2 ) 。

シンクロ指定が F P でないとき、即ち先幕または順次のときは、タイマー B を

スタートさせてシャッタ先幕を走行させ、モード3通信を実行する(S402; N、S403、S404)。モード3通信は、フラッシュ接続端子4のC端子を介して外部フラッシュに3パルスの通常発光指令信号を出力する処理である。この通常発光指令信号を入力すると外部フラッシュは、本発光(通常発光)に備える。図6(a)、(b)にシンクロ指定が先幕の場合、順次の場合におけるタイミングチャートと発光波形をそれぞれ示す。

#### 【0089】

モード3通信を実行したら、タイマーBオーバーフローフラグが“1”になるまで待機し(S405; N)、タイマーBオーバーフローフラグが“1”になったらWLIntフラグが“1”か否かをチェックする(S405; Y、S425)。WLIntフラグが“1”でなければS426、S427をスキップし(S425; N)、WLIntフラグが“1”であれば、内蔵フラッシュによるWL制御を行うため、内蔵フラッシュを微小発光させてWL信号をスレーブフラッシュに送信し、3ms待機する(S425; Y、S426、S427)。

#### 【0090】

続いて、調光モード指定がTTLか否かをチェックする(S428)。

TTLでないときはX端子を“0”にする(S428; N、S436)。X端子が“0”になると、外部フラッシュの発光が開始される(図6(a)参照)。この場合に外部フラッシュは、倍率発光、外光オート発光、マニュアル発光の状態であり、既に通信された情報(WL制御も含む)に基づいて発光を制御する。S436でX端子を“0”にしてから1ms待機したら、シャッタ後幕を走行させ、ポートPm2、Pm3を初期化してリターンする(S437、S438、S439)。

#### 【0091】

S428のチェックで調光モード指定がTTLであったときは、アベックス量xに対応したD/AデータテーブルT<sub>t t l</sub>(x)から、アベックス量xがフィルム感度S<sub>v</sub>とTTL補正量のアベックス表示量F<sub>c 1</sub>の和であるときのD/AデータT<sub>t t l</sub>(S<sub>v</sub>+F<sub>c 1</sub>)を讀出してポート群P<sub>m</sub>のD/AポートP<sub>m 1</sub>から出力し、出力ポートP<sub>m 3</sub>を“0”にし、ポートP<sub>m 2</sub>を入力モードに

セットし、X端子を“0”にして外部フラッシュを発光させる（S428；Y、S429、S430）。X端子を“0”にしたら、内蔵フラッシュの発光条件を満たしているか否かを判定する（S430-1）。ここで内蔵フラッシュの発光条件とは、内蔵フラッシュがポップアップしていること及び内蔵フラッシュの充電が完了していることである。発光条件を満たしていれば、内蔵フラッシュ回路14を介して内蔵フラッシュを発光させる（S430-1；Y、S430-2）。発光条件を満たしていなければ、S430-2をスキップしてS431へ進む（S430-1；N）。なお、内蔵フラッシュの発光は、CPU13からの停止信号により停止される。

## 【0092】

出力ポートPm3が“0”になると、TTL測光回路20のMOS\_SW200はオフとなり、フラッシュ発光前ではオペアンプ202の出力が“0”であるからコンパレータ203の出力も“0”となっている。この状態においてフラッシュが発光すると、被写体で反射された光が撮影レンズを通過し、その後フィルム面で反射されてTTL受光素子23で受光され、その受光量に対応する光電流が発生して積分コンデンサ201で積分される。この結果、オペアンプ202の出力電圧が増加する。そして、オペアンプ202の出力電圧がS429でセットしたポートPm1の出力電圧T\_t t l（Sv+F c 1）に達すると、コンパレータ203の出力が“1”となってトランジスタ206がオンし、Q端子が“1”になってフラッシュの発光が停止される。

## 【0093】

S431のステップでは、シンクロ指定が順次か否かをチェックする。シンクロ指定が順次の場合では1回目の発光量と2回目の発光量の比が（1/3）：（2/3）となるように制御される。図6（b）にシンクロ指定が順次である場合のタイミングチャート及び発光波形を示す。

シンクロ指定が順次のときは（S431；Y）、3ms待機し（S432）、出力ポートPm2を“1”にし、その後出力ポートPm3を“1”にし、D/AデータテーブルT\_t t l（x）からフィルム感度SvとTTL補正量のアペックス表示量F c 2の和に対応するD/AデータT\_t t l（Sv+F c 2）を読



み出してD/AポートPm1から出力する(S433)。そして、2回目のフラッシュ発光を実行させるため、Q端子を“1”の状態としたまま0.5ms待機し(S434)、出力ポートPm3を“0”にし、ポートPm2を入力モードにセットする(S435)。すると、Q端子が“0”になって2回目のフラッシュ発光が実行される。この発光によってTTL測光回路20のオペアンプ202の出力電圧がD/AポートPm1に達すると、Q端子が“1”になってフラッシュの発光は停止される。S435でポートPm2、Pm3をセットしたら、1ms待機し、シャッタ後幕をスタートさせ、ポートPm2、Pm3を初期化してリターンする(S437、S438、S439)。

シンクロ指定が順次でないとき、即ちシンクロ指定が先幕のときは、2回目の発光は行わずにS437へ進み、1ms待機してからシャッタ後幕を走行させ、ポートPm2、Pm3を初期化してリターンする(S431; N、S437、S438、S439)。

#### 【0094】

上記S429～S439の処理により、調光モード指定がTTLのときは、基準のフィルム感度Svに対応する適正露出量をTTL補正量のアベックス表示量Fcだけ補正した発光量でフラッシュの発光を制御することができる。

#### 【0095】

以上はシンクロ指定がFP以外の場合の処理であるが、シンクロ指定がFPのときはS402からS406へ進む。そして、 $2 + (Tfp \times 64) / 1000$  (ms)によりWL信号の間隔TW1Mを求めてメモリし(S406)、WLsetフラグが“1”か否かをチェックする(S407)。WLsetフラグが“1”のとき、即ち外部フラッシュによるWL制御を行う場合には、発光モード指定をFPにセットし、外部フラッシュに送信する(S407; Y、S408、S409)。続いて、外部フラッシュに4パルスの信号を送信するモード4通信を行う(S410)。モード4通信が実行されると外部フラッシュは、S406で設定した間隔TW1MでWL信号をスレーブフラッシュに送信し、スレーブフラッシュにフラット発光の開始を指示する。図6(c)に本発光時のフラット発光波形を示した。

そして、 $(TW1M + 2ms - Tcop)$  時間だけ待機してからタイマーBをスタートさせてシャッタ先幕を走行させ、タイマーBオーバーフローフラグが“1”になったら、シャッタ後幕を走行させ、ポートPm2、Pm3を初期化してリターンする(S411、S412、S424; Y、S438、S439)。なお、上記Tcopは先幕顔出し時間であり、S411で $(TW1M + 2ms - Tcop)$  時間待機するのは、シャッタ先幕顔出しの2ms前に、WL信号の送信を完了させてフラット発光を開始させるためである。

# 【0096】

WLsetフラグが“1”でないときは、WLintフラグが“1”か否かをチェックする(S407; N、S413)。WLintフラグが“1”のとき、即ち内蔵フラッシュによるWL制御を実行するときは、タイマーCに $(TW1M - Tmode4)$  時間をセットしてタイマーCをスタートさせ、内蔵フラッシュを微小発光させてスレーブフラッシュへWL信号を送信し、タイマーCオーバーフローフラグが“1”になるまで待機する(S413; Y、S414、S415、S416; N)。ここで、Tmode4はモード4通信に要する時間である。タイマーCオーバーフローフラグが“1”になったら、外部フラッシュにフラット発光の開始を指示するためのモード4通信を実行し、内蔵フラッシュ微小発光処理を再実行してスレーブフラッシュに2回目のWL信号を送信する(S416; Y、S417、S418)。このS416～S418により、モード4通信とWL信号送信は同時に完了するから、外部フラッシュとスレーブフラッシュは同じタイミングでフラット発光を開始する。

そしてタイマーCに $(2ms - Tcop)$  時間をセットし、タイマーCオーバーフローフラグを“0”にしてタイマーCをスタートさせ、タイマーCオーバーフローフラグが“1”になるまで待機する(S419、S420; N)。なおS420でタイマーCがタイムアップするまで待機するのは、シャッタ先幕を走行開始(アパーチャ開放開始)させる2ms前にWL信号の送信を完了させてフラット発光を実行させるためである。タイマーCオーバーフローフラグが“1”になったら、S401でセットしたタイマーBをスタートさせてシャッタ先幕を走行させてタイマーBオーバーフローフラグが“1”になるまで待機し(S420

; Y、S421、S424; N)、タイマーBオーバーフローフラグが“1”になったらシャッタ後幕を走行させ、ポートPm2、Pm3を初期化してリターンする(S424; Y、S438、S439)。

#### 【0097】

WLintフラグが“1”でないとき、即ちWL制御を全く実行しないときは、モード4通信を実行して外部フラッシュにフラット発光を開始させ、(Tcop-2ms) 時間待機し、S401でセットしたタイマーBをスタートさせて先幕を走行させる(S413; N、S422、S423-1、S423-2)。S423-1で(Tcop-2ms) 時間待機するのは、シャッタ先幕を走行開始させる2ms前に外部フラッシュによるフラット発光を開始させるためである。そしてタイマーBオーバーフローフラグが“1”になったら、シャッタ後幕を走行させ、ポートPm2、Pm3を初期化してリターンする(S424; Y、S438、S439)。

#### 【0098】

##### 『テスト発光』

次に、S168で実行されるテスト発光処理について、図19を参照して詳細に説明する。この処理に入ると先ず、予備発光強度PreP及び予備発光時間PreTに“1”をセットし、WL信号の間隔TW1Mに6.2msをセットし、発光モード指定をテストに設定して外部フラッシュへ送信する(S450、451、S452)。CF通信を実行したら、WLintフラグが“1”か否かをチェックし(S453)、WLintフラグが“1”でなかったとき、即ち内蔵フラッシュによるWL制御を実行しないときは、モード4通信処理を実行して外部フラッシュをテスト発光させ、S460-1へ進む(S453; N、S454)。

一方、WLintフラグが“1”であったとき、即ち内蔵フラッシュによるWL制御を実行するときは(S453; Y)、S450でセットした間隔TW1Mからモード4通信に要する時間Tmode4を減算した時間をタイマーBにセットしてタイマーBをスタートさせ、内蔵フラッシュを微小発光させてスレーブフラッシュへWL信号を送信し、タイマーBオーバーフローフラグが“1”になる

まで待機する(S455、S456、S457;N)。タイマーBオーバーフローフラグが“1”になったら、モード4通信処理を実行し、内蔵フラッシュを微小発光させ、外部フラッシュとスレーブフラッシュの予備発光を同期させてテスト発光を実行させ、S460-1へ進む(S457;Y、S458、S459)。

#### 【0099】

S460-1ではWLsetフラグが“1”か否かをチェックする。WLsetフラグが“1”であれば、外部フラッシュによるWL信号送信が終了するのを待ったため、間隔TW1Mだけ待機し(S460-1;Y、S460-2)、WLsetフラグが“1”でないときはS460-2をスキップし(S460-1;N)、予備発光データ取得処理を実行する(S461)。そして予備発光データ取得処理で求めた発光倍率Mv1、Mv2を用いて、 $4 - Mv1$ によりLev1を算出するとともに、 $4 - Mv2$ によりLev2を算出し(S462)、算出したLev1及びLev2を表示素子5に表示してリターンする(S463)。このテスト発光処理では、最大発光量の $1/16$ (-4EV)で発光させている。そのため、発光倍率Mv1、Mv2の上限は4EVとなり、Mv1、Mv2の下限は約-3EVとなっている。したがって使用者は、フラッシュをテスト発光させれば、上記Lev1、Lev2の表示によってフラッシュの調光制御範囲か否かを判定することができる。

#### 【0100】

以上はカメラボディ10の動作説明であるが、次に、フラッシュ装置50の動作について、図20～図29に示されるフローチャートを参照して説明する。

#### 『フラッシュCPU65のメイン処理』

図20はフラッシュ装置50のメイン処理に関するフローチャートである。フラッシュ装置50に電池51が装填されると、フラッシュCPU65はリセットされた後、メイン処理に入る。

メイン処理に入るとまず、全ての割り込みを禁止し、各入出力ポート、変換ポートなどを初期化する(S500)。次に、ポート群Pcを介してEEPROM6とシリアル通信を行い、EEPROM6の初期データを読み込む(S501)

。続いて、125msのリロードタイマーをタイマーAとしてセットし、タイマーAをスタートさせる(S502)。そして、カメラ側からの通信割り込みを許可するとともに、受信するWL信号の間隔をはかるPWCタイマー(カウンタ)割り込みを禁止し(S503)、メインコンデンサ79の最大電圧までの充電を要求するか否かを識別するF\_CRequestフラグに“1”(要求)をセットし、スリープフラッシュの設定が完了しているか否かを識別するF\_WLsフラグに“0”をセットする(S504)。

#### 【0101】

続いて、メインスイッチ64がオフか否かをポートP0、P1の入力レベルによってチェックする(S505)。メインスイッチ64がオフ位置にあるときは、入力ポートP0及びP1がいずれも“1”となっている。メインスイッチ64がオフしていたときは(S505;Y)、出力ポートP2を“1”にして昇圧回路66の昇圧動作を停止し(S516)、カメラ側からの通信割り込み及びPWC割り込みを禁止して(S517)、入力ポートP0、P1のオン割り込みを許可し(S518)、スリープ状態に移行する(S519)。このスリープ状態では入力ポートP0、P1のオン割り込みが許可されているため、メインスイッチ11がオフ以外(オンまたはWL)になると割り込みが発生し、S500に戻ってメイン処理を開始する。

#### 【0102】

メインスイッチ64がオフ以外(オンかWL)のときは、メインコンデンサ79を充電する充電処理を実行する(S506)。充電処理では、出力ポートP2を“0”として昇圧回路66を昇圧動作させ、ダイオード67を介してメインコンデンサ79を充電する。メインコンデンサ79の充電が開始されると、充電検出回路69にはメインコンデンサ20の端子電圧Hvに等しい電圧Hv'が入力される。この入力電圧Hv'は充電検出回路69内の抵抗により分圧されてRLS端子に出力され、A/D変換ポートPadからフラッシュCPU65に入力される。本実施形態では、Hv'=330VのときRLS=3.3V、またHv'=270VのときRLS=2.7Vとなるように充電検出回路16内の抵抗比を設定してある。また本実施形態では、RLS端子の出力電圧レベルが2

． 7 V以上となったらChargeフラグを“1”（充電完了）にセットし、R L S端子の出力電圧レベルが3. 3 V以上となったら充電を停止する。なお、最高電圧までの充電を要求するか否かを識別するF\_CRequestフラグに“1”がセットされているときは、R L S端子の出力電圧レベルが3. 3 Vになるまで一度は必ず充電される。

#### 【0103】

充電処理を実行したら、情報設定SW群63で設定されたスイッチ情報を入力する設定情報入力処理を実行し（S507）、通信情報処理を実行する（S508）。通信情報処理では、カメラから転送されるCF情報を入力し、入力したCF通信情報に基づいて各モードなどを再設定し、設定したFC通信情報をカメラに出力する。

続いて、通信情報処理で入力したWL指定に基づいてWLモードを設定するワイヤレスモード処理を実行し（S509）、S506～S508で処理されたフラッシュに関する情報をLCD表示器72に表示させる（S510）。S510で表示される情報としては、調光モード、シンクロモード、WLモード、充電完了情報、調光確認情報、フラッシュ光がカバーできる焦点距離、最長調光距離及び最短調光距離などがある。

#### 【0104】

表示処理を実行したら、レンズ焦点距離情報に基づいて発光ユニット55の位置を移動させるズーム処理を実行し、低速モードに移行して、タイマーAオーバーフラグが“1”になるまで待機する（S511、S512、S513；N）。タイマーAオーバーフラグには、タイマーAがタイムアップしたときに“1”がセットされる。そしてタイマーAオーバーフローフラグが“1”になったときは、高速モードへ移行し、タイマーAオーバーフラグを“0”にしてS505へ戻る（S513；Y、S514、S515）。つまり、タイマーAはタイムアップする毎に再スタートし、メインスイッチ64のオンまたはWL状態では、以上のS505～S515の処理が125mS（ミリ秒）に1回実行される。

#### 【0105】

『ワイヤレスモード処理』

次に、S 5 0 9 で実行されるワイヤレスモード処理について図 2 1 を参照して説明する。この処理に入ると先ず、メインスイッチ 6 4 が W L 位置にあるか否かをポート P 1 の入力レベルによってチェックする (S 5 5 0)。メインスイッチ 6 4 が W L 位置にあるときは、入力ポート P 1 が “0” となっている。

#### 【0 1 0 6】

メインスイッチ 6 4 が W L 位置にあるときは、W L r e q フラグが “1” か否かをチェックする (S 5 5 0 ; Y、S 5 5 1)。W L r e q フラグが “1” でないとき、即ちスレーブフラッシュとして機能するときは、前回記憶した調光モード要求 B L o と現在の調光モード要求とを比較し、前回と現在の調光モード要求が異なる場合には、調光モードを更新するため、F \_ W L s フラグに “0” をセットする (S 5 5 1 ; N、S 5 5 2 - 1 ; Y、S 5 5 2 - 2)。前回と現在の調光モード要求が同じ場合には、S 5 5 2 - 2 をスキップする (S 5 5 2 - 1 ; N)。そして、F \_ W L s フラグが “1” か否かをチェックし (S 5 5 3)、F \_ W L s フラグが “1” のとき、即ち設定が完了しているときはそのままリターンする (S 5 5 3 ; Y)。F \_ W L s フラグが “1” でないときは、設定を行うため、全通信割り込みを禁止し、カメラ接続端子 5 6、カメラ通信インターフェース 5 9、及びポート群 P d による通信ポートを入力ポートに変更する (S 5 5 3 ; N、S 5 5 4、S 5 5 5)。

#### 【0 1 0 7】

外部フラッシュ時にフラッシュ装置 5 0 は、市販のホットシュークリップあるいはホットシュー付スタンド等で固定されるが、ホットシューは種種雑多であるため、フラッシュ装置 5 0 からの信号がショートしたり装着時に X 接点がオンしたりする場合がある。そのため、本実施形態では S 5 5 5 でカメラとの通信ポートを入力ポートに設定することにより、X 接点のオンによる発光を禁止している。したがって、たとえフラッシュ装置 5 0 からの信号がショートした場合でもフラッシュ装置 5 0 を故障することなく、またホットシュー装着時の誤発光をも防止することができる。

#### 【0 1 0 8】

続いて、レンズ焦点距離情報に初期値 2 4 m m をセットし、予備発光強度 P r

e P 及び予備発光時間 P r e T に 1 をセットし、現在の調光モード要求を B L o にメモリし、調光モード要求が T T L か否かをチェックする (S 5 5 6、S 5 5 7、S 5 5 8)。調光モード要求が T T L のときは、P W C タイマーを W L 信号の立ち下がりエッジ間隔測定モードにセットし、P W C タイマーの割り込みを許可して P W C タイマーをスタートさせ、セットされた W L モードを示す変数 W L m o d e に 1 (ワイヤレススレーブを示す) をセットし、F \_ W L s に “1” をセットし、W L 信号の受信ステップを示す変数 W L s t e p に “1” をセットしてリターンする (S 5 5 8 ; Y、S 5 5 9、S 5 6 0、S 5 6 1、S 5 6 2)。上記 S 5 5 9 ~ S 5 6 2 の処理実行後の状態では、図 6 (e)、(f) に示す W L 受光波形の立ち下がりエッジが 2 つの W L 信号 (T W 1 M 間隔) がワイヤレス受光素子 5 7、ワイヤレス回路 5 8 を介してポート P e に与えられたとき、P W C 割り込みが発生する。P W C 割り込みが発生すると、P W C 割り込み処理 (図 2 7、図 2 8) が開始されて W L 受光波形の立ち下がりエッジ間のデータに基づいて特定の動作を行う。

#### 【 0 1 0 9 】

調光モード要求が T T L 以外のとき、即ち外光オートモードかマニュアルモードのときは、旧カメラ対応か否かをチェックする (S 5 5 8 ; N、S 5 6 3)。ここで旧カメラ対応であると判断されるのは、W L 信号による予備発光指令や倍率発光指令、本発光指令等を発信できない旧カメラに装着されている場合である。この旧カメラ対応か否かの設定は、スイッチによって設定する構成、あるいはファンクション機能として E E P R O M 6 0 にメモリしておく構成にできる。

旧カメラ対応のときは、P W C タイマーをカウンタモードに設定し、P W C カウンタの割り込みを許可し、P W C カウンタ値を示すレジスタ P W C R に F F F F をセットして P W C カウンタをスタートさせ、W L m o d e に 2 (旧カメラ対応を示す) をセットするとともに F \_ W L s フラグに “1” をセットしてリターンする (S 5 6 3 ; Y、S 5 6 4、S 5 6 5、S 5 6 6、S 5 6 7)。この状態では、図 6 (e) (f) に示す W L 受光信号の最初の立ち下がりによってレジスタ P W C R が + 1 インクリメントされて F F F F から 0 0 0 0 に変化し、この変化によって P W C 割り込みが発生して P W C 割り込み処理 (図 2 4) が実行さ



れる。

旧カメラ対応でないときは、S559以降の処理を実行してリターンする（S563；N）。

【0110】

S551のチェックでWLreqフラグが“1”であったときは、WLsetフラグが“1”か否かをチェックし（S551；N、S568）、WLsetフラグが“1”のとき、即ちWL制御を行うときは、WLmodeに3（WL制御を実行するモード）をセットしてS571へ進む（S568；Y、S569）。

S550のチェックでメインスイッチ64がWL位置になかったとき、またはS568のチェックでWLsetフラグが“1”でなかったときは、WLmodeに4（WL制御を実行しないモード）をセットして、S571へ進む（S550；NまたはS568；N、S570）。

続いてF\_WLsフラグが“1”か否かをチェックし（S571）、F\_WLsフラグが“1”でないときはそのままリターンする（S571；N）。F\_WLsが“1”のときは、スレーブフラッシュの状態を解除するために、通信ポートを初期化してカメラフラッシュ間の通信割り込みを許可し、X端子による発光を許可し、PWCカウンタ及びタイマーの割り込みを禁止し、F\_WLsフラグを“0”としてリターンする（S571；Y、S572、S573、S574、S575）。

【0111】

以上のワイヤレスモード処理では、フラッシュ装置50がスレーブフラッシュとして機能する場合には、メインスイッチ64がWL位置にあってWLreqフラグには“0”がセットされているから、S552へ進み、S552～S567の処理が実行される。

一方、フラッシュ装置50がカメラボディ10に装着されて外部フラッシュとして機能する場合であって、外部フラッシュによるWL制御を実行する場合には、メインスイッチ64がWL位置にあってWLreqフラグには“1”がセットされているから、S568へ進み、S568以降の処理が実行される。

またフラッシュ装置50が外部フラッシュとして機能する場合であって、外部

フラッシュによるWL制御を行わない場合には、メインスイッチ64がWL位置にないから、S570へ進み、S570以降の処理が実行される。

#### 【0112】

##### 『通信割り込み処理』

メインスイッチ64がオン位置またはWL位置にある状態で実行される通信割り込み処理について、図5及び図6に示されるタイミングチャート、図22に示されるフローチャートを参照してより詳細に説明する。

この処理は、S503（図20）で通信割り込み（C端子の立下りと立上りで割り込みを許可する）が許可されているから、カメラ接続端子56のC端子が“0”から“1”あるいは“1”から“0”に変化すると（図5参照）、実行される。この処理に入ると先ず、再度の割り込みを禁止するため通信割り込みを禁止し（S600）、現在のCPU動作速度をメモリーM1にメモリして高速モードに移行し（S601）、C端子の入力波形をチェックする（S602）。フラッシュCPU65はC端子の入力波形によって通信内容を識別し、以下のように処理を進める。

#### 【0113】

C端子の入力波形が1パルスであれば（S603；Y）、CF通信指令信号であるから、R端子に送られたクロック信号に同期したCF通信データをQ端子を介して取り込むCF通信を実行する（S604）（図5（b））。このCF通信データは表3のCF通信情報に対応している。CF通信を実行したら、入力したCF通信データに基づいてフラッシュのモード等を再設定するCF情報再処理を実行し、CPU動作速度をS601でメモリーM1に格納した速度に変更し、通信割り込みを許可してリターンする（S605、S617、S618）。

C端子の入力波形が2パルスであれば（S603；N、S606；Y）、FC通信指令信号であるから、FC通信データをR端子のクロック信号に同期させ、Q端子を介してカメラに送るFC通信を実行し、S617へ進む（S607）（図5（c））。このFC通信データは表1のFC通信情報に対応している。

#### 【0114】

C端子の入力波形が3パルスであれば（S606；N、S608）、通常発光

指令信号であるから、T T L 発光モードまたは順次で発光する通常発光処理を実行し、S 6 1 7 へ進む (S 6 0 9) (図 6 (a) (b))。

C 端子の入力波形が 4 パルスであれば (S 6 0 8 ; N、S 6 1 0 ; Y)、特殊発光指令信号であるから、特殊発光処理を実行し、S 6 1 7 へ進む (S 6 1 1) (図 6 (c) ~ (f))。特殊発光処理では、詳細は後述するが、予備発光処理、テスト発光処理、F P 発光処理、倍率発光処理のうち、発光モード指定に対応する処理を実行する。

#### 【 0 1 1 5 】

C 端子の入力波形が立ち上がりだけであれば (S 6 1 0 ; N、S 6 1 2 ; Y) (図 5 (a))、カメラが動作中か否かを識別する F\_C O n フラグを “1” (動作中) とし、メインコンデンサー 7 9 の最高電圧までの充電を要求する F\_C R e q u e s t フラグを “1” (要求) として S 6 1 7 へ進む (S 6 1 3、S 6 1 4)。

C 端子の入力波形が立ち下がりであれば (S 6 1 2 ; N、S 6 1 5 ; Y) (図 5 (d))、即ちカメラが非動作状態となったら、カメラが動作中か否かを識別する F\_C O n フラグを “0” (非動作) として S 6 1 7 へ進む (S 6 1 6)。なお、F\_C o n フラグの “0” 状態が所定時間 (例えば 5 分) 継続したときは、消費電力削減のため、フラッシュ C P U 6 5 はスリープモードに移行する。

C 端子の入力波形が上記のいずれでもないときは、S 6 1 7 へ進み、C P U 動作速度を S 6 0 1 でメモリー M 1 に格納した速度に変更し、通信割り込みを許可してリターンする (S 6 1 5 ; N、S 6 1 7、S 6 1 8)。

#### 【 0 1 1 6 】

##### 『特殊発光処理』

次に、S 6 1 1 で実行される特殊発光処理について図 6 に示されるタイミングチャート、図 2 3 及び図 2 4 に示されるフローチャートを参照して詳細に説明する。この処理は、通信割り込み処理において 4 パルスの特殊発光指令信号を入力したときに実行される。この処理に入るとまず、W L m o d e に 3 (W L 制御を実行するモード) がセットされているか否かをチェックし (S 6 5 0)、セットされているときは変数 n u m に 1 をセットし (S 6 5 0 ; Y、S 6 5 1)、各発光モード指定に対応した規定回数の W L 信号を送信する (S 6 5 2 ~ S 6 6 7)

## 【0117】

即ち、発光モード指定が予備のときは (S652; Y)、シンクロ指定がFPであればWL信号の間隔TW1Mに5.2msをセットする (S653-1; Y、S653-2)。またシンクロ指定がFPでなく且つ予備発光モードPreMが“1”であれば、WL信号の間隔TW1Mに4.2msをセットする (S653-1; N、S653-3; Y、S653-4)。シンクロ指定がFPでなく且つ予備発光モードPreMが“1”でもなければ、WL信号の間隔TW1Mに3.2msをセットし (S653-3; N、S653-5)、S661へ進む。

発光モード指定がテストのときは、WL信号の間隔TW1Mに6.2msをセットしてS661へ進む (S654; Y、S655)。

発光モード指定がFPのときは、式;  $TW1M = 2ms + (Tfp \times 64) / 1000$  (ms) から算出した値をWL信号の間隔TW1Mにセットし、S661へ進む (S656; Y、S657)。尚、Tfpはフラット発光時間である。

発光モード指定が倍率のときは、式;  $TW1M = 2ms + (Mv1 + 5) \times 128 / 1000$  (ms) から算出した値を1回目のWL信号の間隔TW1Mにセットし、式;  $TW2M = 2ms + (Mv2 + 5) \times 128 / 1000$  (ms) から算出した値を2回目のWL信号の間隔TW2Mにセットし、予備発光モードPreMが“1”であれば変数numに2をセットし、S661へ進む (S658; Y、S659、S660)。

## 【0118】

以上の処理で設定した各WL信号の間隔TW1Mと、発光モード指定との対応関係を表6に示す。

[表6]

発光モード指定	条件	間隔[mS]	波形
予備	P r e M = 0	3. 2	T w 1
	P r e M = 1	4. 2	T w 1
	シンクロ指定=F P	5. 2	T w 1
テスト		6. 2	T w 1
倍率		WM= 2 ~ 3	T w 1, T w 2
F P	シンクロ指定=F P	WT= 2 ~ 3	T w 1

## 【 0 1 1 9 】

そして、上記処理で設定した間隔 T W 1 M をタイマー B にセットしてタイマー B をスタートさせ ( S 6 6 1 ) 、微小発光処理を実行する ( S 6 6 2 ) 。この微小発光処理は、キセノン管 8 2 を微小発光させて W L 信号を発信する処理である。この処理では、まず、3 0 V o n 信号 (出力ポート P 4) を “ 1 ” とし、I G B T c t 1 信号 (出力ポート P 5) を “ 1 ” として I G B T 8 3 をオンさせる。この I G B T 8 3 のオン状態で T R I G o n 信号 (出力ポート P 3) を “ 1 ” にしてキセノン管 8 2 の発光を開始させる。そして I G B T c t 1 信号を “ 1 ” にしてから 3 0  $\mu$  s 経過後に I G B T c t 1 信号を “ 0 ” として I G B T 8 3 をオフさせ、キセノン管 8 3 の発光を停止させる。S 6 6 2 では、図 6 ( e ) 、 ( f ) に示す 1 回目 (図 6 において左方) の W L 発光が行われる。

## 【 0 1 2 0 】

1 回目の微小発光処理を実行したら、タイマー B オーバーフローフラグが “ 1 ” になるまで待機し ( S 6 6 3 ; N ) 、タイマー B オーバーフローフラグが “ 1 ” になったら微小発光処理を再実行する ( S 6 6 3 ; Y、S 6 6 4 ) 。S 6 6 4 では、図 6 ( e ) 、 ( f ) に示す 2 回目 (図 6 において右方) の W L 発光が行われる。

続いて、変数 n u m を 1 減算し、変数 n u m が 0 か否かをチェックする ( S 6 6 5、S 6 6 6 ) 。変数 n u m が 0 でないとき、即ちフラッシュを規定の順番で予備発光させる (予備発光モード P r e M “ 1 ” ) ときは、3 回目の W L 発光を行うため、タイマー B に W L 信号間隔 T W 2 M をセットしてタイマー B をスター

トさせ、S 6 6 3 へ戻る (S 6 6 6 ; N、S 6 6 7)。変数 *num* が 0 のときは、規定回数の WL 信号送信が完了したので、S 6 6 8 へ進む (S 6 6 6 ; Y)。以上の WL *mode* が 3 のとき (WL 制御を実行するとき) に、スレーブフラッシュに対する WL 信号の送信が実施される。

#### 【 0 1 2 1 】

そして、発光モード指定が上記のいずれでもないとき (S 6 5 8 ; N)、または変数 *num* が 0 になったときは (S 6 6 6 ; Y)、WL モードにマスターがセットされているか否か及び発光モード指定が予備、FP、テストのいずれかに該当するか否かをチェックする (S 6 6 8)。WL モードがマスターであり、且つ発光モード指定が予備、FP、テストのいずれかに該当するときは、発光モード指定に基づいてフラット発光処理を実行する (S 6 6 8 ; Y、S 6 7 0)。これは、WL モードがマスターであって、且つ複数のフラッシュがカメラに装着された場合を考慮したためである。フラット発光処理を実行したら、メインコンデンサー 7 9 の最高電圧までの充電を要求する F\_CRequest フラグに “1” をセットしてリターンする (S 6 7 1)。

WL *mode* が 3 でないときは、S 6 7 0 へ進み、CF 通信ですでに受信した発光モード指定に基づいてフラット発光処理を実行し、F\_CRequest フラグに “1” をセットしてリターンする (S 6 5 0 ; N、S 6 7 0、S 6 7 1)。

#### 【 0 1 2 2 】

##### 『フラット発光処理』

次に、S 6 7 0 で実行されるフラット発光処理について、図 7 に示されるタイミングチャート及び図 2 5 に示されるフローチャートを参照して詳細に説明する。本実施形態では、ズーム位置及びガイドナンバーに関わらず予備発光強度が略一定となるように、発光レベル *V<sub>f p</sub>* を設定することに特徴がある。予備発光強度が略一定となれば、被写体輝度データと撮影距離データの間に比例関係が成立するから、主要被写体の位置を正確に判定することができ、その結果、主要被写体に対して適正露出を得ることができる。

#### 【 0 1 2 3 】

この処理に入ると先ず、式 ;  $V_{f p} = V_a \times T_{f i r e} (z o o m)$  を実行

してフラット発光レベル  $V_{fp}$  を算出する (S700)。ここで、 $T_{fire}(zoom)$  は、式； $T_{fire}(zoom) \cong (G_{nos}(85mm) / G_{no}(zoom))^2$  により求められる値である。基準ガイドナンバー  $G_{nos}$  は、特定の機種 A における基準ズーム位置 85mm でのフラッシュ発光量である。ガイドナンバー  $G_{no}$  は各ズーム位置でのフラッシュ発光量である。 $V_a$  は、基準ズーム位置 85mm でフラット発光を行う場合の基準のフラット発光を行うレベルであって、基準のフラット発光出力が得られるように設定される。この基準発光レベル  $V_a$  は、各フラッシュの発光量のばらつきを補正する調整値として EEPROM60 にメモリされている。

## 【0124】

表 7 にズーム位置（焦点距離）、ガイドナンバー  $G_{no}$ 、 $T_{fire}$  の関係を示した。機種 B は機種 A よりも基準ガイドナンバー  $G_{nos}$  の大きい機種である。

[表 7]

機種	ズーム位置 (mm)	24	28	35	50	70	85
A	$G_{no}$	21	22	25	30	33	36
	$T_{fire}(zoom)$	2.9	2.7	2.1	1.4	1.2	1
B	$G_{no}$	35	36	39	44	47	50
	$T_{fire}(zoom)$	1.06	1	0.85	0.67	0.58	0.52

## 【0125】

表 7 から分かるように、ガイドナンバー  $G_{no}$  は焦点距離が長くなるほど大きくなるから、 $T_{fire}(zoom)$  の値は焦点距離が長くなるほど小さくなる。上記 S700 によれば、発光レベル  $V_{fp}$  は  $T_{fire}(zoom)$  の値に比例するので、発光レベル  $V_{fp}$  は焦点距離が長くなるほど小さくなる。その結果、異なるズーム位置のフラッシュにおいても、発光強度（予備発光強度）は略一定となる。

また本実施形態では、基準ガイドナンバー  $G_{nos}$  は一定であり、機種 B のよ

うな  $G_{no}$  の大きなフラッシュに対して  $T_{fire}(zoom)$  は小さい値に設定される。その結果、ガイドナンバーの異なるフラッシュにおいても、発光強度（予備発光強度）は略一定となる。

#### 【0126】

フラット発光レベル  $V_{fp}$  を設定したら、発光モード指定が  $FP$ （フラット発光）か否かをチェックし（ $S701$ ）、発光モード指定が  $FP$  であれば本発光のための設定を  $S702 \sim S707$  にて行い（ $S701; Y$ ）、発光モード指定が  $FP$  以外であれば予備発光（テスト発光含む）のための設定を  $S708 \sim S713$  にて行う。

#### 【0127】

つまり、発光モード指定として  $FP$  が設定されている場合は、まず、発光倍率  $M_v$  に  $CF$  通信で入力した発光倍率  $M_{v1}$  をセットする（ $S702$ ）。次に、予備発光モード  $PreM$  が “1” か否かをチェックする（ $S703$ ）。予備発光モード  $PreM$  が “1” のとき、即ち複数のフラッシュの予備発光を規定の順番で実行するモードがセットされているときは（ $S703; Y$ ）、シンクロ要求が順次であれば、発光倍率  $M_v$  に  $CF$  通信で入力した発光倍率  $M_{v2}$  をセットし直して  $S706$  へ進む（ $S704; Y$ 、 $S705$ ）。予備発光モード  $PreM$  が “1” でないとき（ $S703; N$ ）、または予備発光モード  $PreM$  が “1” であってもシンクロ要求が順次でないときは（ $S704$ ）、発光倍率  $M_v$  を変更せずに、 $S706$  へ進む。そして、式；  $FP1v1 = V_{fp} \times 2^{M_v}$  により求めた電圧  $FP1v1$  を  $D/A$  変換ポート  $Pda$  から出力してコンパレータ 75 の非反転入力端子に与え、タイマー  $B$  に  $T_{fp} + 3ms$  をセットしてタイマー  $B$  をスタートさせる（ $S706$ 、 $S707$ ）。ここで、 $T_{fp}$  はフラット発光時間（ $ms$ ）、 $3ms$  はフラット発光時間  $T_{fp}$  に余裕を持たせるための時間である。

#### 【0128】

一方、発光モード指定として  $FP$  以外が設定されている場合は、まず、発光モード指定がテスト発光モードか否かをチェックし（ $S708-1$ ）、テスト発光モードであれば  $D/A$  変換ポート  $Pda$  の出力レベル  $FP1v1$  を電圧  $V_b$  として出力する（ $S708-1; Y$ 、 $S708-2$ ）。この電圧  $V_b$  は、フラッシュ



の各ズーム位置において最大のフラット発光レベル  $V_{fp}$  の  $1/\text{規定倍}$ （例えば  $1/16$  倍、 $M_v = -4$ ）に対応したレベルであり、EEPROM60にメモリされている。発光モード指定がテスト以外であればD/A変換ポート  $P_{da}$  の出力レベル  $FPlvl$  を、フラット発光レベル  $V_{fp}$  にCF通信で入力した予備発光強度  $PreP$  を乗算した電圧値として出力する（S708-1; N、S708-3）。

続いて、予備発光モード  $PreM$  が“1”か否かをチェックし（S709）、予備発光モード  $PreM$  が“1”であれば、規定の順番で予備発光を行うので、シンクロ要求が順次か否かをチェックする（S709; Y、S710）。シンクロ要求が順次のときは（S710; Y）、図6（d）に示す2回目（図6において右方）の発光で予備発光を行うため、タイマーBに2.5msをセットしてタイマーBをスタートさせ（S711）、タイマーBオーバーフローフラグが“1”になるまで待機し（S712; N）、タイマーBオーバーフローフラグが“1”になったらタイマーBに発光時間  $PreT$  (ms) をセットしてS714へ進む（S712; Y、S713）。予備発光モード  $PreM$  が“1”でないとき（S709; N）、シンクロ要求が順次でないときは（S710; N）、図6（d）に示す1回目（図6において左方）の発光で予備発光を行うため、S713でタイマーBに発光時間  $PreT$  (ms) をセットしてS714へ進む。

#### 【0129】

図7の時間T0はFP発光処理の初期状態を示している。この初期状態では、S500の初期化によって出力ポートP4（30V on）、出力ポートP5（IGBT ct1）、及び出力ポートP7は“0”が設定されており、ポートP6は入力ポートに設定されている。そのため、IGBT83はオフしていて、発光量検出受光素子85の光電流は抵抗7に流れ込んでコンデンサー73はオープンと同等になっている。またD/A変換ポート  $P_{da}$  からはS706またはS708で設定された電圧  $FPlvl$  がコンパレータ75の非反転入力端子に出力されている。この状態では、ポートP3（TRIG on）の出力が“0”であるため、キセノン管82のトリガー電極  $X_eT$  に電圧は印加されず、キセノン管82の発光は行われぬ。そのため、発光量検知受光素子85からは光電流が出力されず

、コンパレータ75の反転入力端子の入力電圧PDf1は“0”となり、コンパレータ75の出力は“0”となっている。

#### 【0130】

S714のステップでは出力ポート4(30Von)を“1”とする(図7; 時間T1)。30Von信号が“1”になると、30V発生回路77の30Vout端子から30Vの電圧が出力され、レベルシフト回路78に印加される。次に、出力ポートP5(IGBTctl)を“1”とする(S715)(図7; 時間T2)。IGBTctl信号が“1”に変化すると、レベルシフト回路76は30V発生回路77から与えられた30V電圧をIGBT83のゲートIGBTgに印加してIGBT83をオンさせる。続いて、出力ポートP3(TRIGon)を“1”とする(S716)。TRIGon信号が“1”になると、トリガー回路80は高圧の振動電圧をキセノン管82のトリガ電極XeTに与えてキセノン管82内のキセノンガスを励起状態とする。キセノン管82内が励起状態になると、S715で既にIGBT83がオンしているため、メインコンデンサ79の蓄積電荷がコイル81、キセノン管82、IGBT83を介して放電され、キセノン管83の発光が開始される。

そして、S707またはS713で設定したタイマーBをスタートさせ、ポートP5(IGBTctl)を入力ポートにセットし、出力ポートP3(TRIGon)を“0”にする(S717、S718、S719)。ここで、ポートP5を出力ポートから入力ポートに切り換えるのは、キセノン管82のトリガー電極XeTへ印加した高圧の振動電圧によってコンパレータ75等が誤動作したとしても安定に発光を開始させるためである。

#### 【0131】

S718でポートP5を入力ポートに設定すると、ポートP5は非接続と等価となり、コンパレータ75の出力がIGBTctl信号としてレベルシフト回路78へ出力される。キセノン管82が発光すると、発光量検出受光素子85の光電流はキセノン管82の発光量に対応した値となり、コンパレータ75の反転入力端子の入力電圧PDf1もキセノン管82の発光量に対応する電圧となる。そして電圧PDf1が電圧FP1v1に達すると(図7; 時間T4)、コンパレー

タ 7 5 の出力 ( I G B T c t 1 ) は “ 0 ” となり、レベルシフト回路 7 8 を介して I G B T 8 3 をオフする。 I G B T 8 3 がオフすると、 I G B T 8 3 経由の発光が止まり、発光時にコイル 8 1 に流れた電流によってコイル 8 1 に蓄積されたエネルギーがキセノン管 8 2、ダイオード 8 4 を介して放電され、キセノン管 8 2 の発光量は減少する。

そして、キセノン管 8 2 の発光量に対応する電圧 P D f 1 が所定電圧 F P 1 v 1 より低くなると ( 図 7 ; 時間 T 5 )、再びコンパレータ 7 5 の出力 ( I G B T c t 1 ) が “ 1 ” となって I G B T 8 3 をオンし、 I G B T 8 3 を経由するキセノン管 8 2 の発光が再開され、キセノン管 8 2 の発光量が増加する。なお、時間 T 5 では、時間 T 3 の時点とは異なり、キセノン管 2 3 の励起状態が継続されているため、キセノン管 2 3 のトリガー電極 X e T 端子への高圧の振動電圧印加は不要である。

以上の処理は、タイマー B オーバーフローフラグが “ 1 ” になるまで繰り返し実行され ( S 7 2 0 ; N )、タイマー B ( T f p + 3 m s ) 時間内はキセノン管 8 2 の発光量がほぼ一定範囲に保持される ( 図 6 ( c ) 参照 )。

#### 【 0 1 3 2 】

タイマー B オーバーフローフラグが “ 1 ” になったときは ( S 7 2 0 ; Y )、 I G B T 8 4 が破壊されるのを防止するため、入力ポート P 5 ( I G B T c t 1 ) が “ 1 ” から “ 0 ” になるまで待ち ( S 7 2 1 ; N )、入力ポート P 5 が “ 0 ” になったら ( S 7 2 1 ; Y )、ポート P 5 を出力ポートに変更して “ 0 ” を出力し、 I G B T 8 4 をオフし ( S 7 2 2 )、 F \_ C R e q u e s t フラグに “ 1 ” ( 充電要 ) をセットしてリターンする ( S 7 2 3 )。

#### 【 0 1 3 3 】

##### 『 通常発光処理 』

次に、 S 6 0 9 で実行される通常発光処理について、図 6 ( a )、( b ) 及び図 2 6 を参照して詳細に説明する。この処理は、3 パルスの通常発光指令信号がカメラから C 端子に送られたときに実行される ( 図 6 ( a ) ( b ) )。

この処理に入るとまず、X 端子が “ 0 ” になるまで待機し ( S 7 5 0 ; N )、X 端子が “ 0 ” になったら C h a r g e フラグが “ 1 ” か否かをチェックする (

S750; Y、S751)。Chargeフラグが“1”でないときは充電が完了していないのでリターンする(S751; N)。Chargeフラグが“1”のときは、シンクロ指定が順次か否かをチェックし(S751; Y、S753)、シンクロ指定が順次であればシンクロ要求が順次か否かをチェックする(S753; Y、S754)。シンクロ要求が順次のときは、Q端子の立下りによってフラッシュを発光させるため、Q端子が“1”から“0”に変化するまで待ち(S754; Y、S755; N)、Q端子が“0”になったらS756へ進む(S755; Y)。シンクロ指定が順次でないとき(S753; N)、シンクロ要求が順次でないときは(S754; N)、X端子の立下りによってフラッシュを発光させるため、そのままS756へ進む。

## 【0134】

S756のステップでは、調光モード指定がTTLか否かをチェックする。調光モード指定がTTLでないときはS768へ進む(S756; N)。一方、調光モード指定がTTLのときは(S756; Y)、出力ポートP4(30Von)を“1”にして30V発生回路77から30V電圧を発生させ、出力ポートP5(IGBTctl)を“1”にしてレベルシフト回路78を介してIGBT83をオンさせ、出力ポートP3(TRIGon)を“1”にしてキセノン管82内を励起状態とし、キセノン管82の発光を開始させる(S757)。

続いて、タイマーBに3.2msをセットしてスタートさせ(S758)、Q端子が“1”か否かをチェックし(S759)、Q端子が“1”でなければタイマーBオーバーフローフラグが“1”か否かをチェックする(S759; N、S760)。タイマーBオーバーフローフラグが“1”でなければ、S759へ戻る(S760; N)。そしてQ端子が“1”になるか(S759; Y)、あるいはQ端子が“1”にならずにタイマーBオーバーフローフラグが“1”になったときは(S760; Y)、出力ポートP5(IGBTctl)を“0”としてIGBT83をオフし、出力ポートP4(30Von)及び出力ポートP3(TRIGon)を“0”に初期化して(S761)、メモリM1にタイマーBの残り時間をメモリする(S762)。

## 【0135】

続いて、タイマーBオーバーフローフラグが“1”か否かをチェックし（S763）、タイマーBオーバーフローフラグが“1”のときは、タイマーB時間内にQ端子が“1”にならなかったのを、FC通信でカメラボディ10に送信する調光確認情報を「遠」にセットする（S763；Y、S764）。このタイマーB内にQ端子が“1”にならない場合は、カメラボディ10のTTL受光素子23の受光量が少ない、即ち被写体がフラッシュの調光制御範囲よりも遠い位置に存在すると判断できるからである。

タイマーBオーバーフローフラグが“1”でないときは、メモリM1（タイマーBの残り時間）が $30\mu\text{s}$ 未満か否かをチェックする（S763；N、S765）。メモリM1が $30\mu\text{s}$ 未満のとき、即ち発光を開始してから短時間でQ端子が“1”になったときは、被写体がフラッシュの調光制御範囲よりも近い位置に存在するとみなせるため、調光確認情報を「近」にセットする（S765；Y、S767）。メモリM1が $30\mu\text{s}$ 未満でなければ、被写体はフラッシュの調光制御範囲内の位置に存在するとみなせるため、調光確認情報を「適正」にセットする（S765；N、S766）。

調光確認情報をセットしたら、WLmodeが3か否かをチェックする（S768）。WLmodeが3のときは、WL制御を実行するモードであるから、微小発光処理を実行してWL信号を発信し（S768；Y、S769）、WLmodeが3でないときはS769をスキップし（S768；N）、F\_CRequestフラグに“1”をセットしてリターンする（S770）。

#### 【0136】

図30は発光制御時間 $[\mu\text{s}]$ と発光量誤差 $[\text{EV}]$ の関係を示すグラフである。図30に示すように発光量誤差は、キセノン管82の発光オフの遅れ等により、発光制御時間を短くするほど増加する傾向にある。本実施例では、この発光量誤差が1EVとなる発光制御時間 $T_m$ を $30\mu\text{s}$ とし、S765でメモリM1と比較してメモリM1が $30\mu\text{s}$ 未満である場合には、調光確認情報に「近」をセットして調光オーバーを報知させる構成となっている。調光確認情報は、FC通信でカメラボディ10に送信されてS104の表示処理で表示され、フラッシュ装置50ではS510の表示処理で表示される。したがって、使用者は、これらの

表示により調光が適正に行われたかどうかを確認することができる。

#### 【0137】

##### 『PWC割り込み処理』

次に、PWC割り込み処理について図27及び図28に示されるフローチャートを参照して詳細に説明する。PWC割り込み処理は、フラッシュ装置50がスレーブフラッシュとして機能する場合（メインスイッチ64がWL位置にあって、WLモードにスレーブがセットされている場合）に、WL信号を受信したとき、割り込みが発生して実行される処理である。

#### 【0138】

この処理に入るとまず、再度のPWC割り込みを禁止してPWC割り込みフラグに“0”をセットする（S850）。次に、WLmodeが2か否かをチェックし（S851）、WLmodeが2であれば、旧カメラ対応の場合であるから、外光A、マニュアル発光処理を実行する（S851；Y、S852）。この外光A、マニュアル発光処理は、調光モード要求が外光オートであれば、外光オート受光素子71の受光量を外光オート受光回路70で積分し、規定量に達したときに出力ポートP5（IGBTc1）を制御して発光を停止し、調光モード要求がマニュアルであれば、規定時間で発光を停止する処理である。外光A、マニュアル発光処理を実行したら、PWCカウンター割り込みを許可してリターンする（S853）。

#### 【0139】

WLmodeが2でなければ、WLstepが2か否かをチェックし（S851；N、S854）、WLstepが2でないときはWLstepが1か否かをチェックし（S854；N、S865）、WLstepが1でないとき、即ちWLstepが0のときは（S865；N）、シンクロ要求をシンクロ指定にセットし（S877）、PWCカウンタ値を示すレジスタPWCRの値に対応する処理を実行する（S878～S890）。レジスタPWCRの値はWL信号の間隔を計時したものである（表6参照）。

#### 【0140】

レジスタPWCRの値が3.2±0.1msの範囲内であれば（S878；Y

）、予備発光モード *PreM* に “0” をセットし（S 8 7 9 - 1）、シンクロ指定が *FP* であれば先幕に変更して（S 8 7 9 - 2 ; *Y*、S 8 7 9 - 3）、*WL step* に 1 をセットし、発光モード指定を予備に設定する（S 8 8 4）。そして *FP* 発光処理を実行して予備発光を行い（S 8 8 7）、*PWC* タイマーの割り込みを許可してリターンする（S 8 8 8）。*WL step* に 1 がセットされているときは、予備発光完了状態であり、倍率信号受信待ちであることを示している。

レジスタ *PWCR* の値が  $4.2 \pm 0.1$  ms の範囲内であれば（S 8 8 0 ; *Y*）、予備発光モード *PreM* に “1” をセットとし（S 8 8 1 - 1）、シンクロ指定が *FP* であれば先幕に変更して（S 8 8 1 - 2 ; *Y*、S 8 8 1 - 3）、S 8 8 4 以降の処理を実行して予備発光を行う。

レジスタ *PWCR* の値が  $5.2 \pm 0.1$  ms の範囲内であれば（S 8 8 2 ; *Y*）、予備発光モード *PreM* に “1” をセットし（S 8 8 3 - 1）、シンクロ指定が先幕、順次であれば *FP* に変更して（S 8 8 3 - 2 ; *Y*、S 8 8 3 - 3）、S 8 8 4 以降の処理を実行して予備発光を行う。

レジスタ *PWCR* の値が  $6.2 \pm 0.1$  ms の範囲内であれば（S 8 8 5 ; *Y*）、予備発光モード *PreM* に “1” をセットし、倍率信号受信は必要ないので *WL step* に 0 をセットし、発光モード指定をテストに変更して（S 8 8 6）、*FP* 発光処理を実行してテスト発光を行い（S 8 8 7）、*PWC* タイマー割り込みを許可してリターンする（S 8 8 8）。*WL* 信号間隔  $TW1M = 6.2$  の *WL* 信号はテスト発光指令であり、この *WL* 信号を受信したときはテストのためだけに予備発光を実行させる。

レジスタ *PWCR* の値が上記の範囲以外であるときは（S 8 8 5 ; *N*）、*WL step* に 0 をセットし（S 8 8 9）、*PWC* タイマーを立下りエッジ間測定モードとし、*PWC* タイマー割り込みを許可し、*PWC* タイマーをスタートさせてリターンする（S 8 9 0）。通常は S 8 7 8、S 8 8 0、S 8 8 2、S 8 8 5 のいずれかで *Yes* と判断され、S 8 8 5 で *No* と判断されるのは例えば蛍光灯の光などノイズを受光した場合である。

#### 【0 1 4 1】

S 8 8 4 を経てリターンした後、再び *PWC* 割り込み処理に入ったときは、*W*

L s t e pに1がセットされている（予備発光が完了していて倍率信号受信待ちとなっている）ため、S 8 6 5でY e sと判断されてS 8 6 6へ進み、以降の処理で発光倍率M v 1、M v 2を受信する（S 8 6 5 ; Y）。

S 8 6 6では、レジスタP W C R値が $2.5 \pm 0.6$  m sの範囲になるか否かをチェックし（S 8 6 6）、範囲内でなければ倍率信号ではないのでS 8 7 7以降の処理を実行する（S 8 6 6 ; N）。レジスタP W C R値が範囲内であれば、 $((P W C R - 2 \text{ m s}) / 16 \mu \text{ s}) / 8 - 5$ により発光倍率M v 1を求める（S 8 6 6 ; Y、S 8 6 7）。例えば、レジスタP W C R = 2.640 m sのとき発光倍率M v 1 = 0である。

#### 【0142】

続いて、タイマーBに3.1 m sをセットしてスタートさせ（S 8 6 8）、タイマーBオーバーフローフラグが1か否かをチェックする（S 8 6 9）。タイマーBオーバーフローフラグが1でなければP W C 割り込みフラグが“1”か否かをチェックし（S 8 6 9 ; N、S 8 7 0）、P W C 割り込みフラグが“1”でなければS 8 6 9へ戻る（S 8 7 0 ; N）。P W C 割り込みフラグはW L 信号を受信したか否かを識別するフラグである。ここでは割り込み禁止状態となっているので、P W C 割り込みフラグによりW L 信号を受信したか否かを判断している。

P W C 割り込みフラグが“1”であれば、発光時間T w 2のW L 信号を受信したので、P W C R値が $2.5 \pm 0.6$  m sの範囲内か否かをチェックし、範囲内であれば $((P W C R - 2 \text{ m s}) / 16 \mu \text{ s}) / 8 - 5$ により発光倍率M v 2を設定する（S 8 7 0 ; Y、S 8 7 1 ; Y、S 8 7 2）。タイマーBオーバーフローフラグが“1”になったとき（S 8 6 9 ; Y）、S 8 7 1でレジスタP W C R値が上記範囲外であったとき、即ちW L 信号がないか、または正しく受信できなかったときは（S 8 7 1 ; N）、発光倍率M v 2に-5を設定する（S 8 7 3）。

#### 【0143】

S 8 7 2またはS 8 7 3により発光倍率M v 2を設定したら、W L s t e pに2をセットし、本発光命令の受信待ちとする（S 8 7 4）。続いてシンクロ指定がF Pか否かをチェックする（S 8 7 5）。シンクロ指定がF Pでなければ、P



WCタイマーをカウンターモードにセットし、PWCカウンター割り込みを許可し、PWCカウンター値を格納するレジスタPWCRにFFFFをセットし、PWCRカウンターをスタートさせ、本発光指令信号の受信待機状態となってリターンする(S875; N、S876)。シンクロ指定がFPであれば、PWCタイマー割り込みを許可し、FP発光時間の受信待機状態となってリターンする(S875; Y、S876)。

#### 【0144】

S874を経てリターン後、再びPWC割り込み処理に入ったときは、WLstepに2がセットされていて本発光命令の受信待機状態となっているため、S854でYesと判断されてS855へ進み、以降の処理で本発光を実行する(S854; Y)。

S855では、シンクロ指定がFPか否かをチェックする。シンクロ指定がFPでなければ(S855; N)、発光倍率MvとしてS867で受信したMv1を設定し(S856)、予備発光モードPreMが“1”か否かをチェックする(S857)。予備発光モードPreMが“1”であればシンクロ要求が順次か否かをチェックする(S857; Y、S858)。順次であれば発光倍率MvをS872またはS873で受信したMv2に変更する(S858; Y、S859)。予備発光モードPreMが“1”でないとき(S857; N)、シンクロ要求が順次でないときは(S858; N)、S859をスキップし、倍率発光処理を実行して本発光を行う(S880)。

シンクロ指定がFPであれば(S855; Y)、PWCタイマーのカウント値を示すレジスタPWCR値が $2.5 \pm 0.6$ の範囲にあるか否かをチェックし(S861)、範囲内でなければFP発光時間でないのでS865へ進み(S861; N)、範囲内であれば $(PWCR - 2ms) / 64\mu s (ms)$ によりフラット発光時間Tfpを決定する(S861; Y、S862)。例えば、 $PWCR = 2.64ms$ のとき $Tfp = 10ms$ となる。そして、発光モード指定をFPに変更し、FP発光処理を実行して本発光(フラット発光)を行う(S863、S864)。

S864またはS880により本発光を実行したら、WLstepに0を設定

し(S889)、PWCタイマーを立下りエッジ間隔測定モードとし、PWCタイマー割り込みを許可し、PWCタイマーをスタートさせてリターンする(S890)。

#### 【0145】

##### 『倍率発光処理』

次に、PWC割り込み処理のS860で実行される倍率発光処理について、図29を参照して詳細に説明する。この処理に入ると先ず、ポートP5、P6、P7を出力し、これら各ポートから“0”を出力する(S800)。この状態において、コンデンサー73の蓄積電荷は抵抗74を介して放電される。次に、式； $V_{fp} = V_a \times T_{fire}(zoom)$ によりフラット発光レベル $V_{fp}$ を求め(S801)、求めたフラット発光レベル $V_{fp}$ に定数 $K_f$ と2の発光倍率 $M_v$ 乗倍 $2^{M_v}$ を乗算した値をD/A変換ポートPdaの出力レベルFP1v1として求め、この出力電圧FP1v1をコンパレータ75の非反転入力端子へ出力する(S802)。そして、出力ポートP4(30Von)を“1”として30V発生回路77に30V電圧を発生させ(S803)、出力ポートP5(IGBTct1)を“1”にして(S804)、ポートP7を入力ポートに切り換える(S805)。出力ポートP5が“1”になると、30V発生回路77で発生された30V電圧がレベルシフト回路78を介してIGBT83のゲートIGBTgに印加され、IGBT83がオンする。ポートP7が入力ポートとして機能する状態では、発光量検出受光素子85で発生した光電流がコンデンサー73で積分される。

#### 【0146】

続いて、出力ポートP3(TRIGon)を“1”としてキセノン管82内を励起状態とし、キセノン管82の発光を開始させ(S806)、タイマーBに3.2msをセットしてスタートさせて(S807)、ポートP5(IGBTct1)を入力ポートに設定し(S808)、出力ポートP3(TRIGon)を“0”とする(S809)。キセノン管82が発光すると、発光量検出受光素子85から発光量に対応する光電流が発生する。発生した光電流はコンデンサー73で積分され、コンパレータ75の反転入力端子の電圧PDf1が高くなる。そし

て電圧 P D f 1 が電圧 F P 1 v 1 に達すると、コンパレータ 7 5 の出力は “ 1 ” から “ 0 ” に変化し、レベルシフト回路 7 8 を介して I G B T 8 3 をオフし、キセノン管 8 2 の発光を停止する。なお、S 8 0 2 で電圧 F P 1 v 1 を発光倍率 M v 乗倍に比例して設定しているので、キセノン管 8 2 の発光量は 2 の発光倍率 M v 乗倍  $2^{Mv}$  に比例したものとなる。

そして、タイマー B オーバーフローフラグが “ 1 ” になるまで待ち ( S 8 1 0 ; N ) 、タイマー B オーバーフローフラグが “ 1 ” になったら ( S 8 1 0 ; Y ) 、ポート P 5 、 P 7 を出力モードにセットしてポート P 5 、 P 7 を “ 0 ” とし、出力ポート P 4 を “ 0 ” とし、ポート P 6 を入力モードにセットし ( S 8 1 1 ) 、 F \_ C R e q u e s t フラグに “ 1 ” をセットしてリターンする ( S 8 1 2 ) 。

【 0 1 4 7 】

#### 【発明の効果】

本発明によれば、フラッシュの予備発光を測光する第 1 の測光手段の各測光値に重み付け係数を与え、この重み付け係数と第 1 測光手段の各測光値に基づきフラッシュの本発光時に適正露出となる第 2 の測光手段の受光量を求めるので、第 2 の測光手段として複雑な分割受光素子を使用する必要がなく、分割されていない単一の受光素子によっても、種々の被写体に対して適正露出を得ることが可能になった。

#### 【図面の簡単な説明】

【図 1】 本発明を適用したフラッシュ撮影システムを構成するカメラの制御系の構成を示すブロック図である。

【図 2】 同カメラが備えた測光回路の回路構成を示す図である。

【図 3】 同カメラが備えた T T L 測光回路の回路構成を示す図である。

【図 4】 本発明を適用したフラッシュ撮影システムを構成するフラッシュ装置の制御系の構成を示すブロック図である。

【図 5】 カメラ—フラッシュ間の通信シーケンス (通常時) を示す図である。

【図 6】 カメラ—フラッシュ間の通信シーケンス (発光時) を示す図である。

( a ) 及び ( b ) はモード 3 通信を示しており、( a ) は発光モード指定が T T

Lの場合、(b)はシンクロ指定が順次モードの場合をそれぞれ示している。(c)～(f)はモード4通信処理を示しており、(c)は発光モード指定がフラット発光モードの場合、(d)は発光モード指定が予備発光モードの場合、(e)はWL信号によって予備発光、テスト発光、フラット発光時間時間を指示する場合、(f)は発光モード指定が倍率の場合をそれぞれ示している。

【図7】 同フラッシュ装置のフラット発光制御におけるタイミングチャートを示した図である。

【図8】 (a)は同カメラが備えた分割受光素子の測光領域を示している。(b)は同カメラが備えたTTL受光素子のフィルム面測光における中央横方向の受光分布を示している。(c)は(a)に示した各測光領域におけるTTL受光素子の受光量を示す図である。

【図9】 (a)は主要被写体が中央のみにあって周辺が遠い場合、(c)は主要被写体の周辺に高反射率の被写体がある場合の撮影画面を示している。(b)、(d)は、(a)、(b)における各測光領域の予備発光輝度を示している。

【図10】 同カメラのメイン処理に関するフローチャートである。

【図11】 同カメラのフラッシュ通信処理に関するフローチャートである。

【図12】 同カメラの予備発光処理に関するフローチャートの一部である。

【図13】 同カメラの予備発光処理に関するフローチャートの一部である。

【図14】 同カメラの予備発光データ取得処理に関するフローチャートである。

【図15】 同カメラのプレAD処理に関するフローチャートである。

【図16】 同カメラの発光量演算処理に関するフローチャートである。

【図17】 同カメラの露出処理に関するフローチャートの一部である。

【図18】 同カメラの露出処理に関するフローチャートの一部である。

【図19】 同カメラのテスト発光処理に関するフローチャートである。

【図20】 同フラッシュ装置のメイン処理に関するフローチャートである。

【図21】 同フラッシュ装置のワイヤレスモード処理に関するフローチャートである。

【図22】 同フラッシュ装置の通信割り込み処理に関するフローチャートであ

る。

【図 2 3】 同フラッシュ装置の特殊発光処理に関するフローチャートの一部である。

【図 2 4】 同フラッシュ装置の特殊発光処理に関するフローチャートの一部である。

【図 2 5】 同フラッシュ装置のフラット発光処理に関するフローチャートである。

【図 2 6】 同フラッシュ装置の通常発光処理に関するフローチャートである。

【図 2 7】 同フラッシュ装置の PWC 割り込み処理に関するフローチャートの一部である。

【図 2 8】 同フラッシュ装置の PWC 割り込み処理に関するフローチャートの一部である。

【図 2 9】 同フラッシュ装置の倍率発光処理に関するフローチャートである。

【図 3 0】 同フラッシュ装置の発光制御時間 [ $\mu$  s] と発光量誤差 [E V] の関係を示すグラフである。

【図 3 1】 同カメラが実行するブレ A / D 処理のシーケンスを説明する図である。

#### 【符号の説明】

- 1 電池
- 2 昇降圧ボルテージレギュレータ
- 3 コンデンサー
- 4 フラッシュ接続端子 (C、R、Q、X、G)
- 5 表示素子
- 6 E E P R O M
- 7 レンズ通信インターフェース
- 8 フラッシュ通信インターフェース
- 9 情報設定スイッチ群
- 1 0 カメラ

- 1 3    C P U
- 1 4    内蔵フラッシュ回路
- 1 5    モータ制御回路
- 1 6    A F 回路
- 1 7    絞り制御回路
- 1 8    シャッタ制御回路
- 1 9    測光回路
- 2 0    T T L 測光回路
- 2 1    X e 管
- 2 2    分割受光素子
- 2 3    T T L 受光素子
- 5 0    フラッシュ装置
- 5 1    電池
- 5 2    ショットキーダイオード
- 5 3    コンデンサー
- 5 4    レギュレータ
- 5 5    発光ユニット
- 5 5 a    フレネルレンズ
- 5 5 b    保護ガラス
- 5 5 c    リフレクタ
- 5 6    カメラ接続端子 (C、R、Q、X、G)
- 5 7    ワイヤレス受光素子
- 5 8    ワイヤレス受光回路
- 5 9    カメラ通信インターフェース
- 6 0    E E P R O M
- 6 1    ズームモータ
- 6 2    モータドライブ回路
- 6 3    情報設定スイッチ群
- 6 5    フラッシュ C P U

- 6 6 昇圧回路
- 6 7 6 8 ダイオード
- 6 9 充電検出回路
- 7 0 外光オート回路
- 7 1 外光オート受光素子
- 7 2 L C D 表示器
- 7 3 コンデンサー
- 7 4 抵抗
- 7 5 コンパレータ
- 7 6 抵抗
- 7 7 3 0 V 発生回路
- 7 8 レベルシフト回路
- 7 9 メインコンデンサー
- 8 0 トリガー回路
- 8 1 コイル
- 8 2 X e 管
- 8 3 I G B T
- 8 4 ダイオード
- 8 5 発光量検出受光素子
- 1 0 0 1 0 5 1 0 9 オペアンプ
- 1 0 1 1 0 4 圧縮ダイオード
- 1 0 2 セレクター
- 1 0 3 定電流源
- 1 0 6 正系数温度抵抗器
- 1 1 0 基準電圧発生回路
- 2 0 0 M O S \_ S W ( M O S F E T )
- 2 0 1 積分コンデンサー
- 2 0 2 オペアンプ
- 2 0 3 コンパレータ

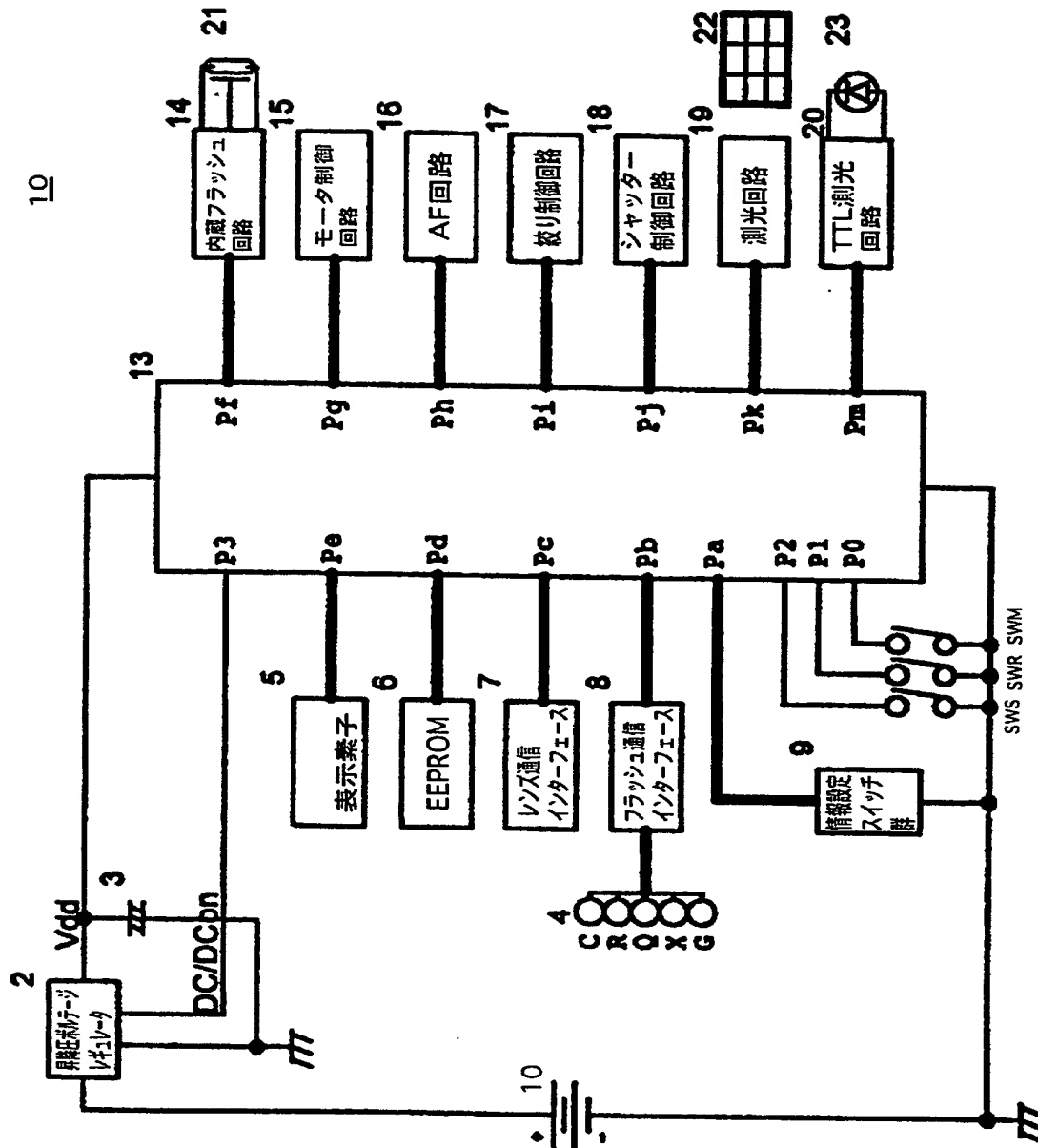
特 2 0 0 0 - 2 8 4 4 1 3



【書類名】

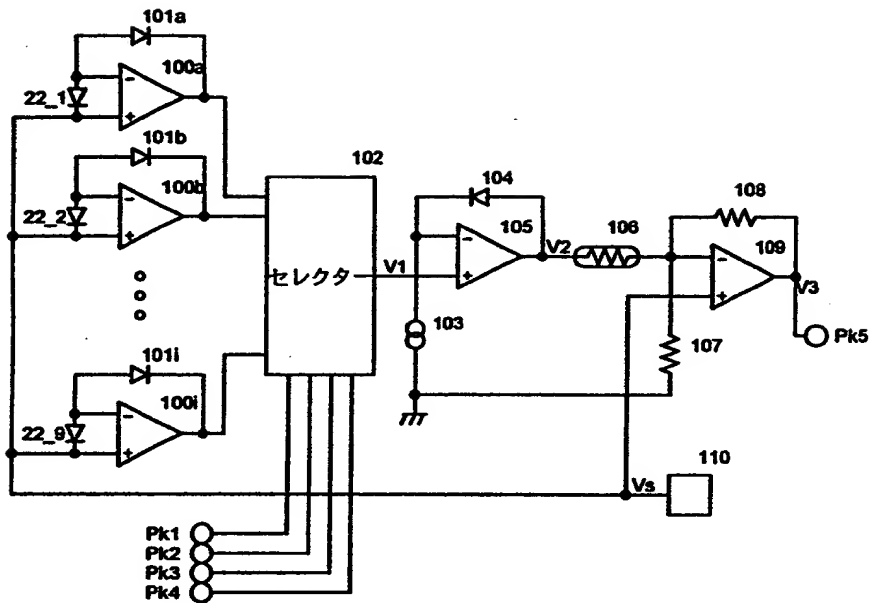
図面

【図 1】



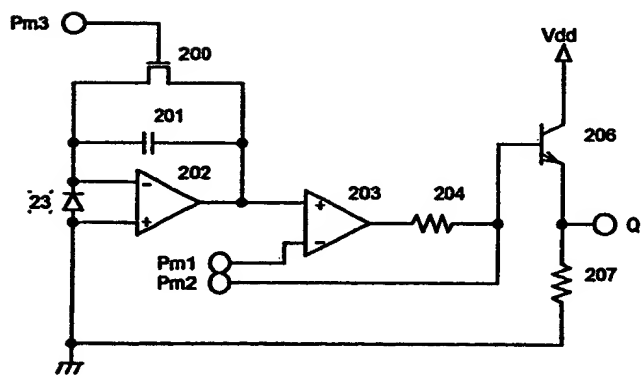
【図 2】

19



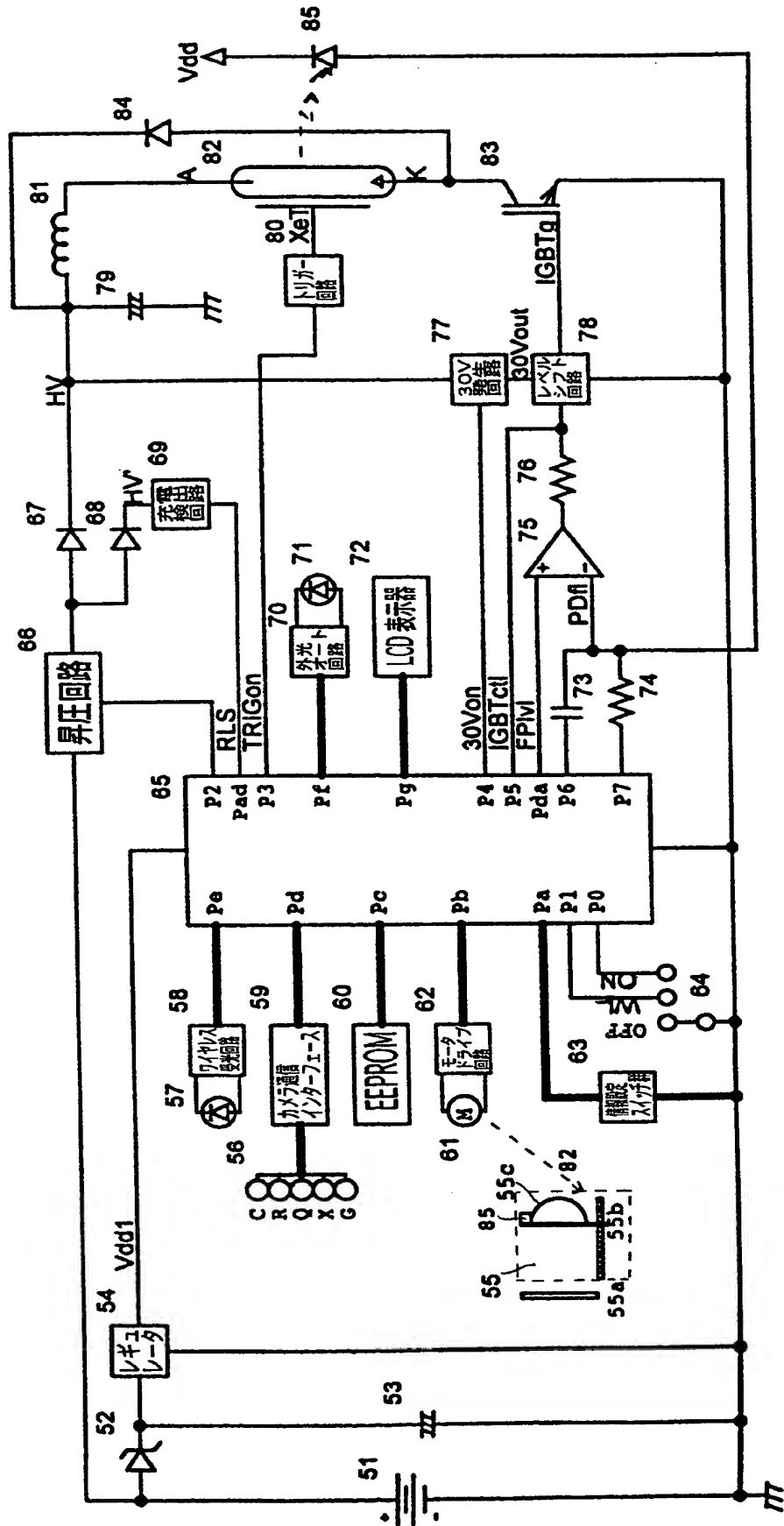
【図 3】

20

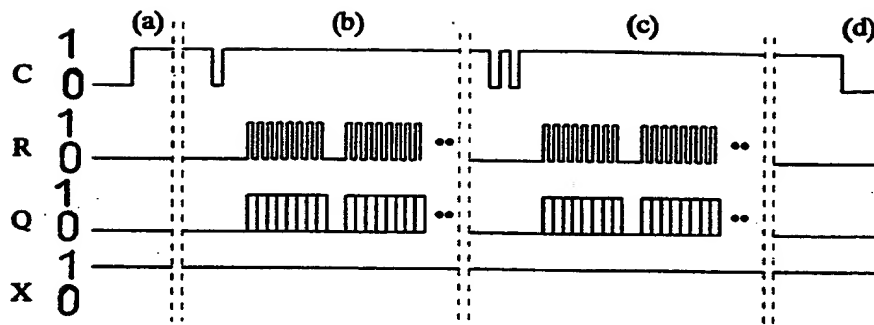


【図 4】

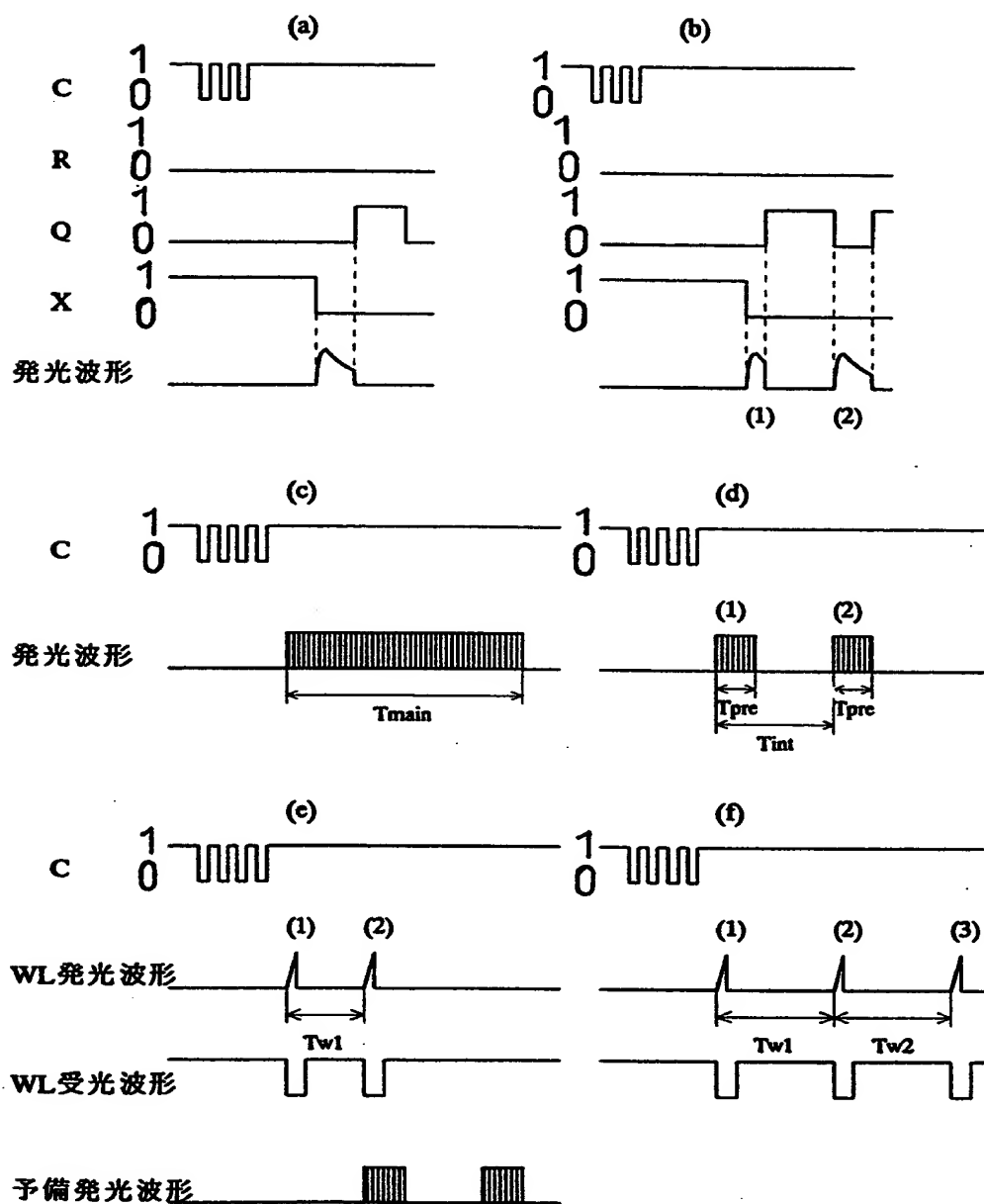
50



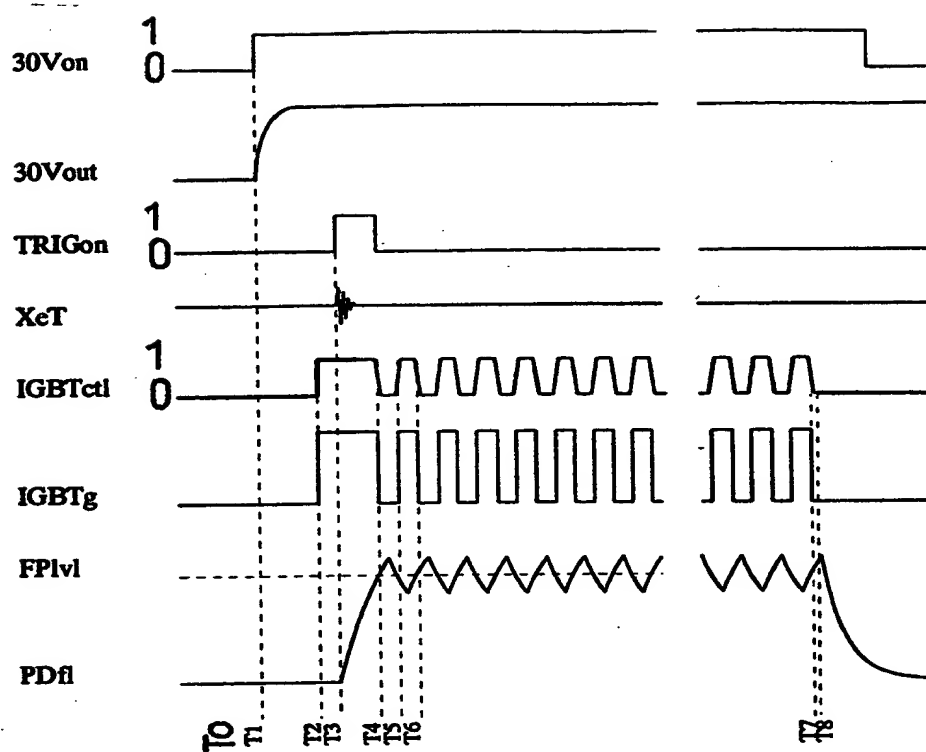
【図 5】



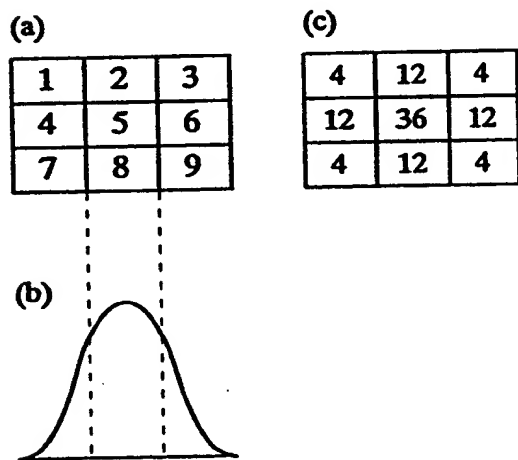
【図 6】



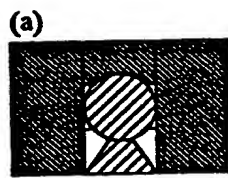
【図 7】



【図 8】

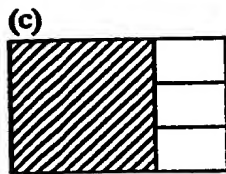


【図 9】



(b)

1	1	1
1	4	1
1	3	1

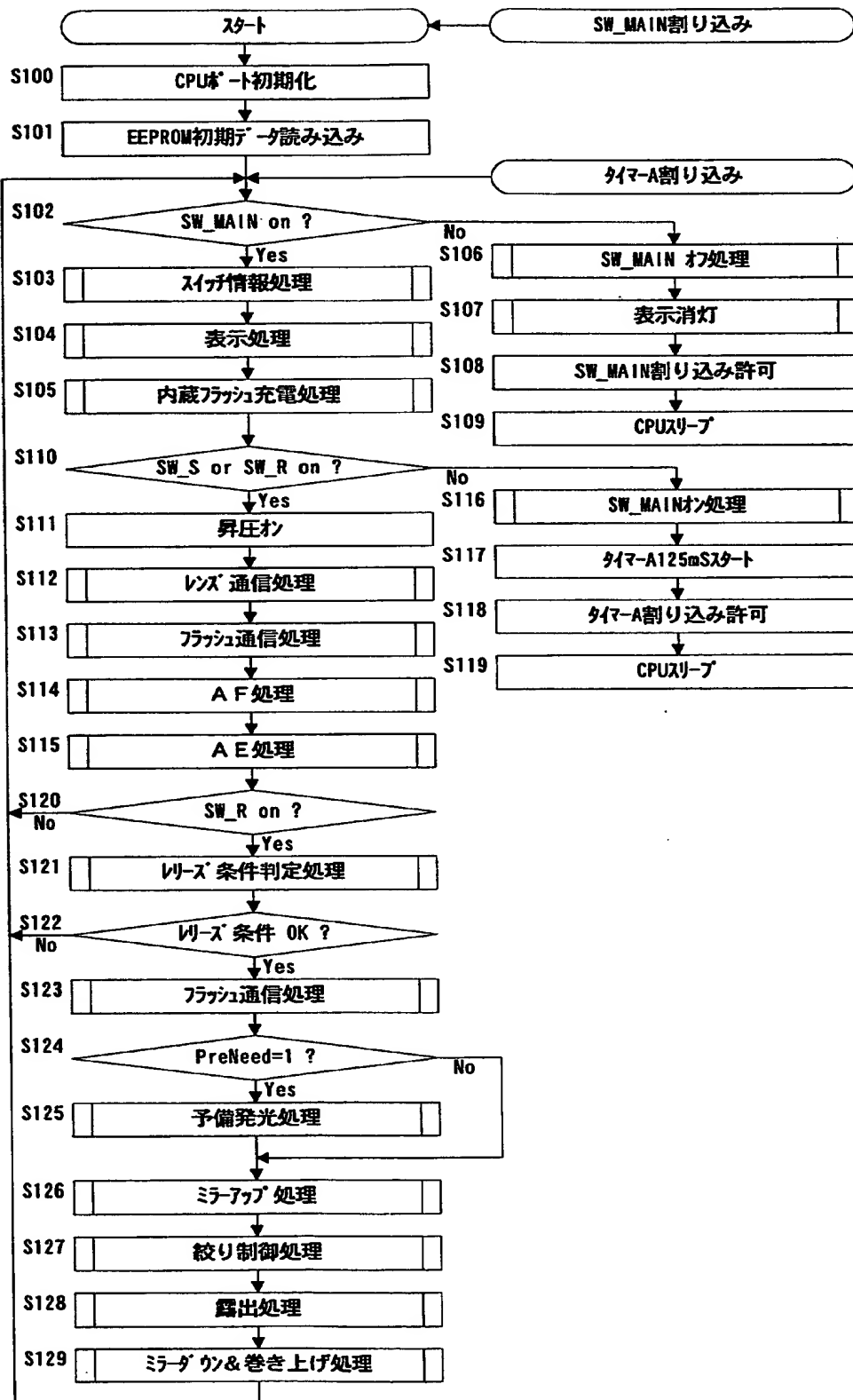


(d)

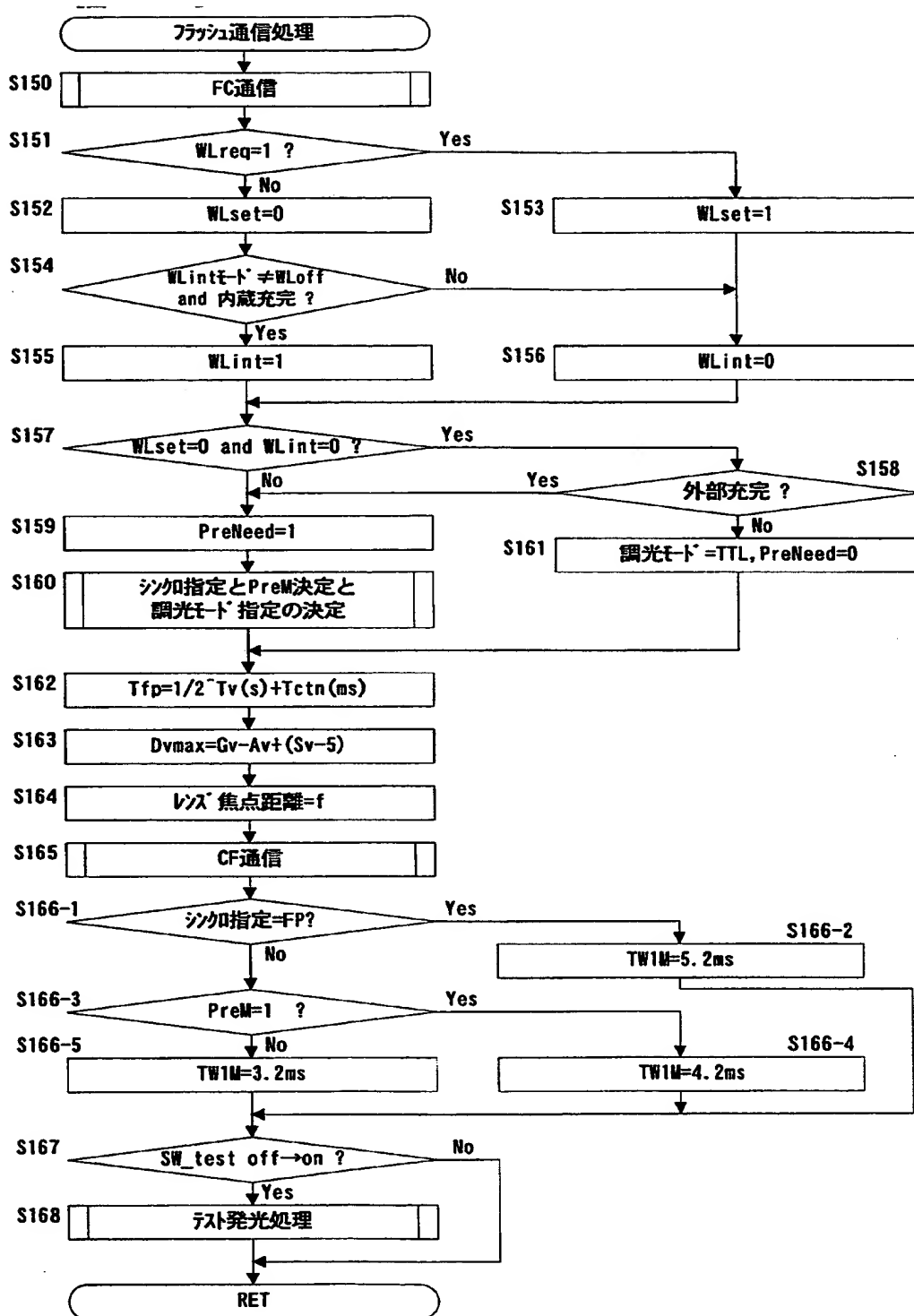
4	4	7
4	4	7
4	4	7



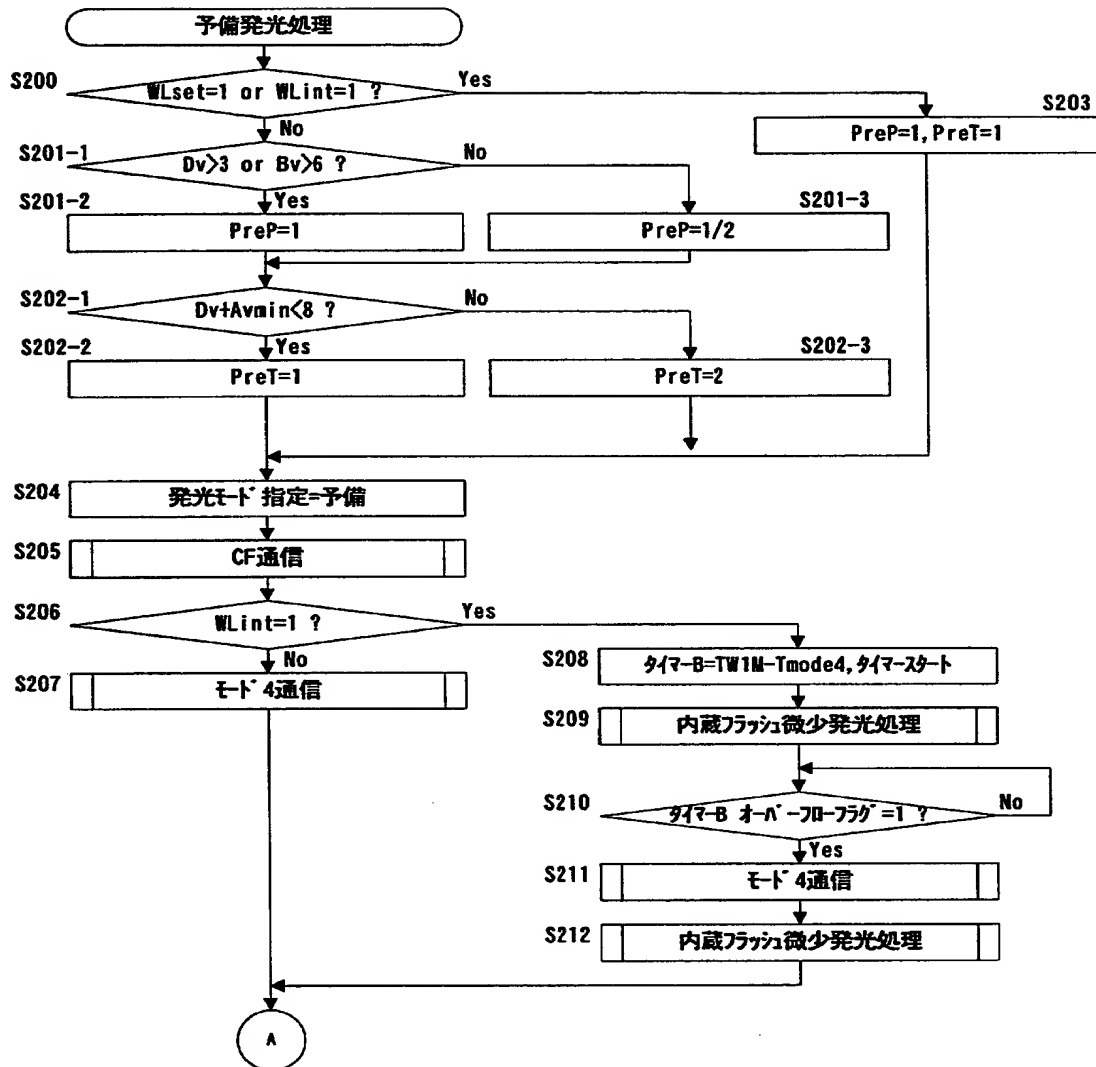
【図 1 0】



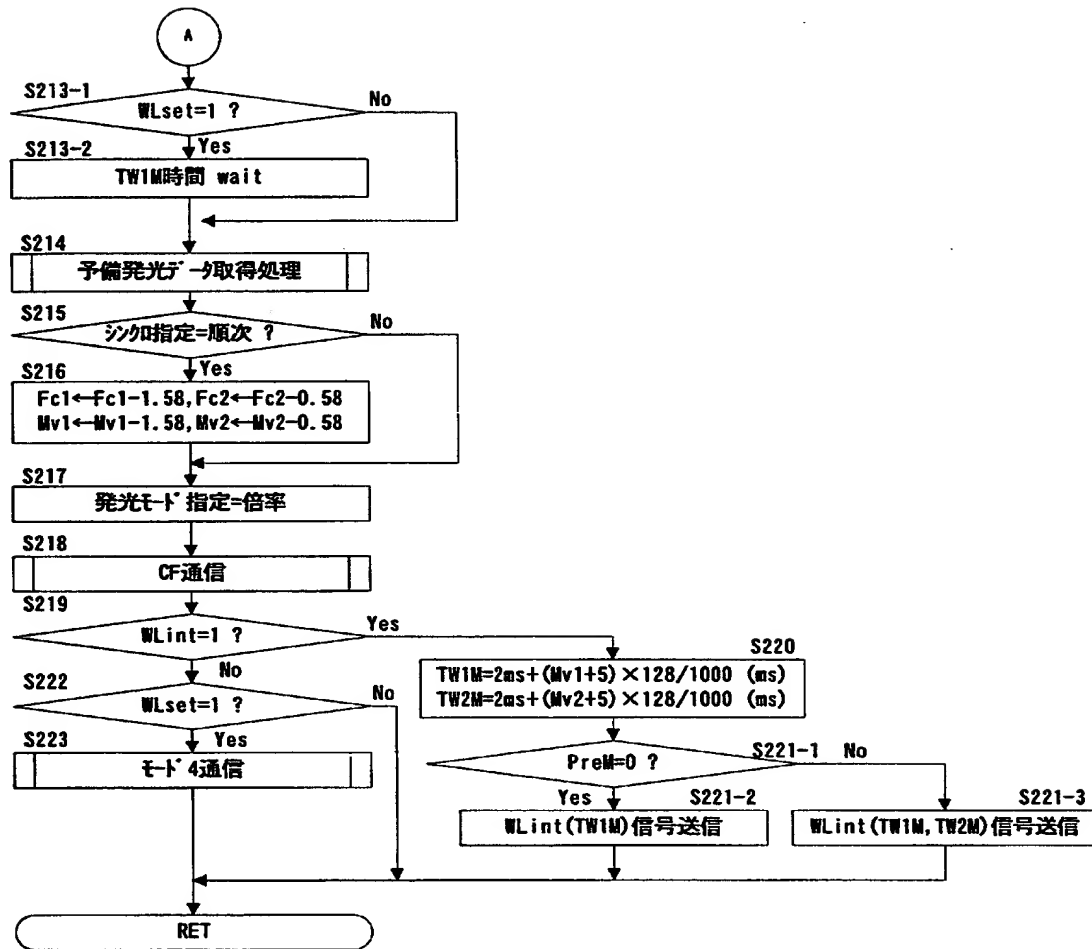
【図 11】



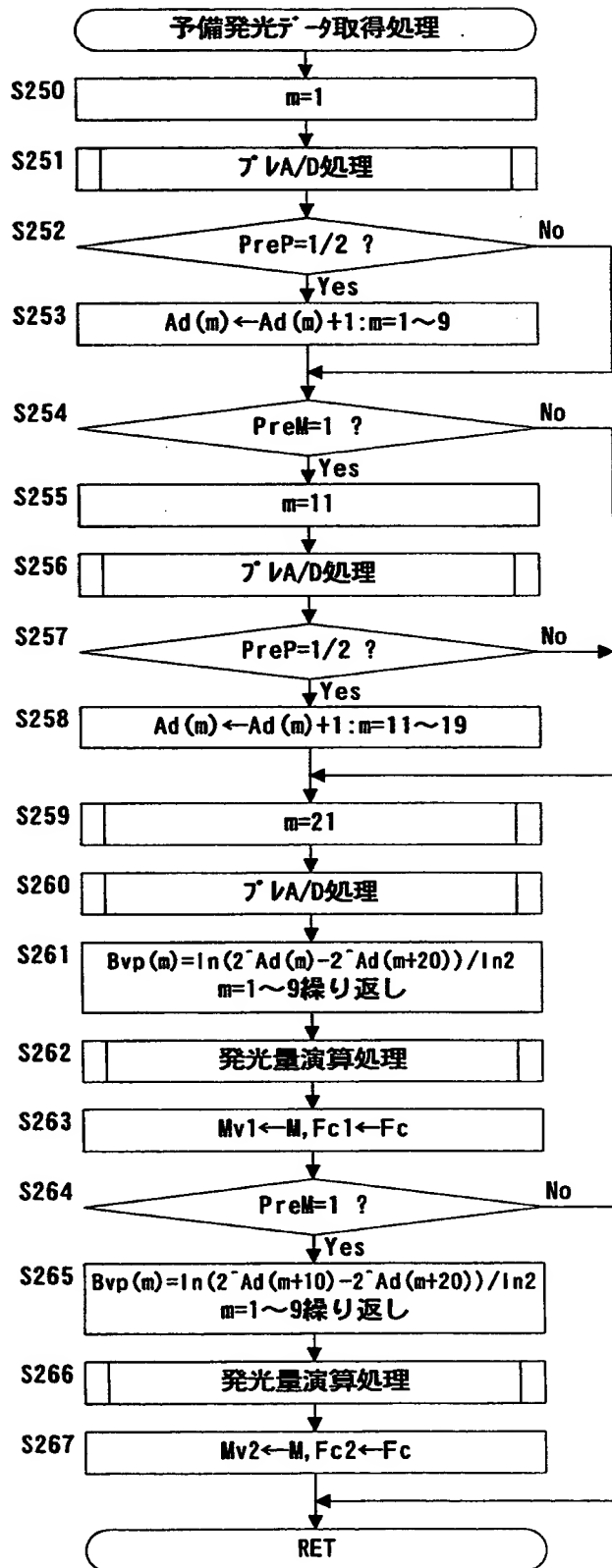
【図 12】



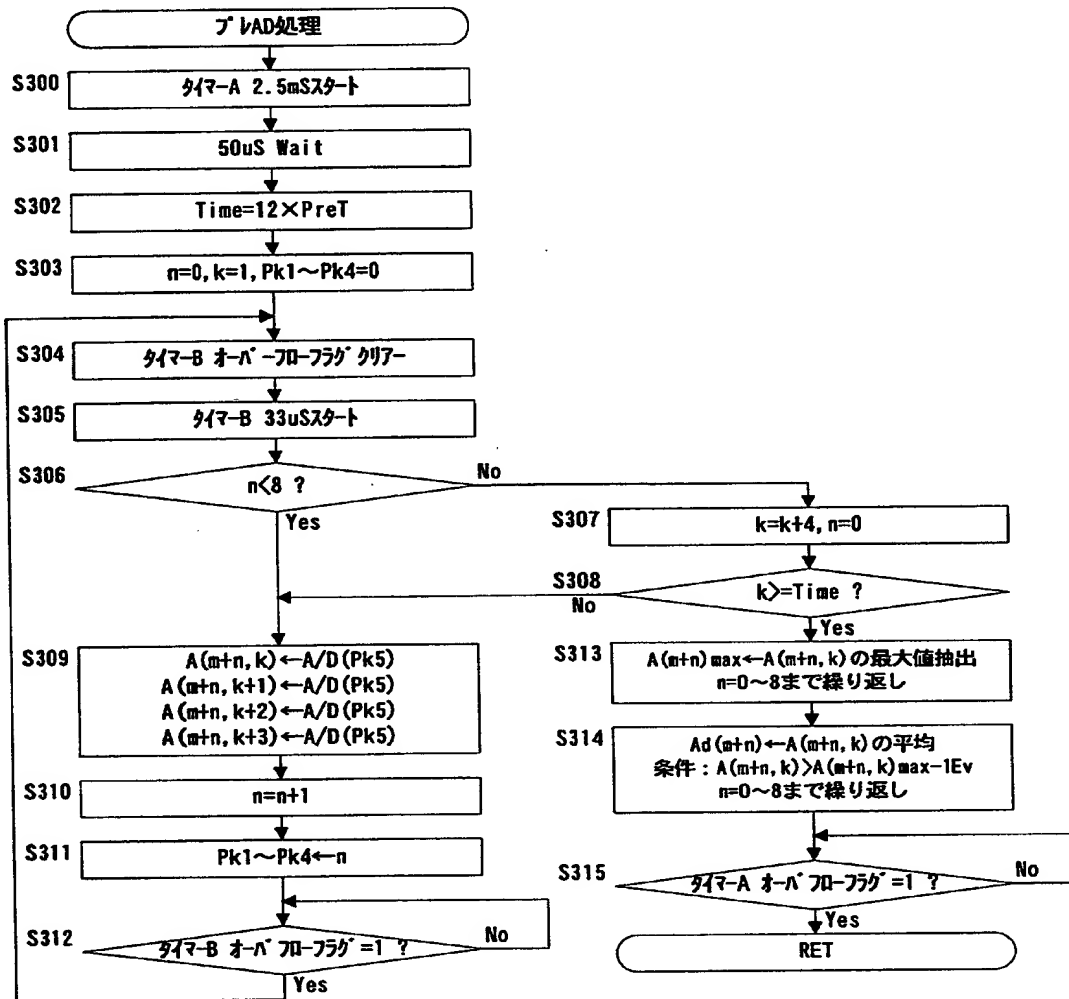
【図 13】



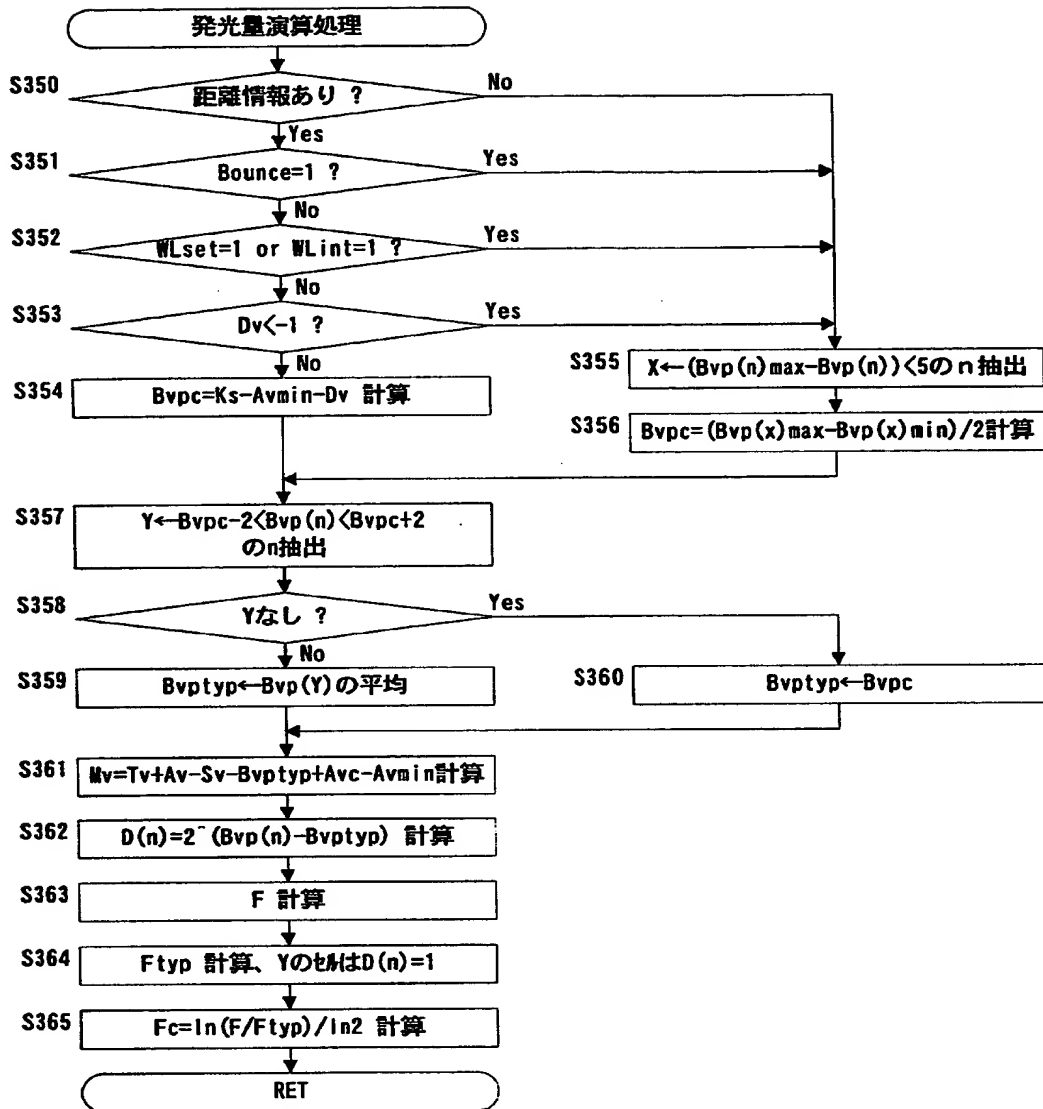
【図 14】



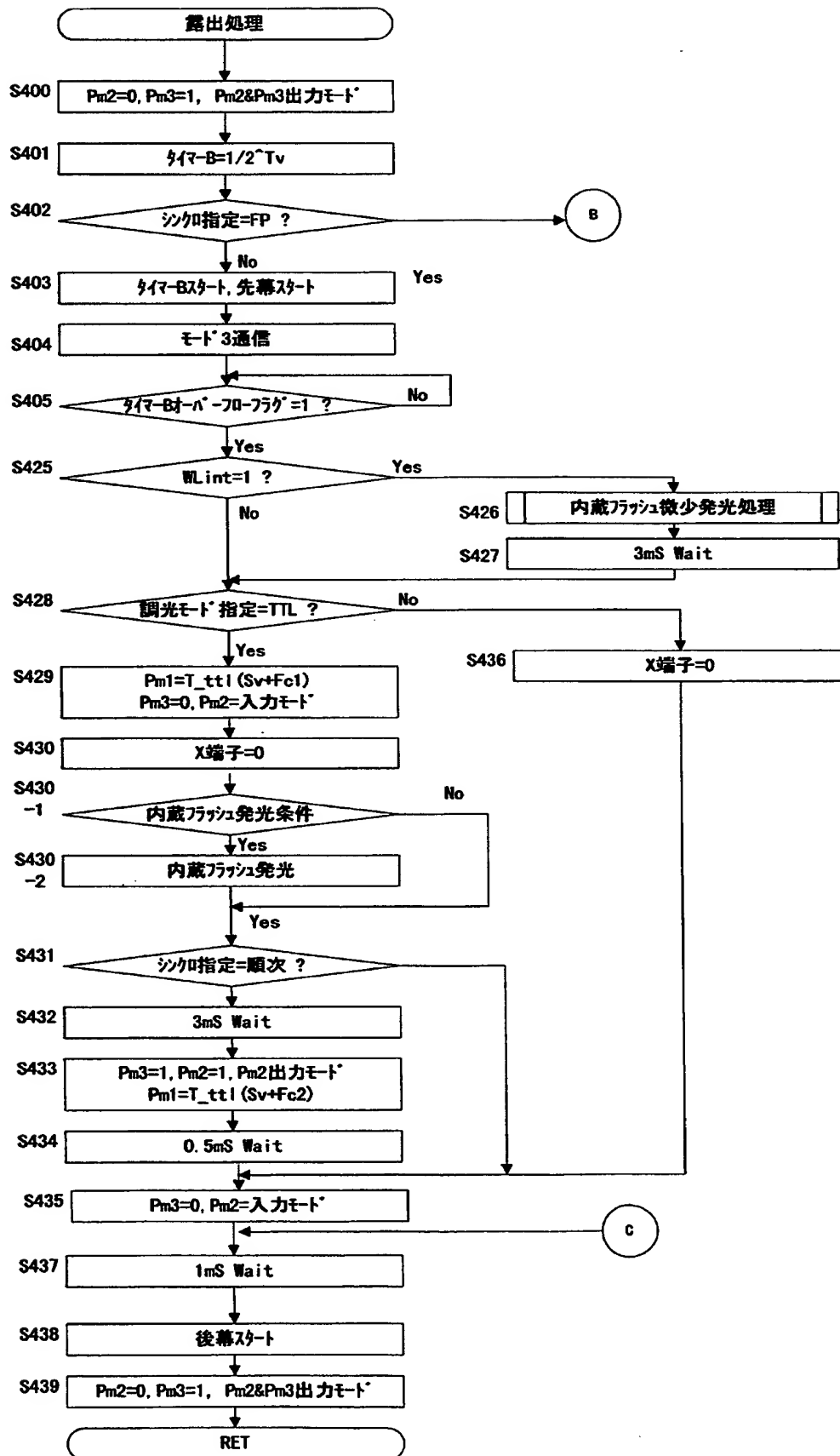
【図 15】



【図 16】

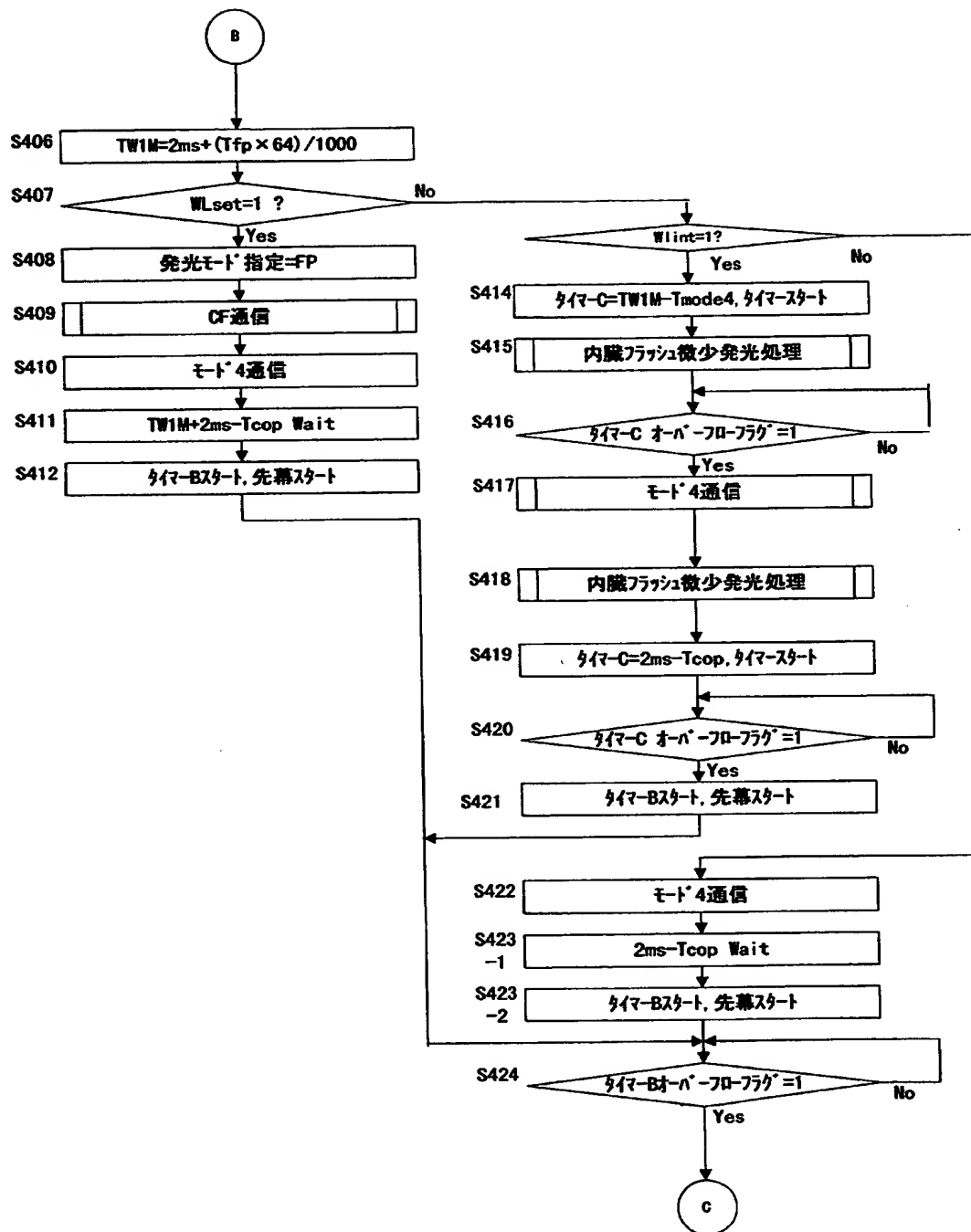


【図 17】

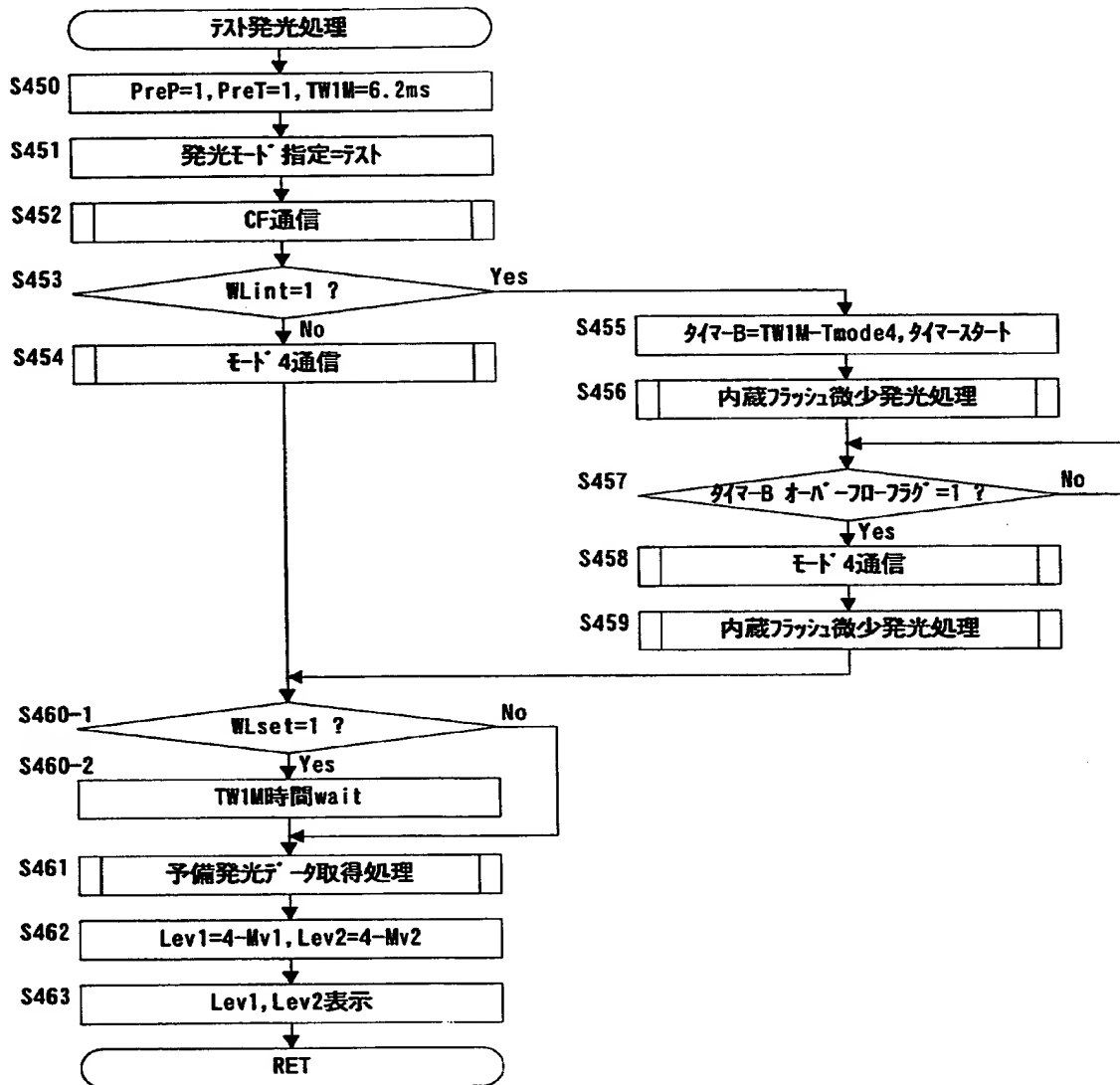




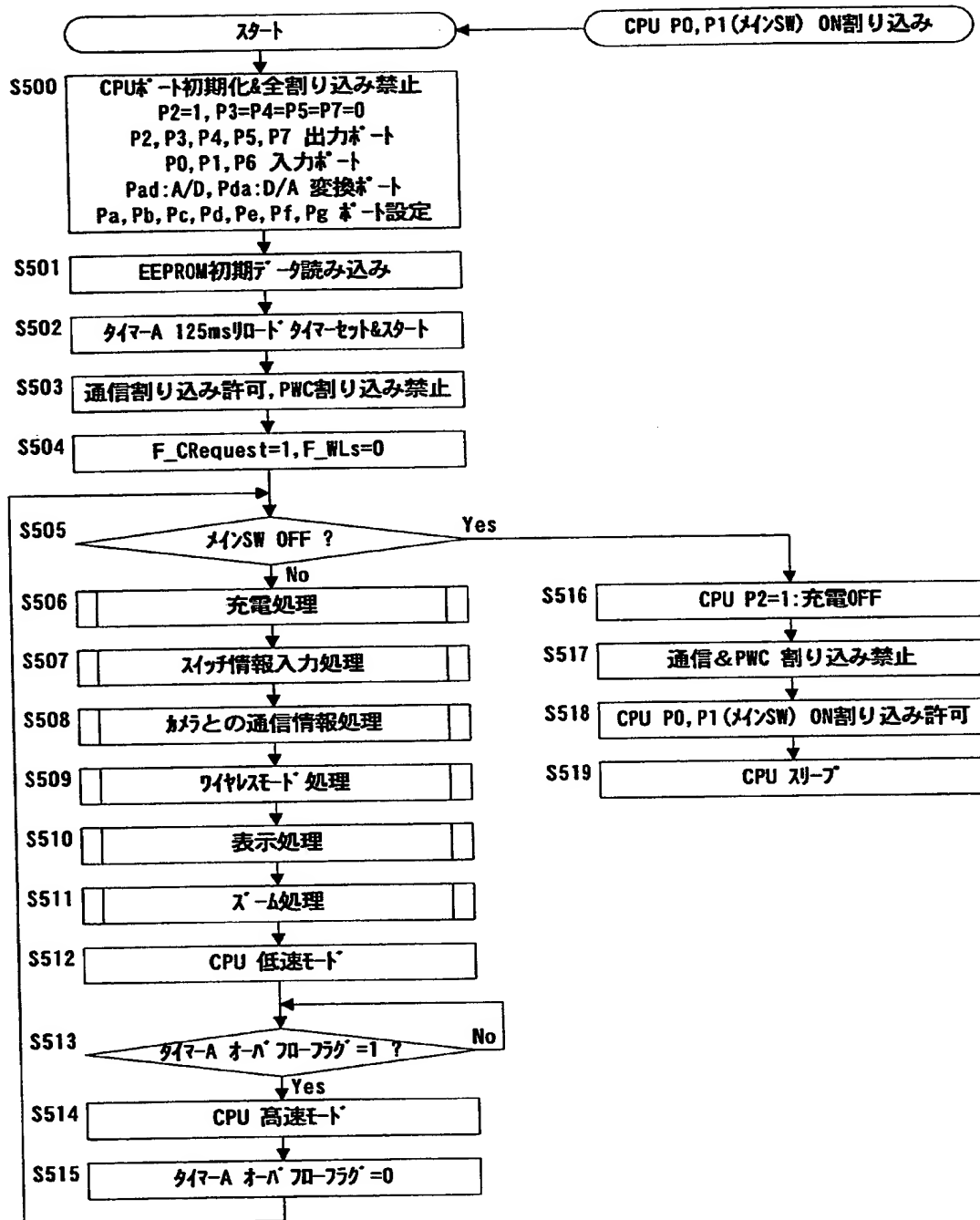
【図 18】



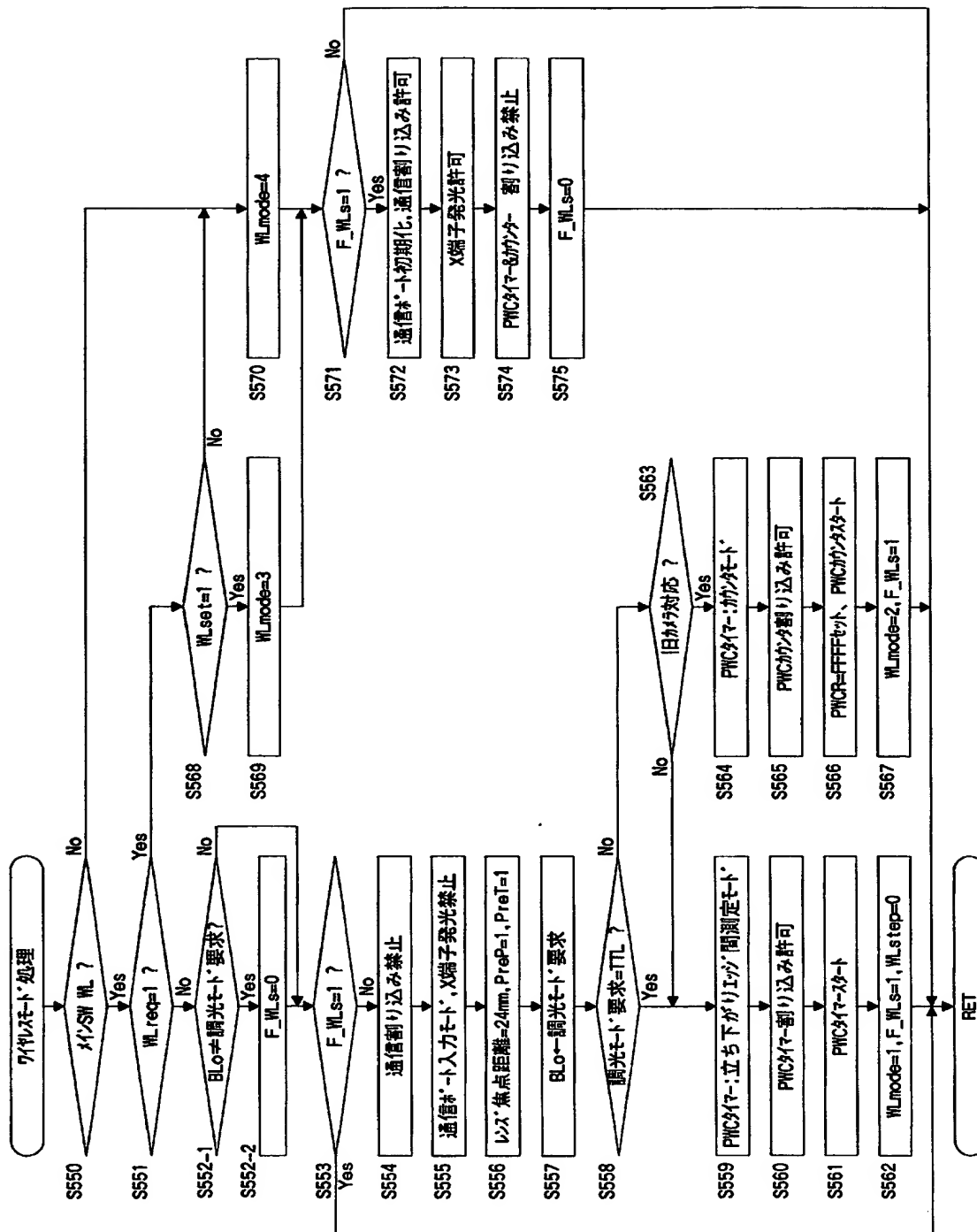
【図 1 9】



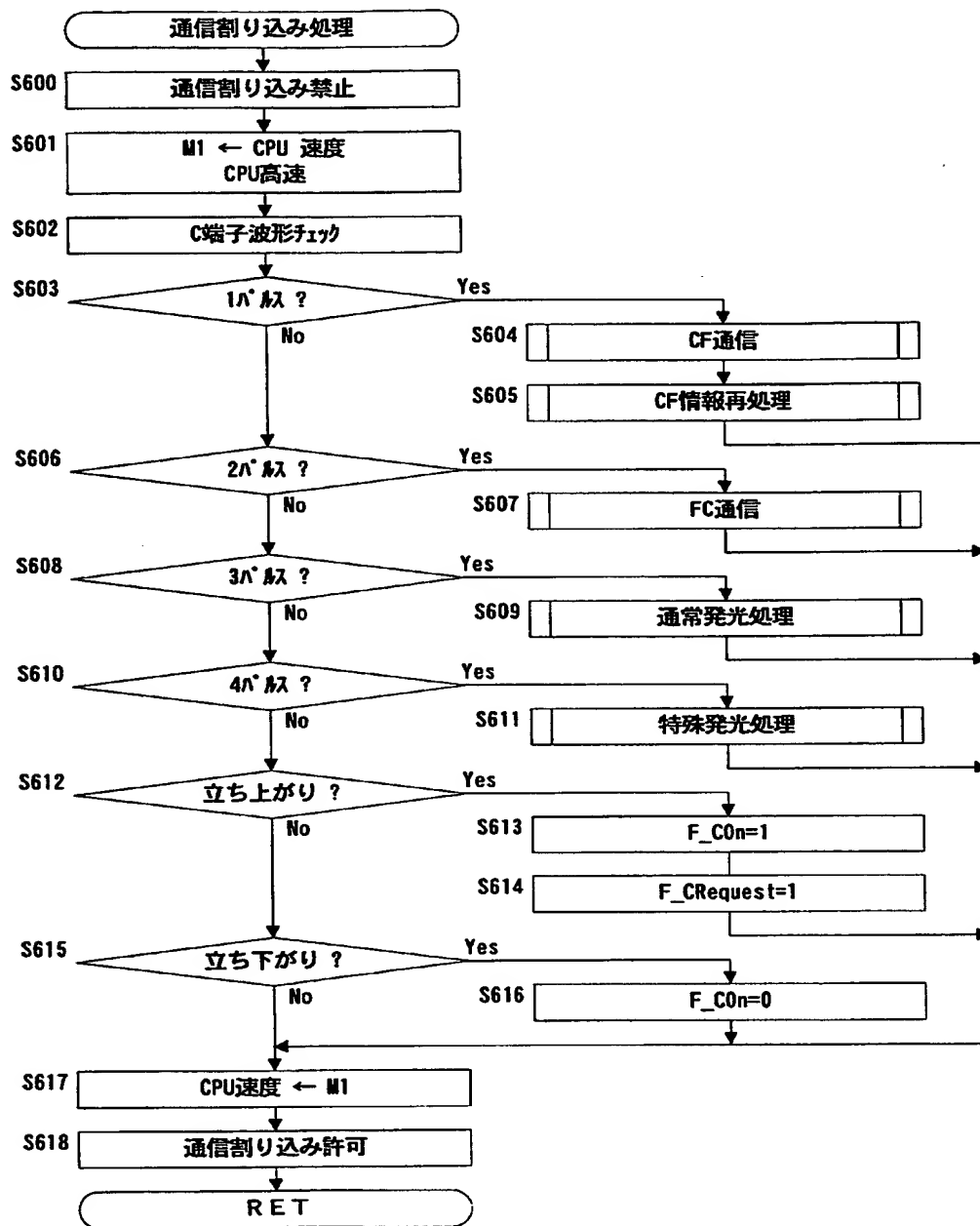
【図 2 0】



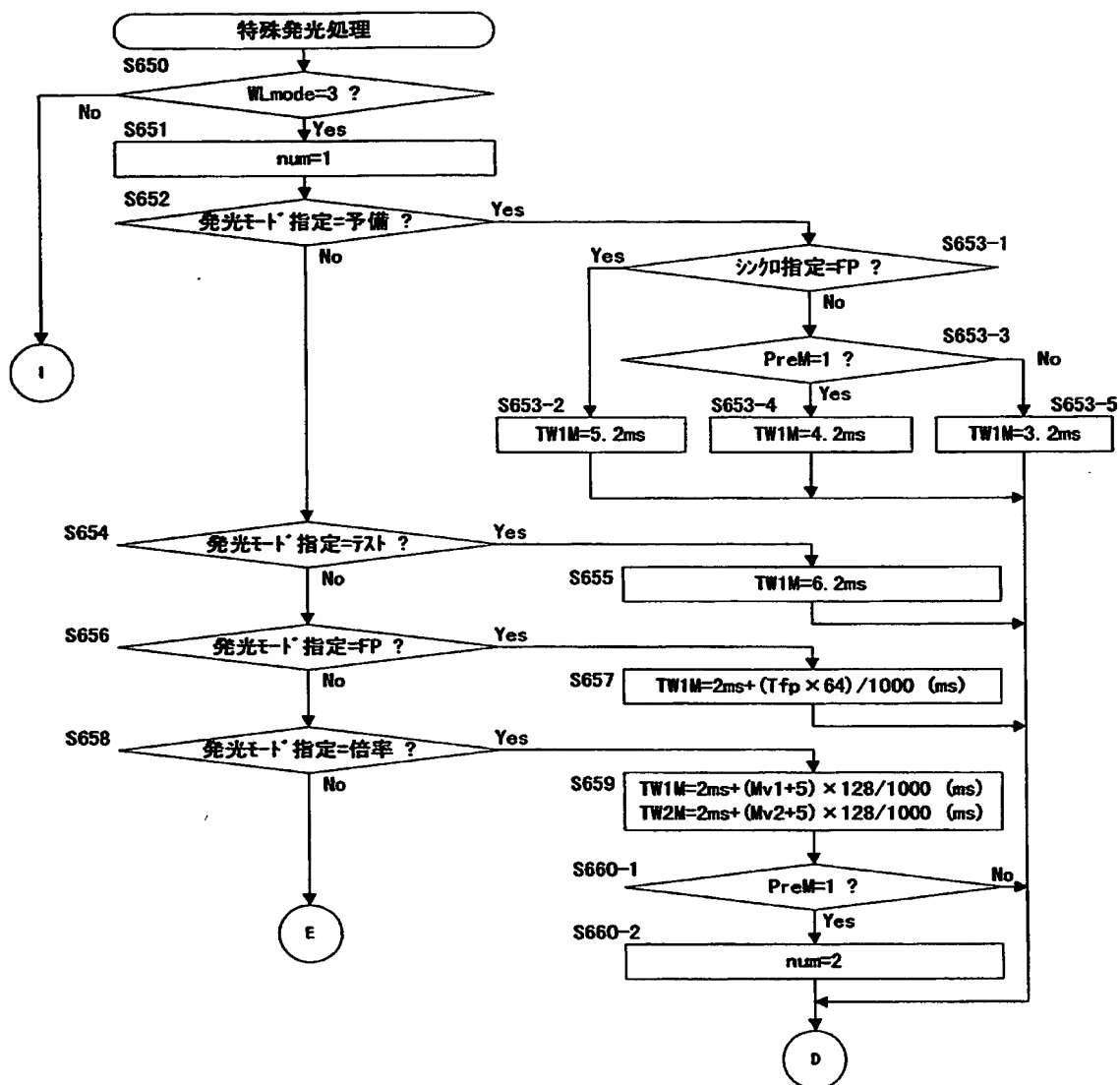
【図 2 1】



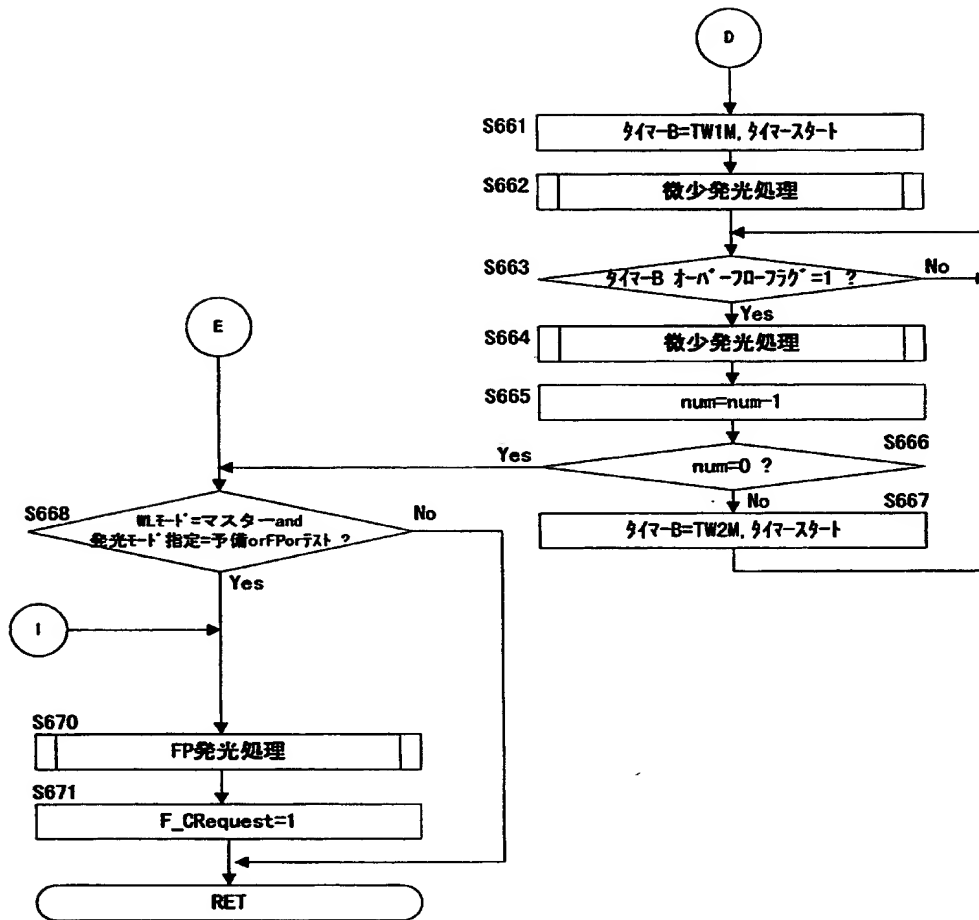
【図 22】



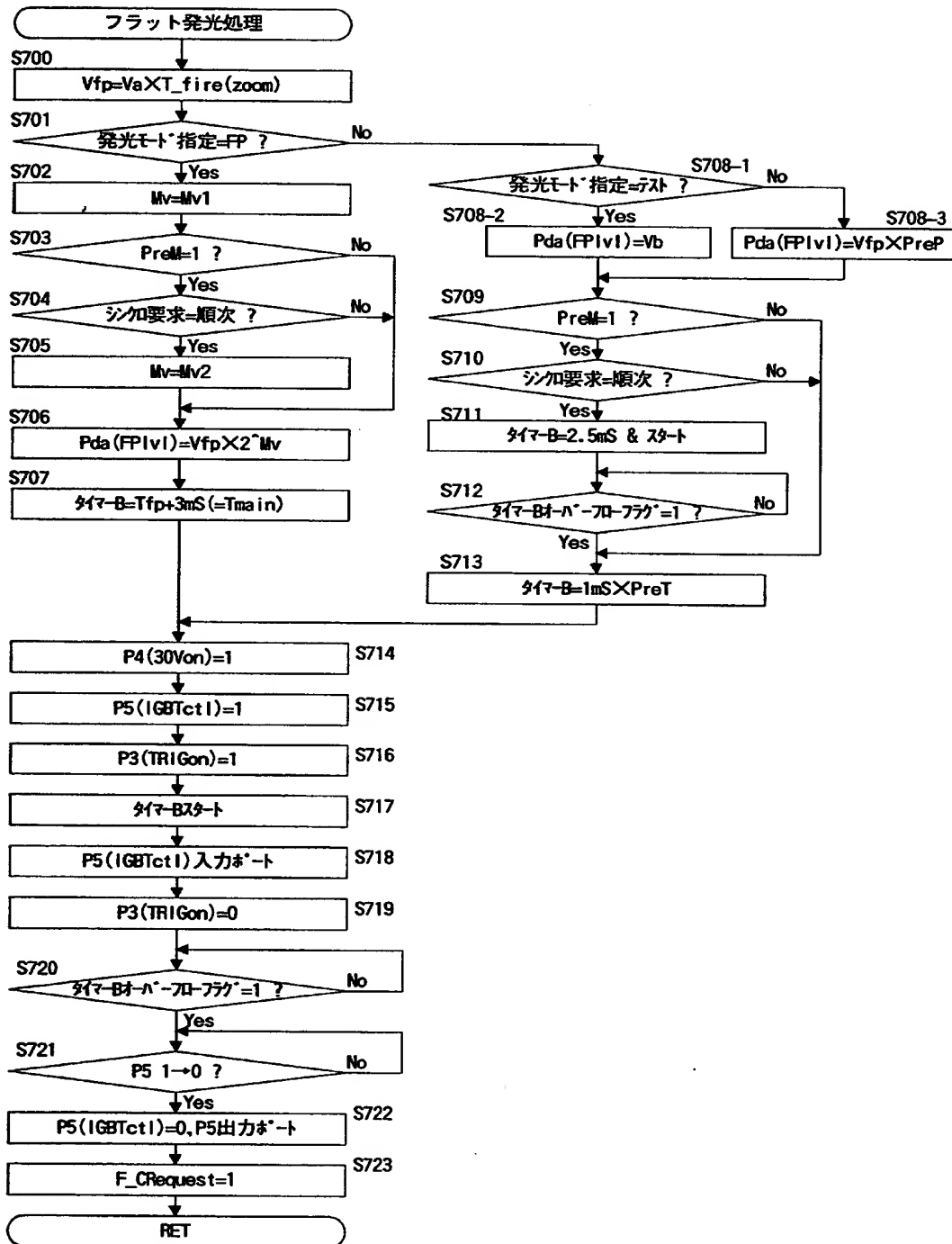
【図 23】



【図 2 4】

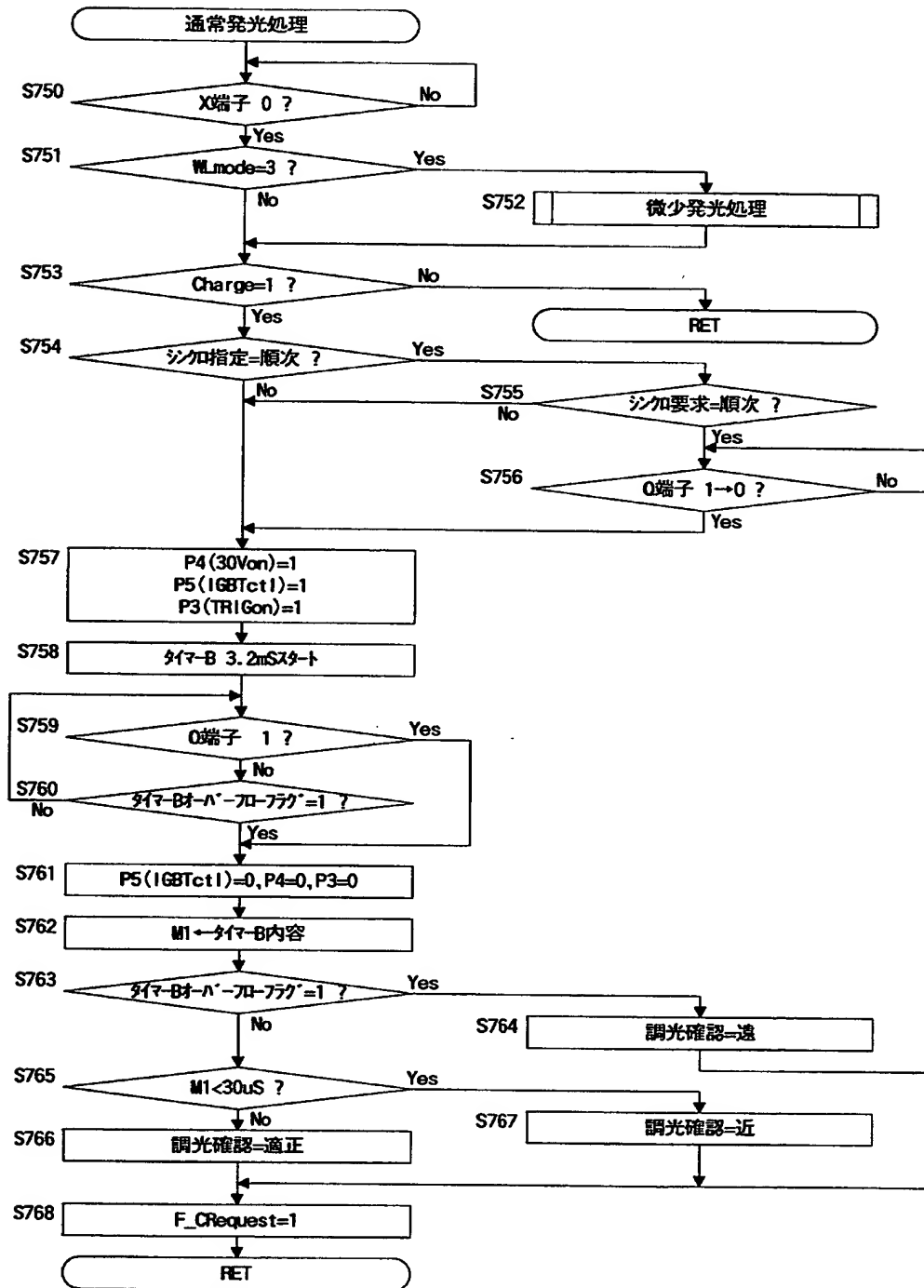


【図 25】

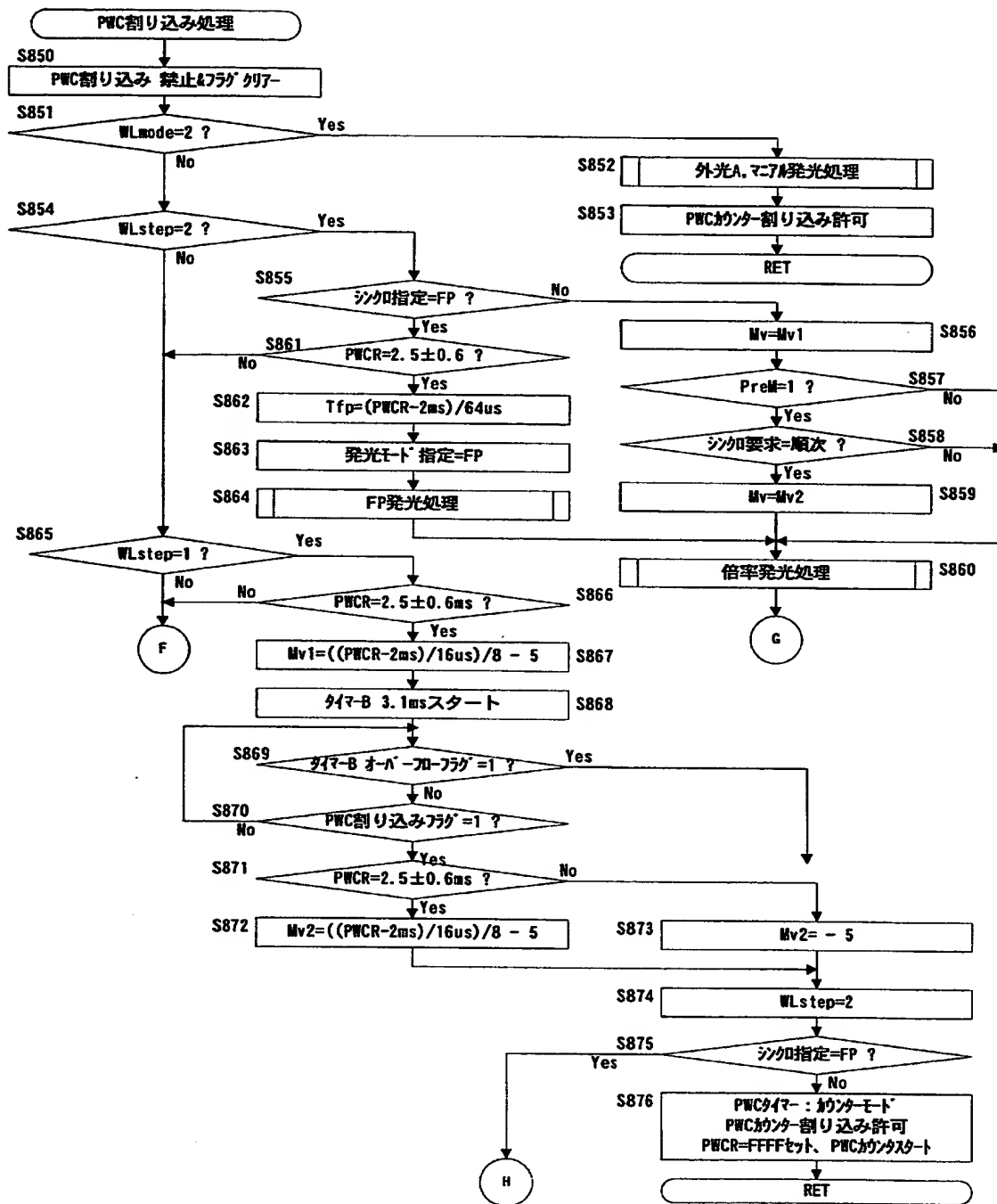




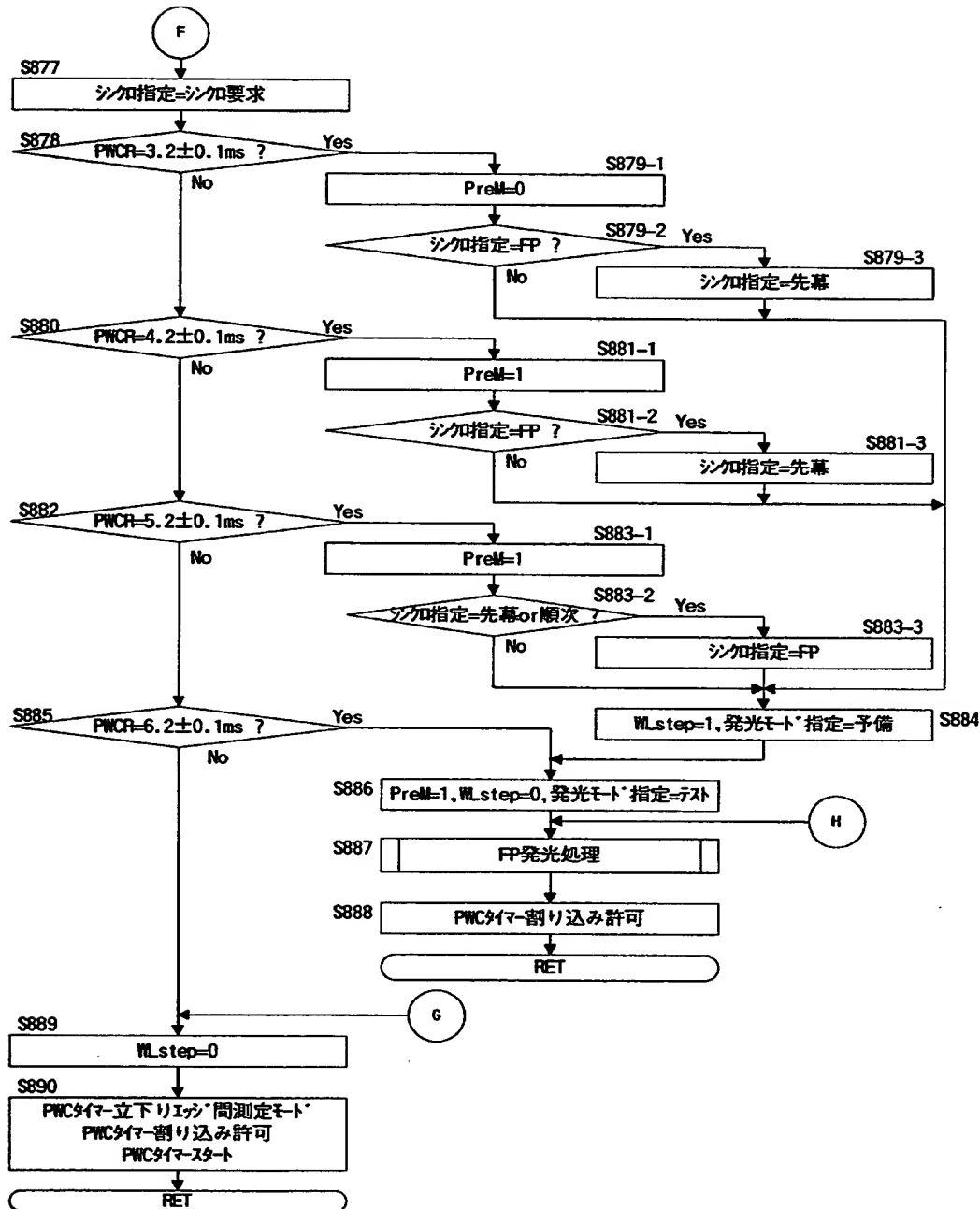
【図 26】



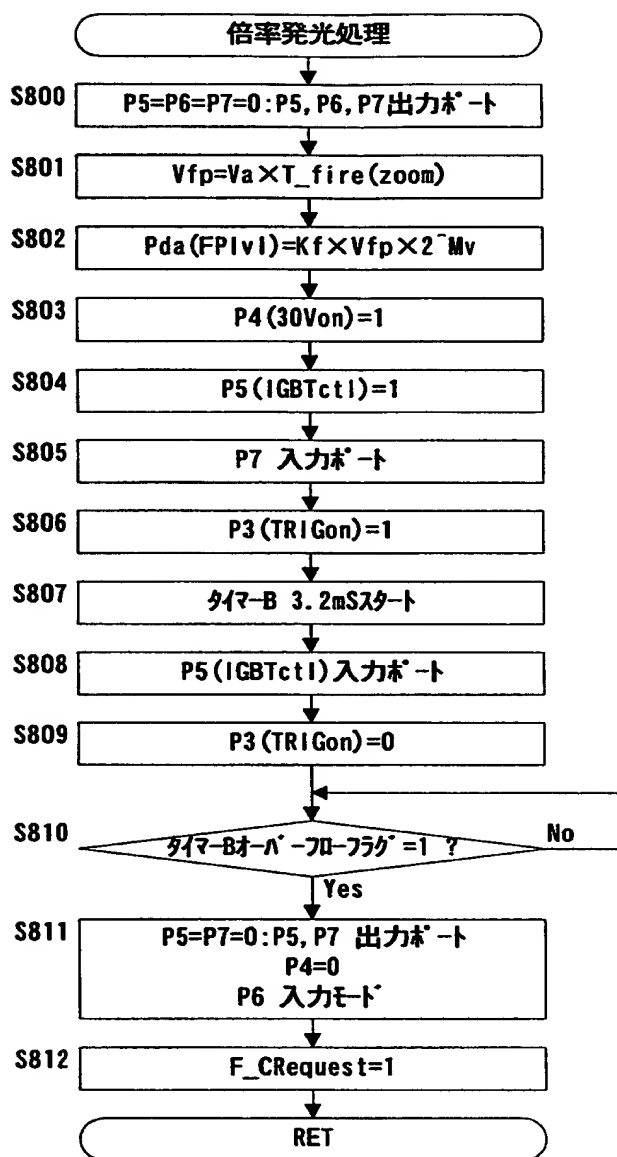
【図 27】



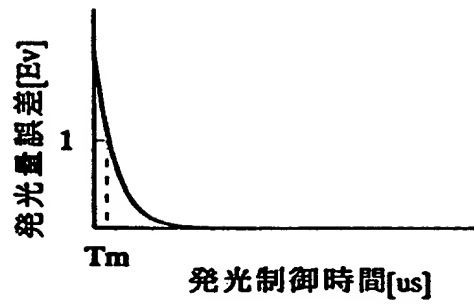
【図 28】



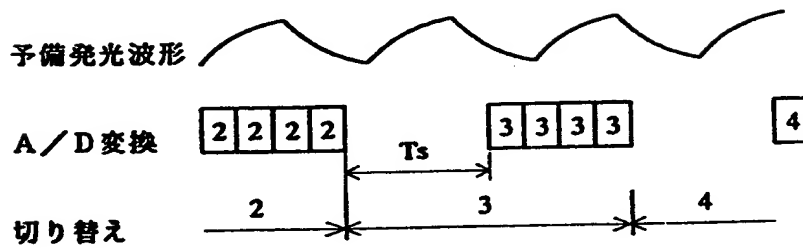
【図 2 9】



【図 3 0】



【図 3 1】



【書類名】 要約書

【要約】

【目的】 TTL 受光素子として複雑な分割受光素子を使用することなく、種々の被写体に対して適正露出を得ることができるフラッシュ撮影システムを提供する。

【構成】 フラッシュの予備発光を分割受光素子で該分割領域毎に測光する第1の測光手段と、分割されていない単一の受光素子で前記フラッシュの本発光時の受光量を測る第2の測光手段と、前記第2の測光手段の受光量に基づいて前記フラッシュの本発光を制御する制御手段と、前記第1の測光手段の各測光値に対して重み付け係数を与える重み付け手段と、前記フラッシュの予備発光における前記第1の測光手段の各測光値と前記重み付け係数とに基づき、前記フラッシュの本発光時に適正露出となる前記第2の測光手段の受光量を求める演算手段とを備え、前記制御手段は、前記第2の測光手段の受光量が前記演算手段の求めた測光値に達したときに、前記フラッシュの本発光を終了させるフラッシュ撮影システム。

【選択図】 図 1 5

認定・付加情報

特許出願の番号	特願2000-284413
受付番号	50001198174
書類名	特許願
担当官	第一担当上席 0090
作成日	平成12年 9月20日

<認定情報・付加情報>

【提出日】 平成12年 9月19日

出 願 人 履 歴 情 報

識別番号 [000000527]

1. 変更年月日	1990年 8月10日
[変更理由]	新規登録
住 所	東京都板橋区前野町2丁目36番9号
氏 名	旭光学工業株式会社